

SIND INTERNATIONAL SRL Via Bigli 21 -20121 Milano

Tel. 02 7712961 / 0432 1958261

Capitale Sociale € 61.081.250

Fax 02 781714

CCIA Milano REA 1432730

Pec: SIND.INTERNAZIONALE@LEGALMAIL.IT

R. Imprese CF/P.IVA 11073430156

SIND INTERNATIONAL SRL

Spett.le
DANIELI & C. Officine Meccaniche
S.p.A.
Via Nazionale 41
33042 Buttrio (UD)

Alla C.A. del Presidente del
Consiglio di Amministrazione

25.09.2024

Oggetto: Presentazione di lista per la nomina del Consiglio di Amministrazione della Danieli & C. Officine Meccaniche S.p.A.

Con riferimento all'assemblea ordinaria della Danieli & C. Officine Meccaniche S.p.A., convocata in Buttrio (UD), Via Nazionale 41 per il giorno 25 ottobre 2024 in unica convocazione, per deliberare anche in merito al seguente argomento:

2. Nomina del Consiglio di amministrazione:

- 2.1 determinazione del numero dei componenti;
- 2.2 nomina dei componenti;
- 2.3 nomina del Presidente;
- 2.4 determinazione dei compensi degli amministratori

Premesso che la SIND INTERNATIONAL s.r.l., con sede in Milano, Via Bigli 21, titolare complessivamente di n. 27.886.336 azioni ordinarie Danieli, pari al 68,22% del capitale sociale, di cui n. 27.680.459 azioni ordinarie Danieli con diritto di voto maggiorato e quindi con diritto di voto complessivamente pari all'81,05% del capitale sociale,

propone

- di determinare in 10 il numero dei componenti il Consiglio di Amministrazione che resterà in carica per il triennio 2024/2025, 2025/2026 e 2026/2027 e precisamente:

1. Alessandro Brussi, designato Presidente
2. Camilla Benedetti
3. Giacomo Mareschi Danieli
4. Rolando Paolone
5. Carla de Colle
6. Anna Mareschi Danieli
7. Antonello Mordeglia
8. Lorenza Morandini



SIND INTERNATIONAL SRL

9. Cecilia Metra
10. Marco Di Giacomo

- di determinare il compenso lordo complessivo annuo spettante al consiglio di amministrazione in Euro 800.000,00 da ripartire tra i suoi componenti in conformità alle delibere che verranno assunte dal consiglio di amministrazione.

Sind International s.r.l.

Il Presidente



(ing. Giacomo) Mareschi Danieli

Allegati:

- certificazioni emesse dagli intermediari autorizzati comprovanti la titolarità da parte di Sind International S.p.A. di n. 27.886.336 azioni ordinarie Danieli pari al 68,22% del capitale sociale;
- dichiarazioni con le quali i singoli candidati accettano la propria candidatura, illustrano le proprie caratteristiche personali e professionali ed attestano, sotto la propria responsabilità, l'inesistenza di cause di ineleggibilità, il possesso dei requisiti di onorabilità, l'eventuale dichiarazione di indipendenza ai sensi della normativa vigente e le informazioni sugli incarichi di amministrazione e controllo da essi ricoperti presso altre società;
- *Curriculum vitae* dei candidati.



Crédit Agricole Italia S.p.A.
Sede Legale Via Università, 1 - 43121 Parma - telefono 0521.912111.
Capitale Sociale euro 962.672.212,00 I.v. - iscritta al Registro Imprese di Parma,
Codice Fiscale n. 02113530345, aderente al Gruppo IVA Crédit Agricole Italia,
Partita Iva n. 0288650346. Codice ABI 6230.7, iscritta all'Albo delle Banche al n. 5435. Aderente al
Fondo Interbancario di Tutela dei Depositi e al Fondo Nazionale di Garanzia. Capogruppo del Gruppo
Bancario Crédit Agricole Italia iscritto all'Albo dei Gruppi Bancari al n. 6230.7 - Società soggetta
all'attività di Direzione e Coordinamento di Crédit Agricole S.A.

MONTE TITOLI SPA

**CERTIFICAZIONE DI PARTECIPAZIONE AL SISTEMA
DI GESTIONE ACCENTRATA**
(D. Lgs. 24 febbraio 1998, n. 58 e D. Lgs. 24 giugno 1998,

data: 20/09/2024

n.prog.annuo 000031519	codice cliente 02401 -09017107	nominativo, codice fiscale e indirizzo del partecipante al sistema SIND INTERNATIONAL SRL 0000011073430156 VIA BIGLI 21 20121 MILANO
---------------------------	-----------------------------------	---

a richiesta di	luogo e data di nascita
----------------	-------------------------

La presente certificazione, con efficacia FINO A 23/09/2024
attesta la partecipazione al sistema di gestione accentrata del nominativo sopra indicato con i seguenti strumenti finanziari:

codice	descrizione strumenti finanziari	quantità
00000544216	DANIELI ORD VOTO MAG	24.961.479,000

Su detti strumenti finanziari risultano le seguenti annotazioni:

La presente certificazione viene rilasciata per l'esercizio del seguente diritto:

CERTIFICAZIONE RILASCIATA PER L'ESERCIZIO DEL DIRITTO AL DEPOSITO
DELLE LISTE PER LA NOMINA DEL CONSIGLIO DI AMMINISTRAZIONE E DEL
COLLEGIO SINDACALE

Il Signor _____ È delegato a rappresentar _____ per l'esercizio del diritto di voto data _____ firma _____	_____ (timbro e firma)
---	---------------------------

Comunicazione ex artt. 43 - 44 - 45 del Provvedimento Unico sul Post-Trading del 13 agosto 2018
1. Intermediario che effettua la comunicazione

 ABI (torito MT) 03069 CAB 12097
 denominazione INTESA SANPAOLO S.P.A.

2. Ultimo intermediario, se diverso dal precedente, o intermediario cedente in caso di trasferimento tra intermediari

 ABI CAB
 denominazione

 3. data della richiesta (ggmmssaa) 4. data di invio della comunicazione (ggmmssaa)
 23092024 23092024

 5. n.ro progressivo annuo 6. n.ro della comunicazione precedente 7. causale
 01400133 00000000 INS

8. nominativo del richiedente, se diverso dal titolare degli strumenti finanziari
9. titolare degli strumenti finanziari:

cognome o denominazione SIND INTERNATIONAL

nome

codice fiscale 11073430166

comune di nascita

provincia di nascita

data di nascita (ggmmssaa) 00000000 nazionalità ITALIA

indirizzo VIA BIGLI 21

città MILANO (MI) Stato ITALIA

10. strumenti finanziari oggetto di comunicazione:

ISIN o Cod. interno XXITV0001527

denominazione DANIELI ATTESA MATUR

11. quantità strumenti finanziari oggetto di comunicazione:

205 877,000

12. vincoli o annotazioni sugli strumenti finanziari oggetto di comunicazione

natura 00 -

Beneficiario vincolo

 13. data di riferimento (ggmmssaa) 14. termine di efficacia 15. diritto esercitabile
 23092024 30092024 DEP

16. note

DEPOSITO LISTE PER LA NOMINA CONSIGLIO DI AMMINISTRAZIONE

Firma dell'intermediario

17. Sezione riservata all'Emittente

Data della rilevazione nell'Elenco

Causale della rilevazione:

 Iscrizione Maggiorazione Cancellazione

Motivazione della cancellazione o del rifiuto di iscrizione

Firma dell'Emittente

Comunicazione ex artt. 43 - 44 - 45 del Provvedimento Unico sul Post-Trading del 13 agosto 2018

1. Intermediario che effettua la comunicazione:			
ABI (codice MT)	03069	CAB	12097
denominazione	INTESA SANPAOLO S.P.A.		
2. Ultimo intermediario, se diverso dal precedente, o intermediario cedente in caso di trasferimento tra intermediari			
ABI	CAB		
denominazione			
3. data della richiesta (ggmmssaa)	4. data di invio della comunicazione		(ggmmssaa)
23092024	23092024		
5. n.ro progressivo annuo	6. n.ro della comunicazione precedente	7. causale	
01400135	00000000	INS	
8. nominativo del richiedente, se diverso dal titolare degli strumenti finanziari			
9. titolare degli strumenti finanziari:			
cognome o denominazione	SIND INTERNATIONAL		
nome			
codice fiscale	11073430156		
comune di nascita	provincia di nascita		
data di nascita (ggmmssaa)	00000000	nazionalità	ITALIA
indirizzo	VIA BIGLI 21		
città	MILANO (MI)	Stato	ITALIA
10. strumenti finanziari oggetto di comunicazione:			
ISIN o Cod. interno	IT0005442162		
denominazione	DANIELI VOTO MAGGIOR		
11. quantità strumenti finanziari oggetto di comunicazione:			
350 579,000			
12. vincoli o annotazioni sugli strumenti finanziari oggetto di comunicazione			
natura	00 -		
Beneficiario vincolo:			
13. data di riferimento (ggmmssaa)	14. termine di efficacia	15. diritto esercitabile	
23092024	30092024	DEP	
16. note:			
DEPOSITO LISTE PER LA NOMINA CONSIGLIO DI AMMINISTRAZIONE			
Firma dell'Intermediario _____			
17. Sezione riservata all'Emittente			
Data della rilevazione nell'Elenco:			
Causale della rilevazione:			
<input type="checkbox"/> Iscrizione <input type="checkbox"/> Maggiorazione <input type="checkbox"/> Cancellazione <input type="checkbox"/>			
Motivazione della cancellazione o del rifiuto di iscrizione			
Firma dell'Emittente _____			

SOCIETE GENERALE
Securities ServicesCERTIFICAZIONE DI PARTECIPAZIONE AL SISTEMA
DI GESTIONE ACCENTRATA MONTE TITOLI
(art.43/45 del provvedimento Banca d'Italia/Consob 13/08/2018)**Intermediario che rilascia la certificazione**ABI CAB denominazione **Societe Generale Securities Service S.p.A****Intermediario partecipante se diverso dal precedente**ABI

denominazione _____

data della richiesta
Ggmmssaa**data di invio della comunicazione**
Ggmmssaa**n° progressivo annuo****n° progressivo certificazione
a rettifica/revoca****causale della rettifica/revoca****Su richiesta di:**

UNICREDIT SPA

Titolare degli strumenti finanziari:cognome o denominazione **SIND INTERNATIONAL SRL**

nome _____

codice fiscale / partita iva **11073430156**

comune di nascita _____ provincia di nascita _____

data di nascita _____ nazionalità _____
ggmmssaaindirizzo **VIA BIGLI 21**città **20121 MILANO MI****Strumenti finanziari oggetto di certificazione:**ISIN denominazione **Quantità degli strumenti finanziari oggetto di certificazione:****Vincoli o annotazioni sugli strumenti finanziari oggetto di certificazione**data di: costituzione modifica estinzione
ggmmssaa

Natura vincolo _____

Beneficiario vincolo (denominazione, codice fiscale, comune e data di nascita, indirizzo e città di residenza o della sede)

data di riferimento
ggmmssaa**termine di efficacia/revoca**
ggmmssaa**diritto esercitabile****Note****Firma Intermediario**
UniCredit S.p.A.

SGSS S.p.A.

SOCIETE GENERALE
Securities Service S.p.A.Digitally signed by
Matteo DRAGHETTI
Date: 2024.09.25
14:48:50 +02'00'Sede legale
Via Benigno Crespi, 19/A
20159 Milano
ItalyTel. +39 02 9178.1
Fax. +39 02 9178.9999
www.securities-
services.societegenerale.comCapitale Sociale € 111.309.007,08
interamente versato
Banca iscritta all'Albo delle Banche
cod. 5622
Assoggettata all'attività di direzione e
coordinamento di Société Générale S.A.Iscrizione al Registro delle Imprese di
Milano, Codice Fiscale e P. IVA
03126570013 Aderente al Fondo
Interbancario di Tutela dei Depositi

DICHIARAZIONE DI ACCETTAZIONE DELLA CANDIDATURA A
COMPONENTE DEL CONSIGLIO DI AMMINISTRAZIONE CON
ATTESTAZIONE DELLA SUSSISTENZA DEI REQUISITI DI LEGGE

Il sottoscritto Alessandro Brussi, nato a Gorizia, il 08.03.1961, codice fiscale BRSLSN61C08E098I, residente in Monfalcone (GO), via G. Cividini n. 63

premesso che

- A) è stato designato dall'azionista di maggioranza Sind International s.r.l. ai fini dell'elezione del Consiglio di Amministrazione in occasione dell'assemblea ordinaria degli azionisti di DANIELI & C. Officine Meccaniche S.p.A. ("Società") che si terrà presso la sede sociale in Buttrio (UD), Via Nazionale n. 41, in unica convocazione, il giorno 25 ottobre 2024, alle ore 14.30, o nel diverso luogo, data e ora, in caso di rettifica e/o modifica e/o integrazione dell'avviso di convocazione da parte della Società ("Assemblea"),
- B) è a conoscenza di quanto prescritto dalla disciplina legislativa e regolamentare vigente e dallo Statuto della Società ("Statuto") per la presentazione della lista dei candidati funzionale alla suddetta elezione, ivi inclusa la disciplina sui rapporti di collegamento tra soci di riferimento e soci di minoranza, nonché delle indicazioni contenute, oltre che nell'avviso di convocazione, nella Relazione Illustrativa del Consiglio di Amministrazione della Società sugli argomenti posti all'O.d.G. dell'Assemblea, inclusa la documentazione ivi richiamata ("Relazione"), ex art. 125 *ter* D.lgs. n. 58 del 24 febbraio 1998 ("TUF"), come pubblicati sul sito internet della Società,

tutto ciò premesso,

il sottoscritto, sotto la propria ed esclusiva responsabilità, ai sensi di legge e di Statuto, nonché per gli effetti di cui all'art. 76 del D.P.R. 28 dicembre 2000, n. 445 per le ipotesi di falsità in atti e di dichiarazioni mendaci,

dichiara

- l'inesistenza di cause di ineleggibilità, decadenza ed incompatibilità a ricoprire la carica di Consigliere di Amministrazione della Società (anche ai sensi degli art. 2382 e 2387 cod. civ.);
- di essere in possesso di tutti i requisiti previsti e indicati dalla normativa, anche regolamentare, vigente, e dallo Statuto, ivi inclusi i requisiti di professionalità, onorabilità ex art. 147-*quinquies*, comma 1, del TUF (come individuati anche dal DM del 30 marzo 2000, n. 162);
- di non esercitare e/o ricoprire analoghe cariche negli organi gestionali, di sorveglianza e di controllo in imprese o gruppi di imprese concorrenti della Società;
- di rispettare il limite al cumulo degli incarichi come previsti ai sensi di legge e di Statuto e, più in generale, ai sensi della normativa vigente;



- di depositare il *curriculum vitae*, corredato dall'elenco degli incarichi di amministrazione e controllo ricoperti presso altre società e rilevanti ai sensi della disciplina legislativa e regolamentare vigente e dello Statuto, nonché copia di un documento di identità, autorizzando fin d'ora la loro pubblicazione;
- di impegnarsi a comunicare tempestivamente alla Società e, per essa, al Consiglio di Amministrazione ogni eventuale variazione delle informazioni rese con la dichiarazione e relativa alle proprie caratteristiche personali e professionali;
- di impegnarsi a produrre, su richiesta della Società, la documentazione idonea a confermare la veridicità dei dati dichiarati;
- di essere informato, ai sensi e per gli effetti del Regolamento Generale sulla Protezione dei dati personali - Regolamento (UE) 2016/679 e della normativa *pro tempore* vigente, che i dati personali raccolti saranno trattati dalla Società, anche con strumenti informatici, esclusivamente nell'ambito del procedimento per il quale la presente dichiarazione viene resa autorizzando la stessa a procedere con le pubblicazioni di legge per tale finalità;

dichiara infine

- di accettare irrevocabilmente la candidatura alla carica di amministratore della Società e l'eventuale nomina alla carica di amministratore della Società;
- di non essere candidato in alcuna altra lista presentata in relazione all'elezione dell'organo e/o degli organi sociali della Società che si terrà in occasione dell'Assemblea.

In fede,

Firma:

Luogo e Data:

Brescia 20 Settembre 2024

Si autorizza il trattamento dei dati personali ai sensi del Regolamento UE n. 679/2016 per ogni fine connesso alle attività correlate all'accettazione della medesima.

CURRICULUM VITAE

ALESSANDRO BRUSSI

nato a Gorizia il 08.03.1961, cittadino italiano.

Residente a Monfalcone (GO), via Giovanni Cividini n. 63.

Titoli accademici

1986 Laurea in Economia e Commercio conseguita presso l'Università di Trieste;

1990 Laurea in Scienze Politiche conseguita presso l'Università di Trieste

Titoli professionali

1992 Iscrizione all'Albo dei Dottori Commercialisti della provincia di Gorizia;

1993 Iscrizione al Registro dei Revisori Contabili (con Decreto del 12.4.95 G.U.R.I. n. 31 bis IV serie speciale del 21.4.1995)

Note caratteristiche

Dopo un periodo di attività quale ricercatore per l'Università di Trieste ha lavorato per alcuni anni presso la società di revisione contabile Coopers & Lybrand svolgendo sia compiti di certificazione obbligatoria dei bilanci in società quali Assicurazioni Generali e Fincantieri, sia compiti di analista senior in operazioni di merger & acquisition nazionali ed internazionali.

Dal 1991 lavora presso la società Danieli & C. Officine Meccaniche S.p.A. svolgendo attività di tipo amministrativo/contabile/fiscale sino ad assumere una posizione dirigenziale con l'incarico di:

- Dirigente Preposto alla tenuta delle scritture contabili;-
- Responsabile delle funzioni amministrative/finanziarie della capogruppo Danieli & C Officine Meccaniche SpA;-
- Responsabile del Bilancio Consolidato del gruppo Danieli e dei rapporti con le società controllate e collegate.

Svolge inoltre l'attività di Risk Manager e di Investor Relator.

Dal 2015 ricopre la carica di membro del consiglio di amministrazione della Danieli & C. Officine Meccaniche S.p.A. con delega operativa e nel 2019 è stato nominato Vice-Presidente del Consiglio di amministrazione.

Il 14 maggio 2024 è stato nominato Presidente della Danieli & C. Officine Meccaniche S.p.A.

Ricopre inoltre cariche in alcune società controllate e collegate del Gruppo Danieli.

Buttrio, 20 settembre 2024



Incarichi di amministrazione e controllo ricoperti presso altre società:

- | | |
|---|-------------------------------|
| 1. *Danieli Automation S.p.A. – Buttrio (UD) | Consigliere (Vice-Presidente) |
| 2. *Danieli Construction International S.p.A.
Buttrio (UD) | Consigliere |
| 3. **Inter-rail S.p.A. – Udine | Sindaco effettivo |
| 4. *Fata S.p.A. - Torino | Consigliere |
| 5. *Telefriuli S.p.A. - Udine | Presidente |
| 6. *Danieli Finance Solutions SA –
Lussemburgo | Presidente |
| 7. *Danieli Co. Ltd – Thailandia | Consigliere |
| 8. * Rotelec SA – Francia | Consigliere |
| 9. *Danieli Engineering Japan Co. Ltd -
Giappone | Consigliere |
| 10. *Danieli Holdings, Inc. – USA | Presidente |
| 11. *Danieli Technology, Inc. – USA | Presidente |
| 12. *Danieli Middle East for Engineering
Services LLC – Egitto | Consigliere |
| 13. *Industrielle Beteiligung SA –
Lussemburgo | Presidente |
| 14. *Termo Makina Sanayi ve Ticaret AS –
Turchia | Consigliere |
| 17. **Nord Est Multimedia s.r.l. | Consigliere |

(*) Società del Gruppo Danieli

(**) Società collegate



CAMERE DI COMMERCIO D'ITALIA

Registro Imprese - Archivio Ufficiale delle Camere di Commercio Industria Artigianato e Agricoltura

SCHEMA PERSONA CON CARICHE ATTUALI

BRUSSI ALESSANDRO

ZXJ6T6

Il QR Code consente di verificare la corrispondenza tra questo documento e quello archiviato al momento dell'estrazione. Per la verifica utilizzare l'App RI QR Code o visitare il sito ufficiale del Registro Imprese.

DATI ANAGRAFICI

Nato	a GORIZIA(GO) il 08/03/1961
Codice fiscale	BRSLSN61C08E098I
Domicilio	<i>All'interno del documento sono presenti più indirizzi della persona in corrispondenza di ciascuna impresa in cui ricopre cariche</i>

SOGGETTO IN CIFRE

N. imprese in cui è titolare di almeno una carica o qualifica	9
---	---

Indice

1 Imprese in cui la persona è titolare di cariche o qualifiche 2

1 Imprese in cui la persona è titolare di cariche o qualifiche

Denominazione	Carica
FATA S.P.A. C.F. 09080800015	consigliere
DANIELI & C. OFFICINE MECCANICHE S.P.A. IN FORMA ABBREVIATA ANCHE "DANIELI & C. S.P.A." C.F. 00167460302	consigliere presidente consiglio amministrazione presidente comitato esecutivo
DANIELI AUTOMATION SPA C.F. 00162990303	procuratore speciale vice presidente del consiglio d'amministrazione consigliere
DANIELI CONSTRUCTION INTERNATIONAL S.P.A. C.F. 00160810305	consigliere
TELEFRIULI SPA C.F. 01313840306	presidente consiglio amministrazione consigliere
FINDAN SPA C.F. 02048790261	istitutore
INTER-RAIL S.P.A.. C.F. 02301410300	sindaco
SCUOLE E ASILI GECILIA DANIELI S.R.L. C.F. 02515030308	procuratore speciale
NORD EST MULTIMEDIA S.P.A. C.F. 05412000266	consigliere

FATA S.P.A.
C.F. 09080800015**SOCIETA' PER AZIONI**

Sede legale: PIANEZZA (TO) STRADA STATALE 24 KM 12 CAP 10044

Posta elettronica certificata: FATA-MAIN@PEC.FATAGROUP.IT

Numero REA: TO- 1022875

Attività

Data d'inizio dell'attività dell'impresa: 01/04/2005

Classificazione ATECORI 2007-2022

Attività: 28.2 - Fabbricazione di altre macchine di impiego generale

**Informazioni della persona
nell'impresa****Cariche**

consigliere

Data atto di nomina 21/04/2022

Durata in carica: fino approvazione del bilancio al 31/12/2024

Domicilio

BUTTRIO (UD) VIA NAZIONALE 41 CAP 33042

Registro Imprese
Archivio ufficiale della CCIAA
Documento n. T 574889071
estratto dal Registro Imprese in data 24/09/2024

BRUSSI ALESSANDRO
Codice Fiscale BRSLSN61C08E0981

**DANIELI & C. OFFICINE
MECCANICHE S.P.A. IN
FORMA ABBREVIATA ANCHE
"DANIELI & C. S.P.A."
C.F. 00167460302**

Attività

SOCIETA' PER AZIONI
Sede legale: BUTTRIO (UD) VIA NAZIONALE 41 CAP 33042
Posta elettronica certificata: DANIELIOFFICINEMECCANICHESPA@LEGALMAIL.IT
Numero REA: UD- 84904

Data d'inizio dell'attività dell'impresa: 27/03/1962
Classificazione ATECORI 2007-2022
Attività: 28.91 - Fabbricazione di macchine per la metallurgia (Incluse parti e accessori)

**Informazioni della persona
nell'impresa**

Cariche

consigliere
Data atto di nomina 28/10/2021
Durata in carica: fino approvazione del bilancio al 30/06/2024
presidente consiglio amministrazione
Data atto di nomina 14/05/2024
Durata in carica: fino alla prossima assemblea
presidente comitato esecutivo
Data atto di nomina 14/05/2024
Durata in carica: fino approvazione del bilancio al 30/06/2024

Domicilio

BUTTRIO (UD) VIA NAZIONALE 41 CAP 33042

**DANIELI AUTOMATION SPA
C.F. 00162990303**

SOCIETA' PER AZIONI
Sede legale: BUTTRIO (UD) VIA BONALDO STRINGHER 4 CAP 33042
Posta elettronica certificata: DANIELIAUTOMATIONSPA@LEGALMAIL.IT
Numero REA: UD- 115073

Attività

Data d'inizio dell'attività dell'impresa: 16/10/1969
Classificazione ATECORI 2007-2022
Attività: 33.20.03 - Installazione di strumenti ed apparecchi di misurazione, controllo, prova, navigazione e simili (Incluse le apparecchiature di controllo dei processi industriali)

**Informazioni della persona
nell'impresa**

Cariche

procuratore speciale
Data atto di nomina 04/04/2016
Durata in carica: fino alla revoca
vice presidente del consiglio d'amministrazione
Data atto di nomina 24/10/2022
Durata in carica: fino approvazione del bilancio al 30/06/2025
consigliere
Data atto di nomina 24/10/2022
Durata in carica: fino approvazione del bilancio al 30/06/2025

Residenza

MONFALCONE (GO) VIA MONTI 3C CAP 34074

Registro Imprese
Archivio ufficiale della CCIAA
Documento n. T 574969071
estratto dal Registro Imprese in data 24/09/2024

BRUSSI ALESSANDRO
Codice Fiscale BRSLSN61C08E098I

**DANIELI CONSTRUCTION
INTERNATIONAL S.P.A.**
C.F. 00160810305

Attività

SOCIETA' PER AZIONI

Sede legale: BUTTRIO (UD) VIA NAZIONALE 41 CAP 33042

Posta elettronica certificata:
DANIELICONSTRUCTIONINTERNATIONALSPA@LEGALMAIL.IT

Numero REA: UD- 120001

Data d'inizio dell'attività dell'impresa: 02/10/1972

Classificazione ATECORI 2007-2022

Attività: 28.2 - Fabbricazione di altre macchine di impiego generale

Informazioni della persona
nell'impresa

Cariche

consigliere

Data atto di nomina 24/10/2022

Durata in carica: fino approvazione del bilancio al 30/06/2025

Residenza

MONFALCONE (GO) VIA MONTI 3/C CAP 34074

TELEFRIULI SPA
C.F. 01313840306

Attività

SOCIETA' PER AZIONI

Sede legale: TAVAGNACCO (UD) VIA NAZIONALE 120 CAP 33010

Posta elettronica certificata: TELEFRIULI@LEGALMAIL.IT

Numero REA: UD- 166743

Data d'inizio dell'attività dell'impresa: 22/03/1984

Classificazione ATECORI 2007-2022

Attività: 60.2 - Programmazione e trasmissioni televisive

Informazioni della persona
nell'impresa

Cariche

presidente consiglio amministrazione

Data atto di nomina 08/09/2023

Durata in carica: fino approvazione del bilancio al 31/12/2025

consigliere

Data atto di nomina 08/09/2023

Durata in carica: fino approvazione del bilancio al 31/12/2025

Domicilio

MONFALCONE (GO) VIA G.CIVIDINI 63 CAP 34074

FINDAN SPA
C.F. 02046790261

Attività

SOCIETA' PER AZIONI

Sede legale: PRADAMANO (UD) VIA DANTE . CAP 33040

Posta elettronica certificata: FINDANSPA@LEGALMAIL.IT

Numero REA: UD- 187106

Data d'inizio dell'attività dell'impresa: 26/07/1989

Classificazione ATECORI 2007-2022

Attività: 68.1 - Compravendita di beni Immobili effettuata su beni propri

Informazioni della persona
nell'impresa

Cariche

istitutore

Data atto di nomina 18/11/2016

Durata in carica: fino alla revoca

Domicilio

BUTTRIO (UD) VIA NAZIONALE 41 CAP 33042

Registro Imprese
Archivio ufficiale della CCIAA
Documento n. T 574888071
estratto dal Registro Imprese in data 24/09/2024

BRUSSI ALESSANDRO
Codice Fiscale BRSLSN61C08E098I

INTER-RAIL S.P.A.
C.F. 02301410300

Attività

SOCIETA' PER AZIONI
Sede legale: UDINE (UD) VIALE GIUSEPPE DUODO 6 CAP 33100
Posta elettronica certificata: INTER-RAILSPA@PEC.IT
Numero REA: UD- 250626

Data d'inizio dell'attività dell'impresa: 24/09/2003
Classificazione ATECORI 2007-2022
Attività: 52.21.9 - Altre attività connesse al trasporti terrestri nca

**Informazioni della persona
nell'impresa**

Cariche

sindaco
Data atto di nomina 16/07/2024
Durata in carica: fino approvazione del bilancio al 31/12/2026

Residenza

MONFALCONE (GO) VIA V. MONTI 3/C CAP 34074

**SCUOLE E ASILI CECILIA
DANIELI S.R.L.**
C.F. 02515030308

SOCIETA' A RESPONSABILITA' LIMITATA
Sede legale: BUTTRIO (UD) VIA NAZIONALE 41 CAP 33042
Posta elettronica certificata: CECILIADANIELIASILI@LEGALMAIL.IT
Numero REA: UD- 267013

Attività

Data d'inizio dell'attività dell'impresa: 01/09/2009
Classificazione ATECORI 2007-2022
Attività: 82.11.02 - Gestione di uffici temporanei, uffici residence

**Informazioni della persona
nell'impresa**

Cariche

procuratore speciale
Data atto di nomina 22/11/2013
Durata in carica: fino alla revoca

Domicilio

MONFALCONE (GO) VIA GIOVANNI CIVIDINI 63 CAP 34074

NORD EST MULTIMEDIA S.P.A.
C.F. 05412000268

SOCIETA' PER AZIONI
Sede legale: VENEZIA (VE) SESTIERE SANTA CROCE 563 CAP 30135
Posta elettronica certificata: NORDESTMULTIMEDIA@PEC.IT
Numero REA: VE- 454332

Attività

Data d'inizio dell'attività dell'impresa: 01/11/2023
Classificazione ATECORI 2007-2022
Attività: 58.13 - Edizione di quotidiani

**Informazioni della persona
nell'impresa**

Cariche

consigliere
Data atto di nomina 11/09/2023
Durata in carica: fino approvazione del bilancio al 31/12/2025

Domicilio

VENEZIA (VE) SESTIERE SANTA CROCE 563 CAP 30135

DICHIARAZIONE DI ACCETTAZIONE DELLA CANDIDATURA A
COMPONENTE DEL CONSIGLIO DI AMMINISTRAZIONE CON
ATTESTAZIONE DELLA SUSSISTENZA DEI REQUISITI DI LEGGE

La sottoscritta Camilla Benedetti, nata a Udine, il 14.06.1980, codice fiscale BNDCLL80H54L483S, residente in Tavagnacco (UD), via Branco n. 3

premessi che

- A) è stata designata dall'azionista di maggioranza Sind International s.r.l. ai fini dell'elezione del Consiglio di Amministrazione in occasione dell'assemblea ordinaria degli azionisti di DANIELI & C. Officine Meccaniche S.p.A. ("Società") che si terrà presso la sede sociale in Buttrio (UD), Via Nazionale n. 41, in unica convocazione, il giorno 25 ottobre 2024, alle ore 14.30, o nel diverso luogo, data e ora, in caso di rettifica e/o modifica e/o integrazione dell'avviso di convocazione da parte della Società ("Assemblea"),
- B) è a conoscenza di quanto prescritto dalla disciplina legislativa e regolamentare vigente e dallo Statuto della Società ("Statuto") per la presentazione della lista dei candidati funzionale alla suddetta elezione, ivi inclusa la disciplina sui rapporti di collegamento tra soci di riferimento e soci di minoranza, nonché delle indicazioni contenute, oltre che nell'avviso di convocazione, nella Relazione Illustrativa del Consiglio di Amministrazione della Società sugli argomenti posti all'O.d.G. dell'Assemblea, inclusa la documentazione ivi richiamata ("Relazione"), ex art. 125 *ter* D.lgs. n. 58 del 24 febbraio 1998 ("TUF"), come pubblicati sul sito internet della Società,

tutto ciò premesso,

la sottoscritta, sotto la propria ed esclusiva responsabilità, ai sensi di legge e di Statuto, nonché per gli effetti di cui all'art. 76 del D.P.R. 28 dicembre 2000, n. 445 per le ipotesi di falsità in atti e di dichiarazioni mendaci,

dichiara

- l'inesistenza di cause di ineleggibilità, decadenza ed incompatibilità a ricoprire la carica di Consigliere di Amministrazione della Società (anche ai sensi degli art. 2382 e 2387 cod. civ.);
- di essere in possesso di tutti i requisiti previsti e indicati dalla normativa, anche regolamentare, vigente, e dallo Statuto, ivi inclusi i requisiti di professionalità, onorabilità ex art. 147-*quinquies*, comma 1, del TUF (come individuati anche dal DM del 30 marzo 2000, n. 162);
- di non esercitare e/o ricoprire analoghe cariche negli organi gestionali, di sorveglianza e di controllo in imprese o gruppi di imprese concorrenti della Società;
- di rispettare il limite al cumulo degli incarichi come previsti ai sensi di legge e di Statuto e, più in generale, ai sensi della normativa vigente;

- di depositare il *curriculum vitae*, corredato dall'elenco degli incarichi di amministrazione e controllo ricoperti presso altre società e rilevanti ai sensi della disciplina legislativa e regolamentare vigente e dello Statuto, nonché copia di un documento di identità, autorizzando fin d'ora la loro pubblicazione;
- di impegnarsi a comunicare tempestivamente alla Società e, per essa, al Consiglio di Amministrazione ogni eventuale variazione delle informazioni rese con la dichiarazione e relativa alle proprie caratteristiche personali e professionali;
- di impegnarsi a produrre, su richiesta della Società, la documentazione idonea a confermare la veridicità dei dati dichiarati;
- di essere informata, ai sensi e per gli effetti del Regolamento Generale sulla Protezione dei dati personali - Regolamento (UE) 2016/679 e della normativa *pro tempore* vigente, che i dati personali raccolti saranno trattati dalla Società, anche con strumenti informatici, esclusivamente nell'ambito del procedimento per il quale la presente dichiarazione viene resa autorizzando la stessa a procedere con le pubblicazioni di legge per tale finalità;

dichiara infine

- di accettare irrevocabilmente la candidatura alla carica di amministratore della Società e l'eventuale nomina alla carica di amministratore della Società;
- di non essere candidata in alcuna altra lista presentata in relazione all'elezione dell'organo e/o degli organi sociali della Società che si terrà in occasione dell'Assemblea.

In fede,

Firma: 

Luogo e Data:

POZZUOLO DEL FRIULI, 20/09/2024

Si autorizza il trattamento dei dati personali ai sensi del Regolamento UE n. 679/2016 per ogni fine connesso alle attività correlate all'accettazione della medesima.



Europass Curriculum Vitae



Personal information

First name(s) / Surname(s) **CAMILLA BENEDETTI**
 Address(es) Udine ITALIA
 Telephone(s) Cellulare: +39 346 9804052
 Fax(es)
 E-mail c.benedetti@absacciai.com
 Nationality ITALIANA
 Date of birth 14 giugno 1980
 Gender Donna

**Desired employment /
Occupational field** **Presidente di Acciaierie Bertoli Safau S.p.A.**

Work experience

Dates	2005-2006
Occupation or position held	Assistente Revisore
Main activities and responsibilities	Assicurare correttezza processi e flussi contabili nei bilanci aziendali
Name and address of employer	Ernest & Young Treviso
Type of business or sector	Società di revisione
Dates	2006-2008
Occupation or position held	Revisore dei conti Senior
Main activities and responsibilities	Assicurare correttezza processi e flussi contabili nei bilanci aziendali, coordinamento team di lavoro presso clienti
Name and address of employer	Ernest & Young Milano
Type of business or sector	Società di revisione
Dates	2008-2010
Occupation or position held	Controllo di Gestione: Controller Consociate Europa/Americhe per Gruppo Danieli
Main activities and responsibilities	Analisi conti economici gestionali delle consociate, analisi indici produttività
Name and address of employer	Danieli & C. Officine Meccaniche S.p.A.
Type of business or sector	Plantmaking
Dates	2012-2014
Occupation or position held	Corporate Governance: Coordinatrice operativa Progetto Compliance ai sensi della Legge 262

Main activities and responsibilities	Analisi / monitoraggio / definizione azioni di rimedio rispetto ai flussi / processi aziendali
Name and address of employer	Danieli & C. Officine Meccaniche S.p.A.
Type of business or sector	Plantmaking
Dates	2012-2014
Occupation or position held	Contabilità Generale: Responsabile Ufficio Contabilità fornitori e Responsabile Ufficio Cassa
Main activities and responsibilities	Scritture contabili, follow up crediti, gestione e coordinamento processi / policy Ufficio Cassa
Name and address of employer	Danieli & C. Officine Meccaniche S.p.A.
Type of business or sector	Plantmaking
Dates	2015-2016
Occupation or position held	Responsabile Sviluppo Organizzativo per Gruppo Danieli nell'ambito delle Risorse Umane
Main activities and responsibilities	Definizione processi gestione capitale umano in tematiche di sviluppo organizzativo e formazione
Name and address of employer	Danieli & C. Officine Meccaniche S.p.A.
Type of business or sector	Plantmaking
Dates	2016-2019
Occupation or position held	Responsabile Risorse Umane Gruppo Danieli
Main activities and responsibilities	Responsabilità processi gestione capitale umano
Name and address of employer	Danieli & C. Officine Meccaniche S.p.A.
Type of business or sector	Plantmaking
Dates	2020-2021
Occupation or position held	Responsabile Risorse Umane Danieli Overseas e Danieli Asia Audit
Main activities and responsibilities	Responsabilità processi gestione capitale umano e follow up risultati Danieli Asia
Name and address of employer	Danieli & C. Officine Meccaniche S.p.A.
Type of business or sector	Plantmaking
Dates	2022
Occupation or position held	Vicepresidente Acciaierie Bertoli Safau S.p.A.
Main activities and responsibilities	Responsabilità IT, HR & Controlling
Name and address of employer	Acciaierie Bertoli Safau S.p.A.
Type of business or sector	Steelmaking
Dates	2016-2024
Occupation or position	Consigliere di amministrazione del MIP Politecnico di Milano – Graduate School of Business.
Dates	Dal 2016
Occupation or position	Amministratore Sind International Spa
Dates	2016-2018
Occupation or position held	Membro del Comitato Scientifico del MIB Trieste – Graduate School of Business

Dates Dal 2017

Occupation or position held Vicepresidente del Consiglio di Amministrazione Danieli & C O.M. Spa

Dates Dal 2018

Occupation or position held Consigliere di Amministrazione del MIB Trieste – Graduate School of Business.

Dates 2020-2022

Occupation or position held Consigliere di Amministrazione di Acciaierie Bertoli Safau S.p.A.

Dates Dal 10/2022

Occupation or position held Presidente del Consiglio di Amministrazione di Acciaierie Bertoli Safau S.p.A.

Education and training

Dates 1999-2004

Title of qualification awarded Laurea quadriennale in Economia e Commercio

Principal subjects/occupational skills covered Indirizzo Economia e Commercio
Tesi: Concorrenza Sleale su marchi e brevetti.

Name and type of organisation providing education and training Università Cattolica del Sacro Cuore (Milano)

Personal skills and competences

Mother tongue(s) ITALIANA

Other language(s)

Self-assessment

European level (*)

INGLESE

Comprensione		Espressione orale		Scrittura
Ascolto	Lettura	Interazione orale	Produzione orale	
AVANZATO	AVANZATO	AVANZATO	AVANZATO	AVANZATO

Competences Lavoro di squadra, ascolto, problem-solving, utilizzo comuni tool di Office

CAMERE DI COMMERCIO D'ITALIA

Registro Imprese - Archivio Ufficiale delle Camere di Commercio Industria Artigianato e Agricoltura

SCHEDA PERSONA CON CARICHE ATTUALI

BENEDETTI CAMILLA



PSZK58

Il QR Code consente di verificare la corrispondenza tra questo documento e quello archiviato al momento dell'estrazione. Per la verifica utilizzare l'App RI QR Code o visitare il sito ufficiale del Registro Imprese.

DATI ANAGRAFICI

Nata	a UDINE(UD) il 14/06/1980
Codice fiscale	BNDCLL80H54L483S
Domicilio	<i>All'interno del documento sono presenti più indirizzi della persona in corrispondenza di ciascuna impresa in cui ricopre cariche</i>

SOGGETTO IN CIFRE

N. imprese in cui è titolare di almeno una carica o qualifica	10
---	----

Registro Imprese
Archivio ufficiale della CCIAA
Documento n. T 574889355
estratto dal Registro Imprese in data 24/09/2024

BENEDETTI CAMILLA
Codice Fiscale BNDCLL80H54L483S

Indice

1 Imprese in cui la persona è titolare di cariche o qualifiche 2

1 Imprese in cui la persona è titolare di cariche o qualifiche

Denominazione	Carica
DANIELI CENTRO CRANES SRL IN LIQUIDAZIONE C.F. 03331350987	procuratrice speciale
DANIELI CENTRO COMBUSTION SPA C.F. 09743930159	procuratrice speciale
SIND INTERNATIONAL S.R.L. C.F. 11073430156	consigliera vice presidente del consiglio d'amministrazione
GESTION J.P. S.R.L. C.F. 94152130301	istitutrice amministratrice unica
FATA S.P.A. C.F. 09080800015	procuratrice
ACCIAIERIE BERTOLI SAFAU S.P.A. C.F. 00218360303	consigliera presidente consiglio amministrazione
DANIELI & C. OFFICINE MECCANICHE S.P.A. IN FORMA ABBREVIATA ANCHE "DANIELI & C. S.P.A." C.F. 00167460302	consigliera vice presidente del consiglio d'amministrazione
DANIELI CONSTRUCTION INTERNATIONAL S.P.A. C.F. 00160810305	procuratrice speciale
THUYA SRL C.F. 02573480304	amministratrice unica
ABS SFERE S.R.L. C.F. 03130630308	consigliera presidente consiglio amministrazione

**DANIELI CENTRO CRANES
SRL IN LIQUIDAZIONE**
C.F. 03331350987

SOCIETA' A RESPONSABILITA' LIMITATA
Sede legale: BRESCIA (BS) VIA ACHILLE GRANDI 30 CAP 25125
Posta elettronica certificata: DCCR@MAILTOCERT.IT
Numero REA: BS- 525009

Attività

Data d'inizio dell'attività dell'impresa: 01/06/2011
Classificazione ATECORI 2007-2022
Attività: 28.22.02 - Fabbricazione di gru, argani, verricelli a mano e a motore, carrelli
trasbordatori, carrelli elevatori e piattaforme girevoli

**Informazioni della persona
nell'impresa**

Cariche

procuratrice speciale
Data atto di nomina 20/07/2017
Durata in carica: fino alla revoca

Registro Imprese
Archivio ufficiale della CCIAA
Documento n. T 674869355
estratto dal Registro Imprese in data 24/09/2024

BENEDETTI CAMILLA
Codice Fiscale BNDCLL80H54L483S

Domicilio

BUTTRIO (UD) VIA NAZIONALE 41 CAP 33042

**DANIELI CENTRO
COMBUSTION SPA**
C.F. 097438930159

SOCIETA' PER AZIONI

Sede legale: CINISELLO BALSAMO (MI) VIA GALILEO GALILEI 40 CAP 20092

Posta elettronica certificata: DANIELICENTROCOMBUSTIONSPA@LEGALMAIL.IT

Numero REA: MI- 1312288

Attività

Data d'inizio dell'attività dell'impresa: 01/12/1989

Classificazione ATECORI 2007-2022

Attività: 28.25 - Fabbricazione di attrezzature di uso non domestico per la refrigerazione e la ventilazione; fabbricazione di condizionatori domestici fissi

Informazioni della persona nell'impresa**Cariche****procuratrice speciale**

Data atto di nomina 25/02/2016

Durata in carica: fino alla revoca

Domicilio

BUTTRIO (UD) VIA NAZIONALE 41 CAP 33042

SIND INTERNATIONAL S.R.L.
C.F. 11073430156

SOCIETA' A RESPONSABILITA' LIMITATA

Sede legale: MILANO (MI) VIA BIGLI 21 CAP 20121

Posta elettronica certificata: SIND.INTERNAZIONALE@LEGALMAIL.IT

Numero REA: MI- 1432730

Attività

Data d'inizio dell'attività dell'impresa: 22/12/1993

Classificazione ATECORI 2007-2022

Attività: 64.2 - Attività delle società di partecipazione (holding)

Informazioni della persona nell'impresa**Cariche****consigliera**

Data atto di nomina 20/12/2019

Durata in carica: a tempo indeterminato

vice presidente del consiglio d'amministrazione

Data atto di nomina 23/07/2024

Durata in carica: a tempo indeterminato

Domicilio

TAVAGNACCO (UD) VIA BRANCO 3 CAP 33010

GESTION J.P. S.R.L.
C.F. 94152130301

SOCIETA' A RESPONSABILITA' LIMITATA

Sede legale: MILANO (MI) PIAZZA CASTELLO 9 CAP 20121

Posta elettronica certificata: GESTIONJPSRL@LEGALMAIL.IT

Numero REA: MI- 2607765

Attività

Data d'inizio dell'attività dell'impresa: 17/12/2020

Classificazione ATECORI 2007-2022

Attività: 64.2 - Attività delle società di partecipazione (holding)

Informazioni della persona nell'impresa

Registro Imprese
Archivio ufficiale della CCIAA
Documento n. T 574868355
estratto dal Registro Imprese in data 24/09/2024

BENEDETTI CAMILLA
Codice Fiscale BNDCLL80H54L483S

Cariche**Istitrice**

Data atto di nomina 25/01/2021
amministratrice unica
Data atto di nomina 26/06/2024
Durata in carica: fino alla revoca

Domicilio

TAVAGNACCO (UD) VIA BRANCO 3 CAP 33010

FATA S.P.A.

C.F. 09080800015

SOCIETA' PER AZIONI

Sede legale: PIANEZZA (TO) STRADA STATALE 24 KM 12 CAP 10044
Posta elettronica certificata: FATA-MAIN@PEC.FATAGROUP.IT
Numero REA: TO- 1022875

Attività

Data d'inizio dell'attività dell'impresa: 01/04/2005
Classificazione ATECORI 2007-2022
Attività: 28.2 - Fabbricazione di altre macchine di impiego generale

Informazioni della persona nell'impresa**Cariche****procuratrice**

Data atto di nomina 31/03/2016

Domicilio

PIANEZZA (TO) STRADA STATALE 24 KM. 12 SNC CAP 10044

ACCIAIERIE BERTOLI SAFAU S.P.A.

C.F. 00218360303

SOCIETA' PER AZIONI

Sede legale: POZZUOLO DEL FRIULI (UD) VIA BUTTRIO 28 CAP 33050 FRAZIONE: CARGNACCO
Posta elettronica certificata: ABSACCIAI@LEGALMAIL.IT
Numero REA: UD- 29233

Attività

Data d'inizio dell'attività dell'impresa: 08/09/1937
Classificazione ATECORI 2007-2022
Attività: 24.1 - Siderurgia - Fabbricazione di ferro, acciaio e ferroleghie

Informazioni della persona nell'impresa**Cariche****consigliera**

Data atto di nomina 28/10/2021
Durata in carica: fino approvazione del bilancio al 30/06/2024
presidente consiglio amministrazione
Data atto di nomina 25/10/2022
Durata in carica: fino approvazione del bilancio al 30/06/2024

Domicilio

POZZUOLO DEL FRIULI (UD) VIA BUTTRIO 28 CAP 33050

DANIELI & C. OFFICINE MECCANICHE S.P.A. IN FORMA ABBREVIATA ANCHE "DANIELI & C. S.P.A."

C.F. 00167460302

SOCIETA' PER AZIONI

Sede legale: BUTTRIO (UD) VIA NAZIONALE 41 CAP 33042
Posta elettronica certificata: DANIELIOFFICINEMECCANICHESPA@LEGALMAIL.IT
Numero REA: UD- 84904

Attività

Data d'inizio dell'attività dell'impresa: 27/03/1962
Classificazione ATECORI 2007-2022
Attività: 28.91 - Fabbricazione di macchine per la metallurgia (incluse parti e accessori)

Registro Imprese
Archivio ufficiale della CCIAA
Documento n. T 574869355
estratto dal Registro Imprese in data 24/09/2024

BENEDETTI CAMILLA
Codice Fiscale BNDCLL80H54L483S

**Informazioni della persona
nell'impresa**

Cariche

consigliera

Data atto di nomina 28/10/2021
Durata in carica: fino approvazione del bilancio al 30/06/2024
vice presidente del consiglio d'amministrazione
Data atto di nomina 28/10/2021
Durata in carica: fino approvazione del bilancio al 30/06/2024

Domicilio

BUTTRIO (UD) VIA NAZIONALE 41 CAP 33042

**DANIELI CONSTRUCTION
INTERNATIONAL S.P.A.**
C.F. 00160810305

SOCIETA' PER AZIONI
Sede legale: BUTTRIO (UD) VIA NAZIONALE 41 CAP 33042
Posta elettronica certificata:
DANIELICONSTRUCTIONINTERNATIONALSIPA@LEGALMAIL.IT
Numero REA: UD- 120001

Attività

Data d'inizio dell'attività dell'impresa: 02/10/1972
Classificazione ATECORI 2007-2022
Attività: 28.2 - Fabbricazione di altre macchine di impiego generale

**Informazioni della persona
nell'impresa**

Cariche

procuratrice speciale

Data atto di nomina 15/05/2019

Domicilio

BUTTRIO (UD) VIA NAZIONALE 41 CAP 33042

THUYA SRL
C.F. 02573480304

SOCIETA' A RESPONSABILITA' LIMITATA
Sede legale: UDINE (UD) VIALE UNGHERIA 28 CAP 33100
Posta elettronica certificata: THUYA@LEGALMAIL.IT
Numero REA: UD- 271442

Attività

Data d'inizio dell'attività dell'impresa: 16/03/2010
Classificazione ATECORI 2007-2022
Attività: 41.2 - Costruzione di edifici residenziali e non residenziali

**Informazioni della persona
nell'impresa**

Cariche

amministratrice unica

Data atto di nomina 08/09/2016
Durata in carica: a tempo indeterminato

Domicilio

TAVAGNACCO (UD) VIA BRANCO 3 CAP 33010

ABS SFERE S.R.L.
C.F. 03130630308

SOCIETA' A RESPONSABILITA' LIMITATA
Sede legale: POZZUOLO DEL FRIULI (UD) VIA BUTTRIO 28 CAP 33050
Posta elettronica certificata: ABSSFERE@SICUREZZAPOSTALE.IT
Numero REA: UD- 371038

Attività

Data d'inizio dell'attività dell'impresa: 31/05/2024
Classificazione ATECORI 2007-2022
Attività: 46.72.1 - Commercio all'ingrosso di minerali metalliferi, di metalli ferrosi e prodotti semilavorati

Registro Imprese
Archivio ufficiale della CGIAA
Documento n. T 574869355
estratto dal Registro Imprese in data 24/09/2024

BENEDETTI CAMILLA
Codice Fiscale **BNDCLL80H54L483S**

**Informazioni della persona
nell'impresa**

Cariche

consigliera

Data atto di nomina 16/01/2024

Durata in carica: a tempo indeterminato

presidente consiglio amministrazione

Data atto di nomina 16/01/2024

Durata in carica: a tempo indeterminato

Domicilio

BUTTRIO (UD) VIA NAZIONALE 41 CAP 33042

DICHIARAZIONE DI ACCETTAZIONE DELLA CANDIDATURA A
COMPONENTE DEL CONSIGLIO DI AMMINISTRAZIONE CON
ATTESTAZIONE DELLA SUSSISTENZA DEI REQUISITI DI LEGGE

Il sottoscritto Giacomo Mareschi Danieli, nato a Latisana (UD), il 04.11.1980, codice fiscale MRSGCM80S04E473H, residente in Buttrio (UD), via G.B. Beltrame n. 69

premessò che

- A) è stato designato dall'azionista di maggioranza Sind International s.r.l. ai fini dell'elezione del Consiglio di Amministrazione in occasione dell'assemblea ordinaria degli azionisti di DANIELI & C. Officine Meccaniche S.p.A. ("Società") che si terrà presso la sede sociale in Buttrio (UD), Via Nazionale n. 41, in unica convocazione, il giorno 25 ottobre 2024, alle ore 14.30, o nel diverso luogo, data e ora, in caso di rettifica e/o modifica e/o integrazione dell'avviso di convocazione da parte della Società ("Assemblea"),
- B) è a conoscenza di quanto prescritto dalla disciplina legislativa e regolamentare vigente e dallo Statuto della Società ("Statuto") per la presentazione della lista dei candidati funzionale alla suddetta elezione, ivi inclusa la disciplina sui rapporti di collegamento tra soci di riferimento e soci di minoranza, nonché delle indicazioni contenute, oltre che nell'avviso di convocazione, nella Relazione Illustrativa del Consiglio di Amministrazione della Società sugli argomenti posti all'O.d.G. dell'Assemblea, inclusa la documentazione ivi richiamata ("Relazione"), *ex art. 125 ter* D.lgs. n. 58 del 24 febbraio 1998 ("TUF"), come pubblicati sul sito internet della Società,

tutto ciò premesso,

il sottoscritto, sotto la propria ed esclusiva responsabilità, ai sensi di legge e di Statuto, nonché per gli effetti di cui all'art. 76 del D.P.R. 28 dicembre 2000, n. 445 per le ipotesi di falsità in atti e di dichiarazioni mendaci,

dichiara

- l'inesistenza di cause di ineleggibilità, decadenza ed incompatibilità a ricoprire la carica di Consigliere di Amministrazione della Società (anche ai sensi degli art. 2382 e 2387 cod. civ.);
- di essere in possesso di tutti i requisiti previsti e indicati dalla normativa, anche regolamentare, vigente, e dallo Statuto, ivi inclusi i requisiti di professionalità, onorabilità *ex art. 147-quinquies*, comma 1, del TUF (come individuati anche dal DM del 30 marzo 2000, n. 162);
- di non esercitare e/o ricoprire analoghe cariche negli organi gestionali, di sorveglianza e di controllo in imprese o gruppi di imprese concorrenti della Società;
- di rispettare il limite al cumulo degli incarichi come previsti ai sensi di legge e di Statuto e, più in generale, ai sensi della normativa vigente;

- di depositare il *curriculum vitae*, corredato dall'elenco degli incarichi di amministrazione e controllo ricoperti presso altre società e rilevanti ai sensi della disciplina legislativa e regolamentare vigente e dello Statuto, nonché copia di un documento di identità, autorizzando fin d'ora la loro pubblicazione;
- di impegnarsi a comunicare tempestivamente alla Società e, per essa, al Consiglio di Amministrazione ogni eventuale variazione delle informazioni rese con la dichiarazione e relativa alle proprie caratteristiche personali e professionali;
- di impegnarsi a produrre, su richiesta della Società, la documentazione idonea a confermare la veridicità dei dati dichiarati;
- di essere informato, ai sensi e per gli effetti del Regolamento Generale sulla Protezione dei dati personali - Regolamento (UE) 2016/679 e della normativa *pro tempore* vigente, che i dati personali raccolti saranno trattati dalla Società, anche con strumenti informatici, esclusivamente nell'ambito del procedimento per il quale la presente dichiarazione viene resa autorizzando la stessa a procedere con le pubblicazioni di legge per tale finalità;

dichiara infine

- di accettare irrevocabilmente la candidatura alla carica di amministratore della Società e l'eventuale nomina alla carica di amministratore della Società;
- di non essere candidato in alcuna altra lista presentata in relazione all'elezione dell'organo e/o degli organi sociali della Società che si terrà in occasione dell'Assemblea.

In fede,

Firma: 

Luogo e Data:

BUTTRIO, 20/09/2024

Si autorizza il trattamento dei dati personali ai sensi del Regolamento UE n. 679/2016 per ogni fine connesso alle attività correlate all'accettazione della medesima.

Curriculum vitae

Giacomo Mareschi Danieli

Amministratore Delegato e membro del CdA del Gruppo Danieli



Dopo aver conseguito la laurea in ingegneria elettronica presso il Politecnico di Milano, Giacomo Mareschi Danieli si è dedicato ad una conoscenza più approfondita del processo siderurgico ed ha maturato l'esperienza lavorativa presso ABS, la divisione *steelmaking* del Gruppo Danieli.

Ha poi trascorso alcuni anni nei cantieri Danieli in tutto il mondo, tra cui tre anni ad Abu Dhabi e due anni in Ucraina, assumendo prima il ruolo di Project Coordinator e diventando poi Site Manager responsabile del progetto Interpipe.

Successivamente, si è unito al team di Danieli Thailand, al tempo la principale consociata di Danieli. Questa esperienza è culminata nella nomina ad Amministratore Delegato di Danieli Thailand nel 2012, puntando al miglioramento dell'efficienza e della specializzazione sul mercato SEA.

Agli inizi del 2015 ha fatto ritorno presso la sede principale del gruppo ed ha assunto la gestione del settore Danieli Plant Engineering al fine di consolidare le attività commerciali dei progetti multilinea, nonché di gestire le linee di prodotto quali Cranes, Hydraulics, Environment e Centro Metallics.

Fin dal 2009 Giacomo Mareschi Danieli fa parte del Consiglio di Amministrazione Danieli. Nel 2017 è stato nominato Amministratore Delegato di Danieli & C. SpA e membro del Comitato Esecutivo del Gruppo Danieli.

CAMERE DI COMMERCIO D'ITALIA

Registro Imprese - Archivio Ufficiale delle Camere di Commercio Industria Artigianato e Agricoltura

SCHEDA PERSONA CON CARICHE ATTUALI

MARESCHI DANIELI GIACOMO

**8JJD44**

Il QR Code consente di verificare la corrispondenza tra questo documento e quello archiviato al momento dell'estrazione. Per la verifica utilizzare l'App RI QR Code o visitare il sito ufficiale del Registro Imprese.

DATI ANAGRAFICI

Nato	a LATISANA(UD) il 04/11/1980
Codice fiscale	MRSGCM80S04E473H
Domicilio	<i>All'interno del documento sono presenti più indirizzi della persona in corrispondenza di ciascuna impresa in cui ricopre cariche</i>

SOGGETTO IN CIFRE

N. imprese in cui è titolare di almeno una carica o qualifica	4
---	---

Indice

1 Imprese in cui la persona è titolare di cariche o qualifiche 2

1 Imprese in cui la persona è titolare di cariche o qualifiche

Denominazione	Carica
SIND INTERNATIONAL S.R.L. C.F. 11073430156	consigliere presidente consiglio amministrazione
ACCIAIERIE BERTOLI SAFAU S.P.A. C.F. 00218360303	consigliere
DANIELI & C. OFFICINE MECCANICHE S.P.A. IN FORMA ABBREVIATA ANCHE "DANIELI & C. S.P.A." C.F. 00167460302	consigliere membro comitato esecutivo amministratore delegato
EREMO ITALICO SOCIETA' AGRICOLA A RESPONSABILITA' LIMITATA C.F. 03104970300	consigliere

SIND INTERNATIONAL S.R.L.
C.F. 11073430156**Attività****Informazioni della persona
nell'impresa****Cariche****Domicilio****ACCIAIERIE BERTOLI SAFAU
S.P.A.**
C.F. 00218360303**Attività****Informazioni della persona
nell'impresa****SOCIETA' A RESPONSABILITA' LIMITATA**Sede legale: MILANO (MI) VIA BIGLI 21 CAP 20121
Posta elettronica certificata: SIND.INTERNAZIONALE@LEGALMAIL.IT
Numero REA: MI- 1432730Data d'inizio dell'attività dell'impresa: 22/12/1993
Classificazione ATECORI 2007-2022
Attività: 64.2 - Attività delle società di partecipazione (holding)**consigliere**
Data atto di nomina 20/12/2019
Durata in carica: a tempo indeterminato
presidente consiglio amministrazione
Data atto di nomina 23/07/2024
Durata in carica: a tempo indeterminato

BUTTRIO (UD) VIA G.B. BELTRAME 69 CAP 33042

SOCIETA' PER AZIONI
Sede legale: POZZUOLO DEL FRIULI (UD) VIA BUTTRIO 28 CAP 33050 FRAZIONE:
CARGNACCO
Posta elettronica certificata: ABSACCIAI@LEGALMAIL.IT
Numero REA: UD- 29233Data d'inizio dell'attività dell'impresa: 08/09/1937
Classificazione ATECORI 2007-2022
Attività: 24.1 - Siderurgia - Fabbricazione di ferro, acciaio e ferroleghie

Registro Imprese
Archivio ufficiale della CCIAA
Documento n. T 574869221
estratto dal Registro Imprese in data 24/09/2024

MARESCHI DANIELI GIACOMO
Codice Fiscale MRSGCM80S04E473H

Cariche**consigliere**

Data atto di nomina 26/10/2021

Durata in carica: fino approvazione del bilancio al 30/06/2024

Domicilio

BUTTRIO (UD) VIA BELTRAME 69 CAP 33042

**DANIELI & C. OFFICINE
MECCANICHE S.P.A. IN
FORMA ABBREVIATA ANCHE
"DANIELI & C. S.P.A."
C.F. 00167460302**

SOCIETA' PER AZIONI

Sede legale: BUTTRIO (UD) VIA NAZIONALE 41 CAP 33042

Posta elettronica certificata: DANIELIOFFICINEMECCANICHESPA@LEGALMAIL.IT

Numero REA: UD- 84904

Attività

Data d'inizio dell'attività dell'impresa: 27/03/1962

Classificazione ATECORI 2007-2022

Attività: 28.91 - Fabbricazione di macchine per la metallurgia (Incluse parti e accessori)

**Informazioni della persona
nell'impresa****Cariche****consigliere**

Data atto di nomina 28/10/2021

Durata in carica: fino approvazione del bilancio al 30/06/2024

membro comitato esecutivo

Data atto di nomina 28/10/2021

Durata in carica: fino approvazione del bilancio al 30/06/2024

amministratore delegato

Data atto di nomina 28/10/2021

Durata in carica: fino approvazione del bilancio al 30/06/2024

Domicilio

BUTTRIO (UD) VIA NAZIONALE 41 CAP 33042

**EREMO ITALICO SOCIETA'
AGRICOLA A
RESPONSABILITA' LIMITATA
C.F. 03104970300**

SOCIETA' A RESPONSABILITA' LIMITATA

Sede legale: SAN DANIELE DEL FRIULI (UD) VIA UMBERTO I 52 CAP 33038

Posta elettronica certificata: EREMOITALICO@PEC.IT

Numero REA: UD- 368198

Attività

Data d'inizio dell'attività dell'impresa: 24/04/2023

Classificazione ATECORI 2007-2022

Attività: 01.11.4 - Coltivazioni miste di cereali, legumi da granella e semi oleosi

**Informazioni della persona
nell'impresa****Cariche****consigliere**

Data atto di nomina 12/04/2023

Durata in carica: a tempo indeterminato

Domicilio

BUTTRIO (UD) VIA BELTRAME 69 CAP 33042

DICHIARAZIONE DI ACCETTAZIONE DELLA CANDIDATURA A
COMPONENTE DEL CONSIGLIO DI AMMINISTRAZIONE CON
ATTESTAZIONE DELLA SUSSISTENZA DEI REQUISITI DI LEGGE

Il sottoscritto Rolando Paolone, nato a Udine, il 02.11.1962, codice fiscale PLNRND62S02L483N, residente in Buttrio (UD), via Cividale n. 56

premesso che

- A) è stato designato dall'azionista di maggioranza Sind International s.r.l. ai fini dell'elezione del Consiglio di Amministrazione in occasione dell'assemblea ordinaria degli azionisti di DANIELI & C. Officine Meccaniche S.p.A. ("Società") che si terrà presso la sede sociale in Buttrio (UD), Via Nazionale n. 41, in unica convocazione, il giorno 25 ottobre 2024, alle ore 14.30, o nel diverso luogo, data e ora, in caso di rettifica e/o modifica e/o integrazione dell'avviso di convocazione da parte della Società ("Assemblea"),
- B) è a conoscenza di quanto prescritto dalla disciplina legislativa e regolamentare vigente e dallo Statuto della Società ("Statuto") per la presentazione della lista dei candidati funzionale alla suddetta elezione, ivi inclusa la disciplina sui rapporti di collegamento tra soci di riferimento e soci di minoranza, nonché delle indicazioni contenute, oltre che nell'avviso di convocazione, nella Relazione Illustrativa del Consiglio di Amministrazione della Società sugli argomenti posti all'O.d.G. dell'Assemblea, inclusa la documentazione ivi richiamata ("Relazione"), ex art. 125 *ter* D.lgs. n. 58 del 24 febbraio 1998 ("TUF"), come pubblicati sul sito internet della Società,

tutto ciò premesso,

il sottoscritto, sotto la propria ed esclusiva responsabilità, ai sensi di legge e di Statuto, nonché per gli effetti di cui all'art. 76 del D.P.R. 28 dicembre 2000, n. 445 per le ipotesi di falsità in atti e di dichiarazioni mendaci,

dichiara

- l'inesistenza di cause di ineleggibilità, decadenza ed incompatibilità a ricoprire la carica di Consigliere di Amministrazione della Società (anche ai sensi degli art. 2382 e 2387 cod. civ.);
- di essere in possesso di tutti i requisiti previsti e indicati dalla normativa, anche regolamentare, vigente, e dallo Statuto, ivi inclusi i requisiti di professionalità, onorabilità ex art. 147-*quinquies*, comma 1, del TUF (come individuati anche dal DM del 30 marzo 2000, n. 162);
- di non esercitare e/o ricoprire analoghe cariche negli organi gestionali, di sorveglianza e di controllo in imprese o gruppi di imprese concorrenti della Società;
- di rispettare il limite al cumulo degli incarichi come previsti ai sensi di legge e di Statuto e, più in generale, ai sensi della normativa vigente;



- di depositare il *curriculum vitae*, corredato dall'elenco degli incarichi di amministrazione e controllo ricoperti presso altre società e rilevanti ai sensi della disciplina legislativa e regolamentare vigente e dello Statuto, nonché copia di un documento di identità, autorizzando fin d'ora la loro pubblicazione;
- di impegnarsi a comunicare tempestivamente alla Società e, per essa, al Consiglio di Amministrazione ogni eventuale variazione delle informazioni rese con la dichiarazione e relativa alle proprie caratteristiche personali e professionali;
- di impegnarsi a produrre, su richiesta della Società, la documentazione idonea a confermare la veridicità dei dati dichiarati;
- di essere informato, ai sensi e per gli effetti del Regolamento Generale sulla Protezione dei dati personali - Regolamento (UE) 2016/679 e della normativa *pro tempore* vigente, che i dati personali raccolti saranno trattati dalla Società, anche con strumenti informatici, esclusivamente nell'ambito del procedimento per il quale la presente dichiarazione viene resa autorizzando la stessa a procedere con le pubblicazioni di legge per tale finalità;

dichiara infine

- di accettare irrevocabilmente la candidatura alla carica di amministratore della Società e l'eventuale nomina alla carica di amministratore della Società;
- di non essere candidato in alcuna altra lista presentata in relazione all'elezione dell'organo e/o degli organi sociali della Società che si terrà in occasione dell'Assemblea.

In fede,

Firma: _____

A handwritten signature in blue ink, appearing to be 'G. G. G.', written over a horizontal line.

Luogo e Data:

BJTRIO, 23/09/2024

Si autorizza il trattamento dei dati personali ai sensi del Regolamento UE n. 679/2016 per ogni fine connesso alle attività correlate all'accettazione della medesima.



Nome, Cognome:
ROLANDO, PAOLONE

Nazionalità:
Italiana

Posizione attuale:
Co-CEO, CTO di Gruppo & membro del CdA

Anzianità di servizio in Danieli :
39 ANNI e 8 MESI

Anzianità di servizio nel settore metallurgico:
39 ANNI e 8 MESI

Lingue:
Inglese: Intermedio

Conoscenze informatiche:
Microsoft office: Esperto
DART DANIELI FE per l'analisi delle calibrature dei prodotti lunghi:
Principiante
Autocad 2D: Discreto

Informazioni di contatto:
Cell. aziendale: +39-3489897844
E-mail: r.paolone@danieli.it

Esperienza professionale:

2021/Oggi	DANIELI & C. via Nazionale 41, 33042 Buttrio – UD - ITALY - Industria metallurgica – Co-Amministratore Delegato e Direttore Tecnico di Gruppo; membro del DANIELI Executive Board e del CdA
2018/Oggi	DANIELI & C. via Nazionale 41, 33042 Buttrio – UD - ITALY - Industria metallurgica - Direttore Tecnico e membro del DANIELI Executive Board.
2013/2017	DANIELI & C. via Nazionale 41, 33042 Buttrio – UD - ITALY - Industria metallurgica - Codirettore del Centro Ricerche DANIELI
2011/2013	DANIELI & C. via Nazionale 41, 33042 Buttrio – UD - ITALY - Industria metallurgica - EVP - Divisione “Rolling Mills for Heavy Sections DMH-S”
2008/2010	DANIELI & C. via Nazionale 41, 33042 Buttrio – UD - ITALY - Industria metallurgica - EVP - Divisione “Rolling Mills for Long Products DMH”
2007/2008	DANIELI & C. via Nazionale 41, 33042 Buttrio – UD - ITALY - Industria metallurgica - Responsabile “Process Dept. Rolling Mill Long Products DMH”
2001/2006	DANIELI & C. via Nazionale 41, 33042 Buttrio – UD - ITALY - Industria metallurgica - Responsabile Ufficio Progettazione “Rolling Mill Long Products DMH”
1994/2000	DANIELI & C. via Nazionale 41, 33042 Buttrio – UD - ITALY - Industria metallurgica - Responsabile Ufficio Progettazione “Rolling Mill Handling Area DMH”
1989/1993	DANIELI & C. via Nazionale 41, 33042 Buttrio – UD - ITALY - Industria metallurgica - Team Leader - Ufficio Progettazione “Rolling Mill Handling Area DMH”
1986/1988	DANIELI & C. via Nazionale 41, 33042 Buttrio – UD - ITALY - Industria metallurgica - Progettista Junior “Rolling Mill Handling Area UIL”
1985/1986	DANIELI & C. via Nazionale 41, 33042 Buttrio – UD - ITALY - Industria metallurgica - Disegnatore “Rolling Mill Handling Area UIL”
1984/1984	Cuccovaz & Zompicchiatti - Orsaria/Premariacco Italia - Fabbricazione sedie in legno - Operaio
1983/1984	Esercito Italiano - Esercito - Sottotenente
1981/1982	Cuccovaz & Zompicchiatti - Orsaria/Premariacco Italia - Fabbricazione sedie in legno - Operaio

Conseguimenti:

2020	In collaborazione con il Responsabile dell’ “HQ Compliance, Legal & Financial Dept.”, completa ridefinizione del Top Management di SUND Birsta per superare le problematiche derivanti dalla cattiva gestione precedente (giugno 2020 transizione in corso).
2020	Riesame dei “Metodi di valutazione di squadra” volto a semplificare il numero di opzioni, dare maggior risalto alle questioni chiave per ogni posizione e facilitare il confronto fra differenti uffici per una stessa funzione.
2019	Riesame e riconfigurazione completi dei prodotti e della gestione della controllata MH. Supporto all’avvio della nuova squadra direttiva con particolare attenzione ai prodotti che possono arrestare le perdite per un corretto Risultato Operativo.
2019	Supporto tecnico al direttore di cantiere per la messa in servizio del primo “4-Roll Drawer” presso SIMEC Messico.
2019	Ho accolto le dimissioni del Team Leader dell’Ufficio “Manuali d’uso e manutenzione” come un’opportunità di crescita per un giovane PM del Centro Ricerche che ora ricopre il ruolo di “MUM Team Leader”.
2019	Ho definito per il dipartimento A&C le regole standard per la formulazione del rapporto di cantiere (in base all’esperienza di Balboa del 2010), al fine di fornire una chiara visione d’insieme delle problematiche relative alla produzione e del corretto coinvolgimento/responsabilità del Cliente.
2018	Ho definito il ruolo e la missione del Product Master, colui che detiene le conoscenze aziendali, lanciandone l’attività nelle Business Unit storiche (DMH e DCM).

CV - ROLANDO PAOLONE – up to date 2024 08 19

	A giugno 2020 il ruolo viene riconosciuto internamente e quasi tutte le BU hanno identificato la persona che ricopre la posizione Work in progress per l'efficienza dell'attività che sta crescendo ma non è ancora soddisfacente.
2018	Ho ridefinito l'ex-INDE (chiamato INDE18) per farlo diventare l'unica via d'accesso agli uffici di progettazione DANIELI presso la sede di Buttrio (6 mesi di ufficio tecnico sotto la guida di Tutor con esperienza quinquennale all'interno di un team di 5 persone, più 2 mesi presso il reparto montaggio).
2018	Creazione di un sistema per l'assegnazione automatica del codice HS necessario per l'esportazione dei prodotti DANIELI, al fine di evitare il continuo coinvolgimento del personale degli uffici tecnici in un'attività a basso valore aggiunto (risparmio di circa 3.000 ore all'anno).
2017	Coordinatore Tecnico per il DIM2017 DANIELI InnovAction Meeting. Ho definito le linee guida per le 90 presentazioni svolte durante l'evento da più di 100 colleghi del Gruppo DANIELI.
2017	Supporto tecnico durante il contenzioso relativo alla possibile violazione del brevetto EP1038602 (raddrizzatrice per profili) avviato da SMS contro DANIELI; abbiamo vinto la causa. Abbiamo accettato la validità del brevetto come SMS, altrimenti dimostrato nullo, con l'accordo che SMS non lo userà mai contro DANIELI.
2016	Team Leader per il Progetto finalizzato ad analizzare l'interesse del Gruppo DANIELI per la costruzione di un impianto per la produzione di Metallic Powder per la fabbricazione di additivi con altri due soci (Metalvalue e Manoir). La conclusione è stata che non aveva senso procedere a causa dei costi troppo elevati dell'impianto, della mancanza di un mercato sufficientemente ampio e della presenza di troppi partner coinvolti nella gestione dell'impianto.
2015	Project Leader del primo impianto del Gruppo DANIELI di colaminazione vergella di alluminio presso SurAL Victoriaville – Quebec CANADA
2015	Supporto al Team CRD nella finalizzazione del "4-Roll Drawer" per il Big Bar Mill di Bhushan. Varie attività (presentazioni, visite in cantiere, confronti...) a supporto del nostro nuovo calibratore rispetto alla soluzione tipica tedesca conosciuta in tutto il mondo.
2013	Team Leader per la messa in servizio di successo dell'impianto per palancole EZ18 presso Esi Abu Dhabi, l'unico impianto al mondo capace di laminare palancole a Z a partire da un grezzo per profilati con solo 4 linee (BDM più UR-E-UF).
2013	Team Leader per il "Team Tecnologico" creato con Gerdau per la calibratura del NUOVO impianto di Gerdau Corsa. Il team ha completamente ridisegnato il processo per laminare in modo reversibile ai fini di un miglioramento in termini di affidabilità, costo dei cilindri di laminazione, durata di vita dei cilindri...
2012	Ho organizzato il primo DIA DANIELI InnovAction Award, un contest per stimolare la creatività nel Team DANIELI WW.
2012	Team Leader per la riuscita del "Plant Test" durante la messa in servizio presso ESI - Abu Dhabi. Il test consisteva in 10 gg di produzione continua con una produttività e una qualità di prodotto predefinite.
2012	Disegnatore capo per tre ordini contemporanei di Big Bar Mill che avevano sovraccaricato la capacità dell'Ufficio Tecnico (Attività principali: definizione della progettazione per dei macchinari completamente nuovi; unificazione della progettazione per risparmiare tempo; attività di progettazione presso l'Ufficio Tecnico Esterno di Pechino, ...).
2012	Responsabile tecnico a capo dello sviluppo finale della prima gabbia reversibile universale per profili pesanti (UFR) per Duferdofin - Milazzo in Sicilia.
2010	Assistenza tecnica per la messa in servizio del primo Laminatoio per profili medi DANIELI in configurazione BDM più Tandem Mill presso Balboa – Spagna. Un cantiere difficile in cui ho definito i metodi e le regole per superare le problematiche della messa in servizio, guidando l'Ufficio di progettazione per risolvere tutti i problemi tecnici incontrati. Ho organizzato la raccolta dei dati per poter vincere la causa legale avviata dal cliente, dimostrando che le mancate prestazioni non erano attribuibili agli equipaggiamenti DANIELI ma alla

	gestione dell'impianto.
2009	Responsabile tecnico a capo della progettazione dei laminati DANIELI per profili pesanti (dopo VAS e Balboa, la nuova generazione di ESI, Mechel, Posco...).
2007	Ho identificato una soluzione di processo per migliorare il trattamento di rinvenimento e superare il problema della fragilità delle rotaie (brittle) per VAS: doppia fase di immersione della testa per gestire la velocità di raffreddamento (l'idea è stata brevettata con altri nomi come inventori..., ma questa è un'altra questione).
2004	Seniority Award.
2004	Avviamento del primo Ufficio Tecnico Interno Esterno "UTIE" del Gruppo DANIELI presso Cluj Napoca – Romania.
1999	Key-User DANIELI per l'introduzione del nuovo ERP (OW). Ho definito le linee guida per lo sviluppo del tool ONECAD.
1995	In qualità di Capo Ufficio Tecnico ho guidato la riprogettazione completa della via a rulli con cursori in ingresso al tappeto di raffreddamento riducendo del 40% il peso degli equipaggiamenti e standardizzando gli equipaggiamenti con due taglie che sono ancora usate regolarmente nel 2020 (25 anni dopo).
1994	Ho risolto un' "impasse di cantiere" dovuta alle funzionalità della sezione di uscita del tappeto di raffreddamento di INSIG in Iran con un semplice adattamento dei fermi sulla catena di raccolta.
1992	Capo Progettista per la prima Impaccatrice TMS per profili., una nuova versione delle impaccatrici DANIELI per sostituire il tipo a "revolver". Nel 2020 la TMS è ancora l'impaccatrice prima della classe in tutto il mondo.
1990	Ho progettato per la prima volta in azienda uno "schema di flusso funzionale" per l'impaccatrice per laminati mercantili di Hadeed – Arabia Saudita, per consolidare il trasferimento del know-how dal progettista meccanico al progettista software di livello 1.
1989	Capo Progettista dell' "Impaccatrice automatica per profili di 38 metri di lunghezza" presso Stefana, Brescia; l'impaccatrice più lunga al mondo mai costruita.
1986	Ho risolto un' "impasse di cantiere" presso Siderpotenza durante il montaggio della via a rulli con cursori (disegno meccanico e disegno civile specchiati erroneamente), mostrando al team di cantiere la possibilità di utilizzare le parti fornite senza nessuna modifica, mediante la sola trasposizione di alcuni elementi.

Formazione scolastica:

1981 I.T.I.A. Malignani - Udine: Diploma di Perito Meccanico (42/60)

Certificazioni, Licenze e Formazione:

2019 DELEGHE PER DICHIARAZIONE CE DI CONFORMITA' E RESPONSABILITA' CONNESSE

2018 TRIZ workshop di avvio e corso base

2017 Formazione preposti

2016 DANIELI ENVISIONING

2015 Visual Thinking

2015 Ultimate Leadership delegation, coaching and influencing

2014 Lessons on management by MIB

2008 Lessons on management by MIP

Punti di forza:

- tenacia
- Integrità (fedeltà)
- organizzazione

Aree di miglioramento:

- visione
- prioritizzazione
- pazienza

Interessi personali:

- attività di mare (immersioni subacquee, snorkeling, nuoto...)
- attività all'aria aperta (escursionismo)
- calcio (in tv o in presenza)

CAMERE DI COMMERCIO D'ITALIA

Registro Imprese - Archivio Ufficiale delle Camere di Commercio Industria Artigianato e Agricoltura

SCHEDA PERSONA CON CARICHE ATTUALI

PAOLONE ROLANDO

**1DNK0M**

Il QR Code consente di verificare la corrispondenza tra questo documento e quello archiviato al momento dell'estrazione. Per la verifica utilizzare l'App RI QR Code o visitare il sito ufficiale del Registro Imprese.

DATI ANAGRAFICI

Nato	a UDINE(UD) il 02/11/1962
Codice fiscale	PLNRND62S02L483N
Domicilio	<i>All'interno del documento sono presenti più indirizzi della persona in corrispondenza di ciascuna impresa in cui ricopre cariche</i>

SOGGETTO IN CIFRE

N. Imprese in cui è titolare di almeno una carica o qualifica	5
---	---

Indice

1 Imprese in cui la persona è titolare di cariche o qualifiche 2

1 Imprese in cui la persona è titolare di cariche o qualifiche

Denominazione	Carica
DANIELI CENTRO COMBUSTION SPA C.F. 09743930159	consigliere presidente consiglio amministrazione
ACCIAIERIE BERTOLI SAFAU S.P.A. C.F. 00218360303	consigliere
DANIELI & C. OFFICINE MECCANICHE S.P.A. IN FORMA ABBREVIATA ANCHE "DANIELI & C. S.P.A." C.F. 00167460302	procuratore speciale consigliere amministratore delegato membro comitato esecutivo
MORE S.R.L. C.F. 01677730307	consigliere
D.S.R. SIDER ENGINEERING GROUP S.P.A. C.F. 03008730305	consigliere

**DANIELI CENTRO
COMBUSTION SPA**
C.F. 09743930159

SOCIETA' PER AZIONI
Sede legale: CINISELLO BALSAMO (MI) VIA GALILEO GALILEI 40 CAP 20092
Posta elettronica certificata: DANIELICENTROCOMBUSTIONSPA@LEGALMAIL.IT
Numero REA: MI- 1312288

Attività

Data d'inizio dell'attività dell'impresa: 01/12/1989
Classificazione ATECORI 2007-2022
Attività: 28.25 - Fabbricazione di attrezzature di uso non domestico per la refrigerazione e la ventilazione; fabbricazione di condizionatori domestici fissi

**Informazioni della persona
nell'impresa****Cariche**

consigliere
Data atto di nomina 24/10/2023
Durata in carica: fino approvazione del bilancio al 30/06/2023
presidente consiglio amministrazione
Data atto di nomina 24/10/2023
Durata in carica: fino approvazione del bilancio al 30/06/2026

Domicilio

BUTTRIO (UD) VIA NAZIONALE 41 CAP 33042

Registro Imprese
Archivio ufficiale della CCIAA
Documento n. T 674870101
estratto dal Registro Imprese in data 24/09/2024

PAOLONE ROLANDO
Codice Fiscale PLNRND62S02L483N

**ACCIAIERIE BERTOLI SAFAU
S.P.A.**
C.F. 00218360303

Attività

*Informazioni della persona
nell'impresa*

Cariche

Domicilio

**DANIELI & C. OFFICINE
MECCANICHE S.P.A. IN
FORMA ABBREVIATA ANCHE
"DANIELI & C. S.P.A."**
C.F. 00167460302

Attività

*Informazioni della persona
nell'impresa*

Cariche

Domicilio

MORE S.R.L.
C.F. 01877730307

Attività

SOCIETA' PER AZIONI

**Sede legale: POZZUOLO DEL FRIULI (UD) VIA BUTTRIO 28 CAP 33050 FRAZIONE:
CARGNACCO**

Posta elettronica certificata: ABSACCIAI@LEGALMAIL.IT

Numero REA: UD- 29233

Data d'inizio dell'attività dell'impresa: 08/09/1937

Classificazione ATECORI 2007-2022

Attività: 24.1 - Siderurgia - Fabbricazione di ferro, acciaio e ferroleghie

consigliere

Data atto di nomina 25/10/2022

Durata in carica: fino approvazione del bilancio al 30/06/2024

POZZUOLO DEL FRIULI (UD) VIA BUTTRIO 28 CAP 33050

SOCIETA' PER AZIONI

Sede legale: BUTTRIO (UD) VIA NAZIONALE 41 CAP 33042

Posta elettronica certificata: DANIELIOFFICINEMECCANICHESPA@LEGALMAIL.IT

Numero REA: UD- 84904

Data d'inizio dell'attività dell'impresa: 27/03/1962

Classificazione ATECORI 2007-2022

Attività: 28.91 - Fabbricazione di macchine per la metallurgia (Incluse parti e accessori)

procuratore speciale

Data atto di nomina 22/07/2008

Durata in carica: fino alla revoca

consigliere

Data atto di nomina 28/10/2021

Durata in carica: fino approvazione del bilancio al 30/06/2024

amministratore delegato

Data atto di nomina 28/10/2021

Durata in carica: fino approvazione del bilancio al 30/06/2024

membro comitato esecutivo

Data atto di nomina 28/10/2021

Durata in carica: fino approvazione del bilancio al 30/06/2024

BUTTRIO (UD) VIA NAZIONALE 41 CAP 33042

SOCIETA' A RESPONSABILITA' LIMITATA

Sede legale: GEMONA DEL FRIULI (UD) VIA SANTA LUCIA 7 CAP 33013

Posta elettronica certificata: MORE.PEC@LEGALMAIL.IT

Numero REA: UD- 202390

Data d'inizio dell'attività dell'impresa: 01/12/1994

Classificazione ATECORI 2007-2022

Attività: 28.91 - Fabbricazione di macchine per la metallurgia (Incluse parti e accessori)

**Informazioni della persona
nell'impresa****Cariche****consigliere**

Data atto di nomina 07/10/2021

Durata in carica: fino approvazione del bilancio al 30/06/2024

Domicilio

BUTTRIO (UD) VIA CIVIDALE 56 CAP 33042

**D.S.R. SIDER ENGINEERING
GROUP S.P.A.****C.F. 03008730305**

SOCIETA' PER AZIONI

Sede legale: POZZUOLO DEL FRIULI (UD) VIA BUTTRIO SN CAP 33050

Posta elettronica certificata: DIREZIONE@PEC.DSR-SIDERENGINEERING.IT

Numero REA: UD- 357602

Attività

Data d'inizio dell'attività dell'impresa: 29/09/2020

Classificazione ATECORI 2007-2022

Attività: 28.91 - Fabbricazione di macchine per la metallurgia (Incluse parti e accessori)

**Informazioni della persona
nell'impresa****Cariche****consigliere**

Data atto di nomina 15/05/2023

Durata in carica: fino approvazione del bilancio al 31/12/2025

Domicilio

BUTTRIO (UD) VIA NAZIONALE 41 CAP 33042

DICHIARAZIONE DI ACCETTAZIONE DELLA CANDIDATURA A
COMPONENTE DEL CONSIGLIO DI AMMINISTRAZIONE CON
ATTESTAZIONE DELLA SUSSISTENZA DEI REQUISITI DI LEGGE

La sottoscritta Carla de Colle, nata a Udine, il 14.04.1943, codice fiscale DCLCRL43D54L483Y, residente in Campoformido (UD), Strada degli Aceri n. 42

premesso che

- A) è stata designata dall'azionista di maggioranza Sind International s.r.l. ai fini dell'elezione del Consiglio di Amministrazione in occasione dell'assemblea ordinaria degli azionisti di DANIELI & C. Officine Meccaniche S.p.A. ("Società") che si terrà presso la sede sociale in Buttrio (UD), Via Nazionale n. 41, in unica convocazione, il giorno 25 ottobre 2024, alle ore 14.30, o nel diverso luogo, data e ora, in caso di rettifica e/o modifica e/o integrazione dell'avviso di convocazione da parte della Società ("Assemblea"),
- B) è a conoscenza di quanto prescritto dalla disciplina legislativa e regolamentare vigente e dallo Statuto della Società ("Statuto") per la presentazione della lista dei candidati funzionale alla suddetta elezione, ivi inclusa la disciplina sui rapporti di collegamento tra soci di riferimento e soci di minoranza, nonché delle indicazioni contenute, oltre che nell'avviso di convocazione, nella Relazione Illustrativa del Consiglio di Amministrazione della Società sugli argomenti posti all'O.d.G. dell'Assemblea, inclusa la documentazione ivi richiamata ("Relazione"), ex art. 125 *ter* D.lgs. n. 58 del 24 febbraio 1998 ("TUF"), come pubblicati sul sito internet della Società,

tutto ciò premesso,

la sottoscritta, sotto la propria ed esclusiva responsabilità, ai sensi di legge e di Statuto, nonché per gli effetti di cui all'art. 76 del D.P.R. 28 dicembre 2000, n. 445 per le ipotesi di falsità in atti e di dichiarazioni mendaci,

dichiara

- l'inesistenza di cause di ineleggibilità, decadenza ed incompatibilità a ricoprire la carica di Consigliere di Amministrazione della Società (anche ai sensi degli art. 2382 e 2387 cod. civ.);
- di essere in possesso di tutti i requisiti previsti e indicati dalla normativa, anche regolamentare, vigente, e dallo Statuto, ivi inclusi i requisiti di professionalità, onorabilità ex art. 147-*quinquies*, comma 1, del TUF (come individuati anche dal DM del 30 marzo 2000, n. 162);
- di non esercitare e/o ricoprire analoghe cariche negli organi gestionali, di sorveglianza e di controllo in imprese o gruppi di imprese concorrenti della Società;
- di rispettare il limite al cumulo degli incarichi come previsti ai sensi di legge e di Statuto e, più in generale, ai sensi della normativa vigente;

- di depositare il *curriculum vitae*, corredato dall'elenco degli incarichi di amministrazione e controllo ricoperti presso altre società e rilevanti ai sensi della disciplina legislativa e regolamentare vigente e dello Statuto, nonché copia di un documento di identità, autorizzando fin d'ora la loro pubblicazione;
- di impegnarsi a comunicare tempestivamente alla Società e, per essa, al Consiglio di Amministrazione ogni eventuale variazione delle informazioni rese con la dichiarazione e relativa alle proprie caratteristiche personali e professionali;
- di impegnarsi a produrre, su richiesta della Società, la documentazione idonea a confermare la veridicità dei dati dichiarati;
- di essere informata, ai sensi e per gli effetti del Regolamento Generale sulla Protezione dei dati personali - Regolamento (UE) 2016/679 e della normativa *pro tempore* vigente, che i dati personali raccolti saranno trattati dalla Società, anche con strumenti informatici, esclusivamente nell'ambito del procedimento per il quale la presente dichiarazione viene resa autorizzando la stessa a procedere con le pubblicazioni di legge per tale finalità;

dichiara infine

- di accettare irrevocabilmente la candidatura alla carica di amministratore della Società e l'eventuale nomina alla carica di amministratore della Società;
- di non essere candidata in alcuna altra lista presentata in relazione all'elezione dell'organo e/o degli organi sociali della Società che si terrà in occasione dell'Assemblea.

In fede,

Firma: 

Luogo e Data:

ROSIGNO DEL FRUICI, 20/09/2024

Si autorizza il trattamento dei dati personali ai sensi del Regolamento UE n. 679/2016 per ogni fine connesso alle attività correlate all'accettazione della medesima.

CURRICULUM VITAE – Signora Carla de Colle -

Dati Anagrafici

Carla de Colle
Nata a Udine il 14.04.1943
Codice Fiscale: DCLCRL43D54L483Y
Residente in Campoformido (UD) - Strada degli Aceri, 42.

Dal 1963 inizia la propria esperienza professionale nel Gruppo Danieli:

. Intrapreso la prima formazione nel settore amministrativo e contabilità fino a diventare Responsabile della contabilità industriale e del controllo di gestione dell'azienda.

. Nel 1981 è stata incaricata di impostare ed avviare il sistema di Programmazione della Produzione della Danieli & C. Officine Meccaniche Spa partendo dalla "Lavorazione Macchine Utensili e fino al Montaggio di parti di impianti per la siderurgia tipici della produzione Danieli".

. Nel 1982 viene nominata Dirigente d'Azienda.

. Nel 1984 è stata nominata Direttore Generale della Danieli Natisone – Società Consociata che si dedicava alla vendita e progettazione di impianti per lavorazioni meccaniche a freddo.

. Nel 1991 ha assunto la carica di Vice-Direttore Generale della Danieli & C. con la responsabilità della produzione e relativi servizi quali Ufficio Acquisti, Magazzini materiali ed attività correlate di Arrivo semilavorati e Spedizione parti di impianto premontati.

. Nel 1999 è stata nominata Membro del Consiglio di Amministrazione della Danieli & C. SpA con deleghe operative.

. Dal 23.04.2003 è Presidente Operativo della Acciaierie Bertoli Safau SpA – Società del Gruppo Danieli.

. Dal 24.10.2003 al 26.09.2017 ha assunto la carica di Vice-Presidente con delega della Danieli & C. Officine Meccaniche SpA; successivamente ha mantenuto la carica di amministratore.

. Dal 26.09.2017 è Membro del Consiglio di Amministrazione della Danieli & C. Officine Meccaniche SpA senza deleghe operative.

. Dal 2022 è Presidente Onorario di Acciaierie Bertoli Safau S.p.A.

CAMERE DI COMMERCIO D'ITALIA

Registro Imprese - Archivio Ufficiale delle Camere di Commercio Industria Artigianato e Agricoltura

SCHEDA PERSONA CON CARICHE ATTUALI

DE COLLE CARLA

**6QEPBC**

Il QR Code consente di verificare la corrispondenza tra questo documento e quello archiviato al momento dell'estrazione. Per la verifica utilizzare l'App RI QR Code o visitare il sito ufficiale del Registro Imprese.

DATI ANAGRAFICI

Nata	a UDINE(UD) il 14/04/1943
Codice fiscale	DCLCRL43D54L483Y
Domicilio	<i>All'interno del documento sono presenti più indirizzi della persona in corrispondenza di ciascuna impresa in cui ricopre cariche</i>

SOGGETTO IN CIFRE

N. Imprese in cui è titolare di almeno una carica o qualifica	2
---	---

Indice

1 Imprese in cui la persona è titolare di cariche o qualifiche 2

1 Imprese in cui la persona è titolare di cariche o qualifiche

Denominazione	Carica
SIND INTERNATIONAL S.R.L. C.F. 11073430156	consigliera
DANIELI & C. OFFICINE MECCANICHE S.P.A. IN FORMA ABBREVIATA ANCHE "DANIELI & C. S.P.A." C.F. 00167460302	consigliera

SIND INTERNATIONAL S.R.L.
C.F. 11073430156

SOCIETA' A RESPONSABILITA' LIMITATA
Sede legale: MILANO (MI) VIA BIGLI 21 CAP 20121
Posta elettronica certificata: SIND.INTERNAZIONALE@LEGALMAIL.IT
Numero REA: MI- 1432730

Attività

Data d'inizio dell'attività dell'impresa: 22/12/1993
Classificazione ATECORI 2007-2022
Attività: 64.2 - Attività delle società di partecipazione (holding)

Informazioni della persona nell'impresa

Cariche

consigliera
Data atto di nomina 23/07/2024
Durata in carica: a tempo indeterminato

Domicilio

CAMPOFORMIDO (UD) STRADA DEGLI ACERI 42 CAP 33030

**DANIELI & C. OFFICINE
MECCANICHE S.P.A. IN
FORMA ABBREVIATA ANCHE
"DANIELI & C. S.P.A."
C.F. 00167460302**

SOCIETA' PER AZIONI
Sede legale: BUTTRIO (UD) VIA NAZIONALE 41 CAP 33042
Posta elettronica certificata: DANIELIOFFICINEMECCANICHESPA@LEGALMAIL.IT
Numero REA: UD- 84904

Attività

Data d'inizio dell'attività dell'impresa: 27/03/1962
Classificazione ATECORI 2007-2022
Attività: 28.91 - Fabbricazione di macchine per la metallurgia (Incluse parti e accessori)

Informazioni della persona nell'impresa

Cariche

consigliera
Data atto di nomina 28/10/2021
Durata in carica: fino approvazione del bilancio al 30/06/2024

Domicilio

POZZUOLO DEL FRIULI (UD) VIA BUTTRIO 28 CAP 33050 FRAZIONE CARGNACCO

**DICHIARAZIONE DI ACCETTAZIONE DELLA CANDIDATURA A
COMPONENTE DEL CONSIGLIO DI AMMINISTRAZIONE CON
ATTESTAZIONE DELLA SUSSISTENZA DEI REQUISITI DI LEGGE**

La sottoscritta Anna Mareschi Danieli, nata a Latisana, il 04.11.1980, codice fiscale MRSNNA80S44E473V, residente in Pagnacco (UD), via dei Colli n. 38

premessi che

- A) è stata designata dall'azionista di maggioranza Sind International s.r.l. ai fini dell'elezione del Consiglio di Amministrazione in occasione dell'assemblea ordinaria degli azionisti di DANIELI & C. Officine Meccaniche S.p.A. ("Società") che si terrà presso la sede sociale in Buttrio (UD), Via Nazionale n. 41, in unica convocazione, il giorno 25 ottobre 2024, alle ore 14.30, o nel diverso luogo, data e ora, in caso di rettifica e/o modifica e/o integrazione dell'avviso di convocazione da parte della Società ("Assemblea"),
- B) è a conoscenza di quanto prescritto dalla disciplina legislativa e regolamentare vigente e dallo Statuto della Società ("Statuto") per la presentazione della lista dei candidati funzionale alla suddetta elezione, ivi inclusa la disciplina sui rapporti di collegamento tra soci di riferimento e soci di minoranza, nonché delle indicazioni contenute, oltre che nell'avviso di convocazione, nella Relazione Illustrativa del Consiglio di Amministrazione della Società sugli argomenti posti all'O.d.G. dell'Assemblea, inclusa la documentazione ivi richiamata ("Relazione"), ex art. 125 *ter* D.lgs. n. 58 del 24 febbraio 1998 ("TUF"), come pubblicati sul sito internet della Società,

tutto ciò premesso,

la sottoscritta, sotto la propria ed esclusiva responsabilità, ai sensi di legge e di Statuto, nonché per gli effetti di cui all'art. 76 del D.P.R. 28 dicembre 2000, n. 445 per le ipotesi di falsità in atti e di dichiarazioni mendaci,

dichiara

- l'inesistenza di cause di ineleggibilità, decadenza ed incompatibilità a ricoprire la carica di Consigliere di Amministrazione della Società (anche ai sensi degli art. 2382 e 2387 cod. civ.);
- di essere in possesso di tutti i requisiti previsti e indicati dalla normativa, anche regolamentare, vigente, e dallo Statuto, ivi inclusi i requisiti di professionalità, onorabilità *ex art. 147-quinquies*, comma 1, del TUF (come individuati anche dal DM del 30 marzo 2000, n. 162);
- di non esercitare e/o ricoprire analoghe cariche negli organi gestionali, di sorveglianza e di controllo in imprese o gruppi di imprese concorrenti della Società;
- di rispettare il limite al cumulo degli incarichi come previsti ai sensi di legge e di Statuto e, più in generale, ai sensi della normativa vigente;

- di depositare il *curriculum vitae*, corredato dall'elenco degli incarichi di amministrazione e controllo ricoperti presso altre società e rilevanti ai sensi della disciplina legislativa e regolamentare vigente e dello Statuto, nonché copia di un documento di identità, autorizzando fin d'ora la loro pubblicazione;
- di impegnarsi a comunicare tempestivamente alla Società e, per essa, al Consiglio di Amministrazione ogni eventuale variazione delle informazioni rese con la dichiarazione e relativa alle proprie caratteristiche personali e professionali;
- di impegnarsi a produrre, su richiesta della Società, la documentazione idonea a confermare la veridicità dei dati dichiarati;
- di essere informata, ai sensi e per gli effetti del Regolamento Generale sulla Protezione dei dati personali - Regolamento (UE) 2016/679 e della normativa *pro tempore* vigente, che i dati personali raccolti saranno trattati dalla Società, anche con strumenti informatici, esclusivamente nell'ambito del procedimento per il quale la presente dichiarazione viene resa autorizzando la stessa a procedere con le pubblicazioni di legge per tale finalità;

dichiara infine

- di accettare irrevocabilmente la candidatura alla carica di amministratore della Società e l'eventuale nomina alla carica di amministratore della Società;
- di non essere candidata in alcuna altra lista presentata in relazione all'elezione dell'organo e/o degli organi sociali della Società che si terrà in occasione dell'Assemblea.

In fede,

Firma: 

Luogo e Data:

UD, 04/09/24

Si autorizza il trattamento dei dati personali ai sensi del Regolamento UE n. 679/2016 per ogni fine connesso alle attività correlate all'accettazione della medesima.

**CURRICULUM VITAE ET STUDIORUM
ANNA MARESCHI DANIELI**

**INFORMAZIONI PERSONALI**

Nome e cognome Anna Mareschi Danieli
 Indirizzo Via dei Colli, 38 - 33010 Pagnacco
 Telefono
 Cellulare +39 348 4290826
 E-mail A.Mareschi@absacciai.it
 Nazionalità Italiana

ESPERIENZE LAVORATIVE

Date (da - a) 2020-oggi
 Datore di lavoro (nome e indirizzo) Acciaierie Bertoli Safau S.p.A., Cagnacco, Udine
 Tipo di impiego Vice Chairwoman con diretta responsabilità per le aree finance, amministrazione e legale
 Mansioni e responsabilità

Date (da - a) 2015-gennaio 2020
 Datore di lavoro (nome e indirizzo) Danieli & C. SpA, Buttrio, Udine
 Tipo di impiego Dirigente nel Team Amministrazione e Finanza
 Mansioni e responsabilità

Date (da - a) 2015-oggi
 Datore di lavoro (nome e indirizzo) Danieli India Ltd., Chennai
 Tipo di impiego Director of the Board
 Mansioni e responsabilità

Date (da - a) 2015-oggi
 Datore di lavoro (nome e indirizzo) Sind International Srl
 Tipo di impiego Consigliere Delegato
 Mansioni e responsabilità

Date (da - a) 2007-2015
 Datore di lavoro (nome e indirizzo) Danieli & C. SpA
 Tipo di impiego Responsabile Finanziario Asia & Pacific
 Mansioni e responsabilità

Date (da - a) 2005-2007 (Contratto a tempo indeterminato)
 Datore di lavoro (nome e indirizzo) UMCC (Unicredit Investment Banking), Roma, Italia
 Mansioni e responsabilità Analista di Project Financing

Date (da - a) 2004-2005 (Stage)
 Datore di lavoro (nome e indirizzo) Monte dei Paschi Banque, Parigi, Francia
 Mansioni e responsabilità Assistente di Direzione

Date (da - a) 2002-2003 (Internship)
 Datore di lavoro (nome e indirizzo) SMI Steel South Carolina, Columbia, SC, USA
 Mansioni e responsabilità -

ESPERIENZE ISTITUZIONALI

Date (da - a) 2024-oggi
 Istituzione Showgroup Srl
 Ruolo Presidente del Consiglio di Amministrazione

Date (da - a) 2024-oggi
 Istituzione Confidi Friuli
 Ruolo Membro del Consiglio di Amministrazione con delega

Date (da - a) 2024-oggi
 Istituzione Camera di Commercio Indiana per l'Italia
 Ruolo Componente Advisory Board

Date (da - a) 2024-oggi
 Istituzione American Business School - Milano
 Ruolo Componente Advisory Board

Date (da - a) 2023 - oggi
 Istituzione Confindustria Slovenia
 Ruolo Presidente

Date (da - a) 2023 - oggi
 Istituzione Luiss Business Hub del Nordest
 Ruolo Componente Advisory Board

Date (da - a) 2021-2024

Istituzione	Confindustria Udine, Udine
Ruolo	Vice Presidente con deleghe
Date (da - a)	2017-2021
Ruolo	Presidente
Date (da - a)	2020-2022
Istituzione	Simest S.p.A.
Ruolo	Presidente del Comitato Rischi Endoconsiliare
Date (da - a)	2020-2022
Istituzione	Simest S.p.a.
Ruolo	Consigliere di Amministrazione
Date (da - a)	2019-2022
Istituzione	Università degli Studi di Trieste
Ruolo	Consigliere di Amministrazione
Date (da - a)	2019 ad oggi
Istituzione	TEF Società Consortile a Responsabilità Limitata (Già I.TER S.C.R.L.)
Ruolo	Consigliere
Date (da - a)	2020-2022
Istituzione	Insiel S.p.A., Trieste
Ruolo	Consigliere di Amministrazione
Date (da - a)	2018-2023
Istituzione	Camera di Commercio Industria Artigianato Agricoltura di Pordenone - Udine
Ruolo	Membro di Giunta Camerale e Consigliere Camerale
Date (da - a)	2018-oggi
Istituzione	Confindustria, Roma
Ruolo	Membro Consiglio Generale
Date (da - a)	2017- 2021
Istituzione	Confindustria Friuli Venezia Giulia
Ruolo	Membro Consiglio di Presidenza

ISTRUZIONE E FORMAZIONE

Date (da - a)	2020 - 2023
Nome e tipo di istituto di istruzione o di formazione	Università degli Studi di Udine
Qualifica conseguita	Executive Master in Business Administration
Date (da - a)	1999-2004
Nome e tipo di istituto di istruzione o di formazione	Università degli Studi L. Bocconi, Milano. Laurea in Economia Aziendale
Qualifica conseguita	Dottore in Economia Aziendale
Date (da - a)	1994-1999
Nome e tipo di istituto di istruzione o di formazione	Liceo Scientifico G. Bertonni, Udine
LINGUE	
PRIMA LINGUA	Inglese
ALTRE LINGUE	Francese

Udine, 24 Settembre 2024



- dott.ssa Anna Mareschi Danieli -

CAMERE DI COMMERCIO D'ITALIA

Registro Imprese - Archivio Ufficiale delle
Camere di Commercio Industria Artigianato e
Agricoltura

SCHEDA PERSONA CON CARICHE ATTUALI

MARESCHI DANIELI ANNA



484XR7

Il QR Code consente di verificare la corrispondenza tra questo documento e quello archiviato al momento dell'estrazione. Per la verifica utilizzare l'App Ri QR Code o visitare il sito ufficiale del Registro Imprese.

DATI ANAGRAFICI

Nata	a LATISANA(UD) il 04/11/1980
Codice fiscale	MRSNNA80S44E473V
Domicilio	<i>All'interno del documento sono presenti più indirizzi della persona in corrispondenza di ciascuna impresa in cui ricopre cariche</i>

SOGGETTO IN CIFRE

N. imprese in cui è titolare di almeno una carica o qualifica	6
---	---

Indice

1 Imprese in cui la persona è titolare di cariche o qualifiche 2

1 Imprese in cui la persona è titolare di cariche o qualifiche

Denominazione	Carica
SIND INTERNATIONAL S.R.L. C.F. 11073430156	consigliera consigliera delegata
CONFIDI FRIULI - SOCIETA' COOPERATIVA CONSORTILE PER AZIONI C.F. 80011290303	consigliera
ACCIAIERIE BERTOLI SAFAU S.P.A. C.F. 00218360303	consigliera vice presidente del consiglio d'amministrazione
TERRITORIO ECONOMIA FUTURO SOCIETA' CONSORTILE A RESPONSABILITA' LIMITATA C.F. 02968610309	consigliera
SHOWGROUP S.R.L. C.F. 01779950334	consigliera presidente consiglio amministrazione
AMDG S.R.L. C.F. 03122310307	consigliera presidente consiglio amministrazione consigliera delegata

SIND INTERNATIONAL S.R.L.
C.F. 11073430156**SOCIETA' A RESPONSABILITA' LIMITATA**
Sede legale: MILANO (MI) VIA BIGLI 21 CAP 20121
Posta elettronica certificata: SIND.INTERNAZIONALE@LEGALMAIL.IT
Numero REA: MI- 1432730**Attività**Data d'inizio dell'attività dell'impresa: 22/12/1993
Classificazione ATECORI 2007-2022
Attività: 64.2 - Attività delle società di partecipazione (holding)**Informazioni della persona
nell'impresa****Cariche**consigliera
Data atto di nomina 20/12/2019
Durata in carica: a tempo indeterminato
consigliera delegata
Data atto di nomina 30/01/2020
Durata in carica: a tempo indeterminato**Domicilio**

PAGNACCO (UD) VIA DEI COLLI 38 CAP 33010

Registro Imprese
Archivio ufficiale della CCIAA
Documento n. T 574869591
estratto dal Registro Imprese in data 24/09/2024

MARESCHI DANIEL ANNA
Codice Fiscale MRSNNA80S44E473V

**CONFIDI FRIULI - SOCIETA'
COOPERATIVA CONSORTILE
PER AZIONI**
C.F. 80011290303

Attività

SOCIETA' COOPERATIVA CONSORTILE
Sede legale: PORDENONE (PN) PIAZZALE DEI MUTILATI 4 CAP 33170 C/O
CONFCOMMERCIO PORDENONE
Posta elettronica certificata: CONFIDIFRIULI@LEGALMAIL.IT
Numero REA: PN- 351590

Data d'inizio dell'attività dell'impresa: 01/09/1974
Classificazione ATECORI 2007-2022
Attività: 64.92.01 - Attività dei consorzi di garanzia collettiva fidi

**Informazioni della persona
nell'impresa****Cariche**

consigliera
Data atto di nomina 23/05/2024
Durata in carica: fino approvazione del bilancio al 31/12/2026

Domicilio

TAVAGNACCO (UD) VIA ALPE ADRIA 16 CAP 33010

**ACCIAIERIE BERTOLI SAFAU
S.P.A.**
C.F. 00218360303

SOCIETA' PER AZIONI
Sede legale: POZZUOLO DEL FRIULI (UD) VIA BUTTRIO 28 CAP 33050 FRAZIONE:
CARGNACCO
Posta elettronica certificata: ABSACCIAI@LEGALMAIL.IT
Numero REA: UD- 29233

Attività

Data d'inizio dell'attività dell'impresa: 08/09/1937
Classificazione ATECORI 2007-2022
Attività: 24.1 - Siderurgia - Fabbricazione di ferro, acciaio e ferroleghie

**Informazioni della persona
nell'impresa****Cariche**

consigliera
Data atto di nomina 26/10/2021
Durata in carica: fino approvazione del bilancio al 30/06/2024
vice presidente del consiglio d'amministrazione
Data atto di nomina 26/10/2021
Durata in carica: fino approvazione del bilancio al 30/06/2024

Domicilio

POZZUOLO DEL FRIULI (UD) VIA BUTTRIO 28 CAP 33050

**TERRITORIO ECONOMIA
FUTURO SOCIETA'
CONSORTILE A
RESPONSABILITA' LIMITATA**
C.F. 02966610309

SOCIETA' CONSORTILE A RESPONSABILITA' LIMITATA
Sede legale: UDINE (UD) VIA MORPURGO 4 CAP 33100 PRESSO SEDE CCIAA DI PN
UD
Posta elettronica certificata: TEF@PEC.PNUD.CAMCOM.IT
Numero REA: UD- 352998

Attività

Data d'inizio dell'attività dell'impresa: 01/06/2019
Classificazione ATECORI 2007-2022
Attività: 70.21 - Pubbliche relazioni e comunicazione

**Informazioni della persona
nell'impresa****Cariche**

consigliera
Data atto di nomina 21/12/2023
Durata in carica: fino approvazione del bilancio al 31/12/2026

Domicilio

UDINE (UD) VIA MORPURGO 4 CAP 33100

SHOWGROUP S.R.L.**C.F. 01779950334**

SOCIETA' A RESPONSABILITA' LIMITATA

Sede legale: UDINE (UD) VICOLO GORGO 8 CAP 33100

Posta elettronica certificata: showgroupsrl@legalmall.it

Numero REA: UD- 353519

Attività

Data d'inizio dell'attività dell'impresa: 01/10/2019

Classificazione ATECORI 2007-2022

Attività: 62.01 - Produzione di software non connesso all'edizione

**Informazioni della persona
nell'impresa****Cariche****consigliera**

Data atto di nomina 15/03/2024

Durata in carica: fino alla prossima assemblea

presidente consiglio amministrazione

Data atto di nomina 15/03/2024

Durata in carica: fino alla prossima assemblea

Domicilio

PAGNACCO (UD) VIA DEI COLLI 38 CAP 33010

AMDG S.R.L.**C.F. 03122310307**

SOCIETA' A RESPONSABILITA' LIMITATA

Sede legale: UDINE (UD) PIAZZA DELLA REPUBBLICA 3 CAP 33100

Posta elettronica certificata: AMDGSRL@LEGALMAIL.IT

Numero REA: UD- 370052

Attività

Data d'inizio dell'attività dell'impresa: 31/10/2023

Classificazione ATECORI 2007-2022

Attività: 64.2 - Attività delle società di partecipazione (holding)

**Informazioni della persona
nell'impresa****Cariche****consigliera**

Data atto di nomina 26/10/2023

Durata in carica: fino approvazione del bilancio al 31/12/2025

presidente consiglio amministrazione

Data atto di nomina 26/10/2023

Durata in carica: fino approvazione del bilancio al 31/12/2025

consigliera delegata

Data atto di nomina 02/11/2023

Durata in carica: fino approvazione del bilancio al 31/12/2025

Domicilio

PAGNACCO (UD) VIA DEI COLLI 38 CAP 33010

DICHIARAZIONE DI ACCETTAZIONE DELLA CANDIDATURA A
COMPONENTE DEL CONSIGLIO DI AMMINISTRAZIONE CON
ATTESTAZIONE DELLA SUSSISTENZA DEI REQUISITI DI LEGGE

Il sottoscritto Antonello Mordegli, nato a Celle Ligure (SV), il 09.01.1966,
codice fiscale MRDNNL66A09C443V, residente in Bangkok, Thailandia

premesso che

- A) è stato designato dall'azionista di maggioranza Sind International s.r.l. ai fini dell'elezione del Consiglio di Amministrazione in occasione dell'assemblea ordinaria degli azionisti di DANIELI & C. Officine Meccaniche S.p.A. ("Società") che si terrà presso la sede sociale in Buttrio (UD), Via Nazionale n. 41, in unica convocazione, il giorno 25 ottobre 2024, alle ore 14.30, o nel diverso luogo, data e ora, in caso di rettifica e/o modifica e/o integrazione dell'avviso di convocazione da parte della Società ("Assemblea"),
- B) è a conoscenza di quanto prescritto dalla disciplina legislativa e regolamentare vigente e dallo Statuto della Società ("Statuto") per la presentazione della lista dei candidati funzionale alla suddetta elezione, ivi inclusa la disciplina sui rapporti di collegamento tra soci di riferimento e soci di minoranza, nonché delle indicazioni contenute, oltre che nell'avviso di convocazione, nella Relazione Illustrativa del Consiglio di Amministrazione della Società sugli argomenti posti all'O.d.G. dell'Assemblea, inclusa la documentazione ivi richiamata ("Relazione"), ex art. 125 *ter* D.lgs. n. 58 del 24 febbraio 1998 ("TUF"), come pubblicati sul sito internet della Società,

tutto ciò premesso,

il sottoscritto, sotto la propria ed esclusiva responsabilità, ai sensi di legge e di Statuto, nonché per gli effetti di cui all'art. 76 del D.P.R. 28 dicembre 2000, n. 445 per le ipotesi di falsità in atti e di dichiarazioni mendaci,

dichiara

- l'inesistenza di cause di ineleggibilità, decadenza ed incompatibilità a ricoprire la carica di Consigliere di Amministrazione della Società (anche ai sensi degli art. 2382 e 2387 cod. civ.);
- di essere in possesso di tutti i requisiti previsti e indicati dalla normativa, anche regolamentare, vigente, e dallo Statuto, ivi inclusi i requisiti di professionalità, onorabilità ex art. 147-*quinquies*, comma 1, del TUF (come individuati anche dal DM del 30 marzo 2000, n. 162);
- di non esercitare e/o ricoprire analoghe cariche negli organi gestionali, di sorveglianza e di controllo in imprese o gruppi di imprese concorrenti della Società;
- di rispettare il limite al cumulo degli incarichi come previsti ai sensi di legge e di Statuto e, più in generale, ai sensi della normativa vigente;

- di depositare il *curriculum vitae*, corredato dall'elenco degli incarichi di amministrazione e controllo ricoperti presso altre società e rilevanti ai sensi della disciplina legislativa e regolamentare vigente e dello Statuto, nonché copia di un documento di identità, autorizzando fin d'ora la loro pubblicazione;
- di impegnarsi a comunicare tempestivamente alla Società e, per essa, al Consiglio di Amministrazione ogni eventuale variazione delle informazioni rese con la dichiarazione e relativa alle proprie caratteristiche personali e professionali;
- di impegnarsi a produrre, su richiesta della Società, la documentazione idonea a confermare la veridicità dei dati dichiarati;
- di essere informato, ai sensi e per gli effetti del Regolamento Generale sulla Protezione dei dati personali - Regolamento (UE) 2016/679 e della normativa *pro tempore* vigente, che i dati personali raccolti saranno trattati dalla Società, anche con strumenti informatici, esclusivamente nell'ambito del procedimento per il quale la presente dichiarazione viene resa autorizzando la stessa a procedere con le pubblicazioni di legge per tale finalità;

dichiara infine

- di accettare irrevocabilmente la candidatura alla carica di amministratore della Società e l'eventuale nomina alla carica di amministratore della Società;
- di non essere candidato in alcuna altra lista presentata in relazione all'elezione dell'organo e/o degli organi sociali della Società che si terrà in occasione dell'Assemblea.

In fede,

Firma: _____



Luogo e Data:

BUTTRIO 23/09/2024

Si autorizza il trattamento dei dati personali ai sensi del Regolamento UE n. 679/2016 per ogni fine connesso alle attività correlate all'accettazione della medesima.

Antonello Mordegia

Curriculum Vitae

Nato nel 1966 a Celle Ligure (Savona), nel 1985 si diploma perito industriale con la specializzazione elettronica all'I.T.I. "Don Bosco" di Genova. Durante la sua lunga permanenza professionale in Thailandia, completa gli studi, conseguendo la laurea in Ingegneria elettronica all' Assumption University di Bangkok.

Nel 1985 inizia l'esperienza lavorativa di tecnico progettista elettronico e collaudatore alla North Electronic System. Si specializza nella progettazione di alimentatori alta tensione per il CERN di Ginevra. Nello stesso periodo viene incaricato alla progettazione dei prototipi di inverter a tensione impressa a semiconduttori IGBT. Il Gruppo 3M lo incarica alla realizzazione di HW e SW per l'elettronica di controllo delle sviluppatrici automatiche di Raggi X per applicazioni medicali.

Dal 1986 al 1992 è progettista di elettronica di potenza e tecnico di avviamento impianti all'Ansaldo Industria di Genova. Partecipa alla progettazione di numerosi impianti e processi industriali e automazione navale, fra cui la propulsione e la stabilizzazione dinamica della SSCV Micoperi 7000, i tubifici Seamless di Siderca in Argentina e Tamsa in Messico, il tandem mill a freddo di Isfahan, in Iran, il sistema di alimentazione e propulsione per i sottomarini della Marina Militare Sud Koreana presso la Korea Takoma Marine Industries. Matura importanti esperienze nella progettazione dei primi inverter a corrente impressa per motori asincroni in bassa tensione con potenza fino a 1MW.

Dal 1992 viene trasferito da Ansaldo Industria in Thailandia, prima come tecnico commerciale, poi come Branch Manager, responsabile della filiale in Asia. Tale periodo rappresenta per lui un'importante crescita professionale e di conoscenza del mercato asiatico. In tale periodo Ansaldo Industria entra per la prima volta nell' Area con i propri prodotti e sistemi. Da ricordare importanti referenze come il treno nastri a caldo di Sahaviriya Steel Industries ed il laminatoio di Bangkok Steel Industry in Thailandia, il complex di laminazione a freddo per Phil Steel nelle Philippines. Crea un gruppo locale in Thailandia di manutenzione e assistenza post vendita di 40 unita'.

Nel 1996 decide il passaggio al Gruppo ABB con l'incarico di Regional Manager Asia-Pacific per i prodotti low voltage.

Nel 2000 entra nel Gruppo Danieli di Udine come responsabile delle vendite per gli impianti siderurgici nel Sud-Est Asia, incarico che ricopre con successo fino al 2004. Nello stesso anno diventa responsabile dell'Ufficio Commerciali di area del Gruppo, posizione che ricopre per i successivi otto anni. Nel 2012 passa a Danieli Automation Spa, dapprima come direttore operativo e poi come Amministratore Delegato.

La sua poliedrica esperienza internazionale lo ha portato a questa considerazione: l'elettronica di potenza torna a dominare la sua anima. Oltre a promuovere lo sviluppo degli alimentatori di alta potenza per il controllo di motori in media tensione, dà infatti impulso a quello interno all'azienda dei sistemi di riscaldamento ad induzione elettromagnetica.

E' il promotore e co-inventore dell'unico alimentatore di potenza al mondo per il controllo e la fusione nei forni elettrici ad arco con il beneficio dell'azzeramento della potenza reattiva, delle armoniche e del flicker.

Attratto anche dalla simulazione, visione artificiale e robotica, è alla perenne ricerca di nuove idee che rendano la vita meno gravosa agli operatori degli impianti e che, contemporaneamente, aumentino l'efficienza produttiva e qualitativa nel pieno rispetto dell'ambiente e nel controllo dei costi di trasformazione. Crede che lo sviluppo di SW sempre piu' performanti e predittivi debbano essere accompagnati da altrettanto sviluppo di HW a supporto e che la capacita' di calcolo nonche' di integrazione Uomo-Macchina porteranno cambiamento radicale nei decenni a venire, non solo all'industria ma anche alla vita dell'uomo. E' convinto che il grande cambiamento tecnologico si avra' non appena sara' possibile immagazzinare grande quantita' di energia in piccoli volumi ovvero la produzione della stassa con tecnologie e fonti non ancora note. Qualsiasi dispositivo elettrico o meccanico, necessita di energia per attuare le proprie azioni . Questo e' alla base di tutto: l'energia dalla generazione, alla trasmissione all'immagazzinamento, sono di importanza strategia per gli sviluppi tecnologici a venire.

Dal 1995 al 2004 è direttore della Thai-Italian Chamber of Commerce. Nel 2004 viene insignito dal Presidente della Repubblica italiana, Carlo Azelio Ciampi, del titolo di Cavaliere della Repubblica, Ordine al merito.

Nel giugno 2017 l' Università degli Studi di Trieste gli conferisce la Laurea Magistrale Honoris Causa in Ingegneria Elettrica e dei Sistemi.

Attualmente è Membro del CdA di Danieli Spa, Membro del Group Executive Board di Danieli Spa, Presidente del CdA di Danieli Automation Spa. Ricopre inoltre i ruoli di Chairman di Danieli Enjineering Japan, Presidente di Danieli Rotelec (Francia), Amministratore Delegato di Danieli Automation in Thailandia, membro del Consiglio di amministrazione di Fata Spa.

CAMERE DI COMMERCIO D'ITALIA

Registro Imprese - Archivio Ufficiale delle Camere di Commercio Industria Artigianato e Agricoltura

SCHEDA PERSONA CON CARICHE ATTUALI

MORDEGLIA ANTONELLO

**RMOXMW**

Il QR Code consente di verificare la corrispondenza tra questo documento e quello archiviato al momento dell'estrazione. Per la verifica utilizzare l'App RI QR Code o visitare il sito ufficiale del Registro Imprese.

DATI ANAGRAFICI

Nato	a CELLE LIGURE(SV) il 09/01/1966
Codice fiscale	MRDNNL66A09C443V
Domicilio	<i>All'interno del documento sono presenti più indirizzi della persona in corrispondenza di ciascuna impresa in cui ricopre cariche</i>

SOGGETTO IN CIFRE

N. imprese in cui è titolare di almeno una carica o qualifica	3
--	----------

Indice

1 Imprese in cui la persona è titolare di cariche o qualifiche 2

1 Imprese in cui la persona è titolare di cariche o qualifiche

Denominazione	Carica
FATA S.P.A. C.F. 09080800015	consigliere
DANIELI & C. OFFICINE MECCANICHE S.P.A. IN FORMA ABBREVIATA ANCHE "DANIELI & C. S.P.A." C.F. 00167460302	consigliere
DANIELI AUTOMATION SPA C.F. 00162990303	presidente consiglio amministrazione consigliere

FATA S.P.A.
C.F. 09080800015

SOCIETA' PER AZIONI

Sede legale: PIANEZZA (TO) STRADA STATALE 24 KM 12 CAP 10044

Posta elettronica certificata: FATA-MAIN@PEC.FATAGROUP.IT

Numero REA: TO- 1022875

Attività

Data d'inizio dell'attività dell'impresa: 01/04/2005

Classificazione ATECORI 2007-2022

Attività: 28.2 - Fabbricazione di altre macchine di Impiego generale

Informazioni della persona
nell'impresa

Cariche

consigliere

Data atto di nomina 21/04/2022

Durata in carica: fino approvazione del bilancio al 31/12/2024

Domicilio

BUTTRIO (UD) VIA BONALDO STRINGHER 4 CAP 33042

**DANIELI & C. OFFICINE
MECCANICHE S.P.A. IN
FORMA ABBREVIATA ANCHE
"DANIELI & C. S.P.A."
C.F. 00167460302**

SOCIETA' PER AZIONI

Sede legale: BUTTRIO (UD) VIA NAZIONALE 41 CAP 33042

Posta elettronica certificata: DANIELIOFFICINEMECCANICHESPA@LEGALMAIL.IT

Numero REA: UD- 84904

Attività

Data d'inizio dell'attività dell'impresa: 27/03/1962

Classificazione ATECORI 2007-2022

Attività: 28.91 - Fabbricazione di macchine per la metallurgia (incluse parti e accessori)

Informazioni della persona
nell'impresa

Cariche

consigliere

Data atto di nomina 28/10/2021

Durata in carica: fino approvazione del bilancio al 30/06/2024

Domicilio

BUTTRIO (UD) VIA NAZIONALE 41 CAP 33042

Registro Imprese
Archivio ufficiale della CCIAA
Documento n. T 574870248
estratto dal Registro Imprese in data 24/09/2024

MORDEGLIA ANTONELLO
Codice Fiscale MRDNNL86A09C443V

DANIELI AUTOMATION SPA
C.F. 00162990303

SOCIETA' PER AZIONI

Sede legale: BUTTRIO (UD) VIA BONALDO STRINGHER 4 CAP 33042
Posta elettronica certificata: DANIELIAUTOMATIONSPA@LEGALMAIL.IT
Numero REA: UD- 115073

Attività

Data d'inizio dell'attività dell'impresa: 16/10/1969

Classificazione ATECORI 2007-2022

Attività: 33.20.03 - Installazione di strumenti ed apparecchi di misurazione, controllo, prova, navigazione e simili (Incluse le apparecchiature di controllo dei processi industriali)

**Informazioni della persona
nell'impresa**

Cariche

presidente consiglio amministrazione

Data atto di nomina 24/10/2022

Durata in carica: fino approvazione del bilancio al 30/06/2025

consigliere

Data atto di nomina 24/10/2022

Durata in carica: fino approvazione del bilancio al 30/06/2025

Domicilio

BANGKOK RACHADAPISEG ROAD, HUAY KWANG 252/363 (TAILANDIA)

**DICHIARAZIONE DI ACCETTAZIONE DELLA CANDIDATURA A
COMPONENTE DEL CONSIGLIO DI AMMINISTRAZIONE CON
ATTESTAZIONE DELLA SUSSISTENZA DEI REQUISITI DI LEGGE E DI
INDIPENDENZA**

La sottoscritta Lorenza Morandini, nata a Pavia, il 31.12.1971, codice fiscale MRNLNZ71T71G388I, residente in Roma, Via Di Tor Mellina n. 25

premessò che

- A) è stata designata dall'azionista di maggioranza Sind International s.r.l. ai fini dell'elezione del Consiglio di Amministrazione in occasione dell'assemblea ordinaria degli azionisti di DANIELI & C. Officine Meccaniche S.p.A. ("Società") che si terrà presso la sede sociale in Buttrio (UD), Via Nazionale n. 41, in unica convocazione, il giorno 25 ottobre 2024, alle ore 14.30, o nel diverso luogo, data e ora, in caso di rettifica e/o modifica e/o integrazione dell'avviso di convocazione da parte della Società ("Assemblea"),
- B) è a conoscenza di quanto prescritto dalla disciplina legislativa e regolamentare vigente e dallo Statuto della Società ("Statuto") per la presentazione della lista dei candidati funzionale alla suddetta elezione, ivi inclusa la disciplina sui rapporti di collegamento tra soci di riferimento e soci di minoranza, nonché delle indicazioni contenute, oltre che nell'avviso di convocazione, nella Relazione Illustrativa del Consiglio di Amministrazione della Società sugli argomenti posti all'O.d.G. dell'Assemblea, inclusa la documentazione ivi richiamata ("Relazione"), *ex* art. 125 *ter* D.lgs. n. 58 del 24 febbraio 1998 ("TUF"), come pubblicati sul sito internet della Società,

tutto ciò premesso,

la sottoscritta, sotto la propria ed esclusiva responsabilità, ai sensi di legge e di Statuto, nonché per gli effetti di cui all'art. 76 del D.P.R. 28 dicembre 2000, n. 445 per le ipotesi di falsità in atti e di dichiarazioni mendaci,

dichiara

- ☐ l'inesistenza di cause di ineleggibilità, decadenza ed incompatibilità a ricoprire la carica di Consigliere di Amministrazione della Società (anche ai sensi degli art. 2382 e 2387 cod. civ.);
- ☐ di essere in possesso di tutti i requisiti previsti e indicati dalla normativa, anche regolamentare, vigente, e dallo Statuto, ivi inclusi i requisiti di professionalità, onorabilità *ex* art. 147-*quinquies*, comma 1, del TUF (come individuati anche dal DM del 30 marzo 2000, n. 162);
- ☐ di essere in possesso di tutti i requisiti di indipendenza, come richiesti dalla vigente disciplina legislativa (artt. 147*ter*, IV comma, e 148, III comma, TUF) e regolamentare (art. 144 *quinquies* del Regolamento Emittenti approvato con delibera 11971/99), nonché richiesti e previsti dallo Statuto e dalla Relazione per la nomina alla suddetta carica e, più in generale, da ogni ulteriore disposizione in quanto applicabile;

- ☐ di non esercitare e/o ricoprire analoghe cariche negli organi gestionali, di sorveglianza e di controllo in imprese o gruppi di imprese concorrenti della Società;
- ☐ di rispettare il limite al cumulo degli incarichi come previsti ai sensi di legge e di Statuto e, più in generale, ai sensi della normativa vigente;
- ☐ di depositare il *curriculum vitae*, corredato dall'elenco degli incarichi di amministrazione e controllo ricoperti presso altre società e rilevanti ai sensi della disciplina legislativa e regolamentare vigente e dello Statuto, nonché copia di un documento di identità, autorizzando fin d'ora la loro pubblicazione;
- ☐ di impegnarsi a comunicare tempestivamente alla Società e, per essa, al Consiglio di Amministrazione ogni eventuale variazione delle informazioni rese con la dichiarazione e relativa alle proprie caratteristiche personali e professionali;
- ☐ di impegnarsi a produrre, su richiesta della Società, la documentazione idonea a confermare la veridicità dei dati dichiarati;
- ☐ di essere informata, ai sensi e per gli effetti del Regolamento Generale sulla Protezione dei dati personali - Regolamento (UE) 2016/679 e della normativa *pro tempore* vigente, che i dati personali raccolti saranno trattati dalla Società, anche con strumenti informatici, esclusivamente nell'ambito del procedimento per il quale la presente dichiarazione viene resa autorizzando la stessa a procedere con le pubblicazioni di legge per tale finalità;

dichiara infine

- ☐ di accettare irrevocabilmente la candidatura alla carica di amministratore della Società e l'eventuale nomina alla carica di amministratore della Società;
- ☐ di non essere candidato in alcuna altra lista presentata in relazione all'elezione dell'organo e/o degli organi sociali della Società che si terrà in occasione dell'Assemblea.

In fede,

Firma:

Luogo e Data:

ROMA, 20/9/24

Si autorizza il trattamento dei dati personali ai sensi del Regolamento UE n. 679/2016 per ogni fine connesso alle attività correlate all'accettazione della medesima.

Lorenza Morandini

Milan/Rome, Italy ▪ +39.335.783.6278
Lorenza.morandini@gmail.com ▪ [LinkedIn \(1.000+ followers\)](#)

Board Director indipendente, con oltre 30anni di successo nella gestione di *Operations* e aziende industriali multinazionali, con particolare competenza in cross-border M&A

Consigliere d'amministrazione non esecutivo in grandi aziende quotate (Amplifon, Danieli, Sit e sino al 2024, in Esprinet) e a controllo familiare (ricavi cumulativi superiori a 7 miliardi di euro), con oltre 30 anni di esperienza può fare leva su una profonda conoscenza dei mercati globali e dei cambiamenti a livello industriale sia dal punto di vista geopolitico che tecnologico.

Fulbright Scholar e BCG-er, con un MBA-double degree, attualmente è Professore Aggiunto presso la LUISS University - "Supply Chain and Technology" (corsi in Inglese), con un focus specifico sui cambiamenti in corso a seguito degli sviluppi di Intelligenza Artificiale, in un contesto post-pandemico.

Nella sua carriera da Executive, dal 1999 al 2018, ha ricoperto ruoli chiave come Responsabile della Supply Chain a livello globale presso il Boston Consulting Group, Direttore Generale presso Candy Service e COO presso Luxury Living (turnaround), gestendo direttamente oltre 500 persone (quadri e operai) e indirettamente 2.500 service partner.

Prima Managing Director di Angels4Women, l'unico Gruppo di Business Angel in Italia che investe esclusivamente in start-up innovative guidate da donne, ha gestito attivamente le relazioni con tutti gli investitori e i partner. Business Angel con più di 10 investimenti attivi (come "Deesup" e "Futurely"), segue le start-up attraverso le fasi di crescita di tipo A.

Attualmente impegnata nell'Advisory Board di Trusty, start-up innovativa impegnata nella Supply Chain del cacao e del caffè, con una piattaforma (as-a-service) di tracciabilità, sviluppata con tecnologia Blockchain.

Lingue: Madre lingua Italiana / Inglese, fluente in Spagnolo e con padronanza professionale del Francese.


COMPETENZE PROFESSIONALI SPECIFICHE

CONSOLIDATA ESPERIENZA NELLA CORPORATE GOVERNANCE IN MULTINAZIONALI QUOTATE / A CONTROLLO FAMILIARE

- Consigliere d'amministrazione in società quotate su EuroNext (Milano), con proprietà concentrate (Sit-2020, Esprinet-2021/2024, Amplifon – 2022 - e Danieli – 2023 – per ricavi complessivi attualmente superiori a 7 miliardi di euro), gestisce con successo le relazioni con i principali azionisti e Amministratori Delegati: confermata nel suo secondo mandato presso SIT.
- Membro dei Comitati per la Sostenibilità in tutte le aziende, partecipa attivamente alla definizione di nuove strategie integrate e percorsi di sostenibilità.
- Consigliere indipendente a tutela degli azionisti di minoranza, rappresentati da Assogestioni, in Esprinet e Amplifon, e per gli azionisti di maggioranza nel caso di SIT e Danieli.
- Come responsabile dell'Advisory Board, ha sviluppato l'assetto di governance aziendale per Apio (specializzata nell'integrazione di Sistemi Blockchain, con un fatturato di 1 milione di euro), coinvolgendo l'ex CEO di Mondelez EMEA.

FIGURA DI RIFERIMENTO NELL'ECOSISTEMA DELL'INNOVAZIONE ITALIANO.

continued...


26/8/24

- Ha guidato sin dall'origine e poi sviluppato Angels4Women, l'unico gruppo di Business Angel in Italia focalizzato sulle start-up guidate da donne, fondato da AXA Italia e da Impact Hub Società Benefit. Partito da zero è diventato oggi il terzo gruppo di Business Angel in Italia – circa 80 soci/ie, più di 10 investimenti in tre anni (2019-2021), più di 200 business plan revisionati e più di 50 imprenditrici intervistate. Oggi prosegue l'attività nel gruppo come socia onoraria.
- È Spoke-person di Angels4Women in eventi finalizzati al recruiting e al deal flow (sia online che in presenza)
- È azionista di minoranza presso Impact Hub Italia (acceleratore focalizzato su start-up a vocazione sociale e ambientale for profit).

METODO SCIENTIFICO BASATO SULL'AI E APPROCCIO PRAGMATICO IN CROSS-BORDER OPERATIONS E SUPPLY CHAINS

- Ha sviluppato il go-market plan per un'applicazione basata su tecnologia blockchain per l'industria alimentare, ottenendo un finanziamento pubblico per implementare la soluzione nel commercio di fave di cacao tra Italia e Costa d'Avorio.
- Attualmente insegna sui temi: "Operations & Technology" e "Global Supply Chain", in italiano e in inglese, sia nei corsi di laurea che di master, presso la Luiss - Guido Carli a Roma, Milano e Amsterdam. I corsi sono incentrati su progettazione di catene di approvvigionamento e di reti nell'attuale contesto macroeconomico (impatto dell'Intelligenza Artificiale sulle Operations, effetti del near-shoring e del friendly shoring).

GESTIONE P&L CON APPROCCIO TRASFORMATIVO

- Nel 2009, in Indesit, in qualità di Direttore Marketing, ha sviluppato il business plan, lo ha presentato agli azionisti e lo ha completamente implementato a livello europeo, ottenendo un ulteriore EBIT di 4,0 milioni di euro (l'EBIT totale di Indesit era di circa 40 milioni di euro).
- Come General Manager di Candy Service e parte del Global Executive Committee, ha partecipato attivamente al processo di ristrutturazione dell'azienda (poi venduta a Haier con un accordo di oltre 500 milioni di euro).
- Responsabile del Service Business Unit di Candy-Hoover, tra il 2012 e il 2015, ha portato la divisione dal passivo di 8.0M€ al pareggio.

COMPETENZE PROFESSIONALI CHIAVE

FORMAZIONE NEGLI USA CON ESPERIENZE PROFESSIONALI IN EUROPA, UK, MA ANCHE IN RUSSIA, CINA E INDIA

- Terminati gli studi negli USA e in Francia, ottenendo un Double-degree MBA presso l'Indiana University e INSEAD, si è poi unita a BCG presso l'ufficio di Chicago.
- Presso Candy, ha gestito con successo una grande organizzazione internazionale, con *operations* in Cina (magazzino e centro assistenza con oltre 150 persone), nel Regno Unito (oltre 350 persone) e in Europa (principalmente in Francia, Germania, Turchia, Spagna e Italia).
- Ha condotto *scouting* di aziende da acquisire in Cina, India e Brasile per identificare la società target per l'acquisizione da parte di Indesit (2006-2008).
- In Russia, ha avviato con successo il set-up e la start-up di una società di commercio operativa (con un fatturato superiore a 1 miliardo di euro).

LEADER IN INDUSTRIAL SETTING PER ORGANIZZAZIONI DISTRIBUITE IN DIVERSI PAESI

- Nel settore degli elettrodomestici, ha gestito direttamente oltre 600 dipendenti e 2.500 *Service Partners* con *operations* in oltre 20 Paesi. Ha coordinato due magazzini principali in Europa, uno in Cina, 5 hub di distribuzione e diversi punti di consegna.
- Nell'industria del lusso e dei mobili, ha gestito oltre 400 fornitori, un impianto di produzione con circa 40 dipendenti e una struttura centrale di circa 20 persone, contribuendo a riavviare la produzione, portandola a velocità normale (pari a *un running rate* 100 milioni di euro all'anno).
- Ha ridisegnato la rete di supply chain, inclusa la pianificazione e l'outsourcing, nuovi contratti di rete e nuove tariffe (+20% per prodotti on-design) rispetto ai prezzi di mercato per Estensioni di Garanzia a livello europeo.

fu 26/8/24

- Ha guidato il ridisegno e la conseguente implementazione della rete di distribuzione a livello europeo, dalla pianificazione sino alla selezione dei siti e relativa gestione operativa (sviluppando un contratto di Outsourcing), rivendendo il pricing dei ricambi e degli accessori (oltre 20% di aumento senza perdere volumi) e lanciando il programma di Estensioni di Garanzia in tutta Europa.
- Durante la propria permanenza in BCG ha gestito su scala mondiale decine di progetti, sia nella fase di proposta che di avvio.

ESPERIENZA FINANZIARIA IN M&A E DUE DILIGENCE

- Ha gestito e finalizzato, sia come consulente BCG, che successivamente come manager, decine Due Diligence sia in Italia che a livello globale (USA, Cina, India, Brasile, Russia e in Europa - Francia, Regno Unito, Germania e Spagna).
- In Indesit, ha gestito in modo efficace tutti i contratti con le banche d'affari, le società di consulenza strategica e i consulenti legali in Cina, Russia e Brasile, collaborando con i proprietari o la massima dirigenza delle aziende target.
- Ha orchestrato Due Diligence per start-up come parte del suo ruolo di *Managing Director* in Angels4Women.

CARRIERA PROFESSIONALE – FORMAZIONE E PUBBLICAZIONI

2023	DANIELI	Board Member, Risk & Sustainability Committee Member
2022	AMPLIFON	Board Member, Risk & Sustainability, Related-party Committee Member
2022	APIO - TRUSTY	Head of Advisory Board
2020	SIT	
2023		Board Member, Risk & Sustainability and Remuneration Committee
2020 - 2023		Board Member, Risk & Sustainability Committee Member
2019	Luiss Guido Carli and Luiss Business School - Adjunct Professor	
2023		<i>Global Supply Chain&International Operations @Bachelor - English</i>
2022		<i>Operations & Technology @Part-Time MBA ed EMBA (In Inglese ed italiano)</i>
2021		<i>Global Supply Chain @MIM - Master in International Management (Inglese)</i>
2019	ANGELS4WOMEN	
2024		<i>Board Member (come rappresentante dei Soci – eletta a larga maggioranza)</i>
2022		<i>Socia Onoraria (su richiesta del Consiglio Direttivo) e Ambassador</i>
2019-2022		<i>Prima Managing Director e Board Member (majority shareholder)</i>
2021- 2024	ESPRINET	Independent Board Member, Risk & Sustainability Committee Member
2020-2020	LUXURY LIVING	COO - Chief Operating Officer (ad-interim turnaround)
2018-	IMPACTHUB ITALIA	Senior advisor e shareholder
2015-2018	POSTE ITALIANE	
2016-2018		Direttore Marketing, Divisione vendite.
2015-2016		Program Management Office, Unità operativa pacchi, posta e logistica
2012-2015	CANDY HOOVER	
2013-2015		Executive Committee, Worldwide, Holding company.
2012- 2015		CEO e General Manager, Service Business Unit, Worldwide
2006-2011	INDESIT COMPANY - TOP 50 EXECUTIVE	
1999- 2006	BCG	C, PL and Global Head of Supply Chain Practice - Chicago, Milan & London
1998	MCKINSEY&CO	Summer Associate
1995-1997	BESTFOODS	Junior Controller


ESPERIENZE DI VOLONTARIATO

2018-current **The U.S.-Italy Fulbright Commission**, Commissioner

2018-current **Open Italy by ELIS**, Start-up Selection and Mentor

FORMAZIONE EXECUTIVE BOARD

- Corporate Development (CDC) - Advance, HARVARD BUSINESS SCHOOL, Boston (in presenza), Novembre 2023

 26/8/24


-
- Making Corporate Boards More Effective, HARVARD BUSINESS SCHOOL, Boston (in presenza), Luglio 2022
 - Compensation Committees, HARVARD BUSINESS SCHOOL, Boston (in presenza), Luglio 2022
 - Board Academy, Luiss Business School, Roma, 2021
 - The Effective Board, NED Community & Bocconi, online, 2020

BACKGROUND ACCADEMICO

- **MBA (Fulbright Scholar)** – double degree
 - Indiana University, Bloomington (IN), USA, 1999
 - INSEAD, Fontainebleau (France), 1999
- BS in Business Administration (110/110 cum laude), Università BOCCONI, 1995

PUBBLICAZIONI

- Impact Investing: a new paradigm for the practitioner. Ten years of experience-based research, Maggio 22, 2019, Iris Network, Tor Vergata, ISBN 978-88-909832-8-3
- Blockchain Application to the SMEs in the Food Industry: Trusty Case Study, Daniel Ruzza (Luiss University, Italy), Lorenza Morandini (Luiss Business School, Italy) e Alessandro Chelli (Apio Srl., Italy), Gennaio 2022. DOI: 10.4018/978-1-7998-8014-1.ch002

 26/8/24

CAMERE DI COMMERCIO D'ITALIA

Registro Imprese - Archivio Ufficiale delle Camere di Commercio Industria Artigianato e Agricoltura

SCHEDA PERSONA CON CARICHE ATTUALI

MORANDINI LORENZA

**ETTFV8**

Il QR Code consente di verificare la corrispondenza tra questo documento e quello archiviato al momento dell'estrazione. Per la verifica utilizzare l'App RI QR Code o visitare il sito ufficiale del Registro Imprese.

DATI ANAGRAFICI

Nata	a PAVIA(PV) il 31/12/1971
Codice fiscale	MRNLNZ71T71G388I
Domicilio	<i>All'interno del documento sono presenti più indirizzi della persona in corrispondenza di ciascuna impresa in cui ricopre cariche</i>

SOGGETTO IN CIFRE

N. imprese in cui è titolare di almeno una carica o qualifica	4
---	---

Registro Imprese
Archivio ufficiale della CCIAA
Documento n. T 57488828
estratto dal Registro Imprese in data 24/09/2024

MORANDINI LORENZA
Codice Fiscale MRNLNZ71T71G388I

Indice

1 Imprese in cui la persona è titolare di cariche o qualifiche 2

1 Imprese in cui la persona è titolare di cariche o qualifiche

Denominazione	Carica
AMPLIFON S.P.A. C.F. 04923960159	consigliera
SIT S.P.A. C.F. 04805520287	consigliera
MAGIA S.R.L. C.F. 00824150189	amministratrice unica
DANIELI & C. OFFICINE MECCANICHE S.P.A. IN FORMA ABBREVIATA ANCHE "DANIELI & C. S.P.A." C.F. 00167460302	consigliera

AMPLIFON S.P.A.
C.F. 04923960159

SOCIETA' PER AZIONI

Sede legale: MILANO (MI) VIA RIPAMONTI GIUSEPPE 131/133 CAP 20141
Posta elettronica certificata: SEGRETERIA.SOCIETARIA@PEC.AMPLIFON.COM
Numero REA: MI- 1064063

Attività

Data d'inizio dell'attività dell'impresa: 01/04/1982
Classificazione ATECORI 2007-2022
Attività: 47.74 - Commercio al dettaglio di articoli medicali e ortopedici

Informazioni della persona nell'impresa

Cariche

consigliera
Data atto di nomina 22/04/2022
Durata in carica: fino approvazione del bilancio al 31/12/2024

Domicilio

MILANO (MI) VIA GIUSEPPE RIPAMONTI 131/133 CAP 20141

SIT S.P.A.
C.F. 04805520287

SOCIETA' PER AZIONI

Sede legale: PADOVA (PD) VIALE DELL'INDUSTRIA 34 CAP 35129
Posta elettronica certificata: SIT_SPA@LEGALMAIL.IT
Numero REA: PD- 419813

Attività

Data d'inizio dell'attività dell'impresa: 01/04/2014
Classificazione ATECORI 2007-2022
Attività: 26.51.29 - Fabbricazione di altri apparecchi di misura e regolazione, strumenti da disegno, di contatori di elettricità, gas, acqua ed altri liquidi, di bilance analitiche di precisione (incluse parti staccate ed accessori)

Informazioni della persona nell'impresa

Registro Imprese
Archivio ufficiale della CCIAA
Documento n. T 574968628
estratto dal Registro Imprese in data 24/09/2024

MORANDINI LORENZA
Codice Fiscale MRNLNZ71T71G388I

Cariche**consigliera**

Data atto di nomina 03/05/2023

Durata in carica: fino approvazione del bilancio al 31/12/2025

Domicilio

ROMA (RM) VIA DI TOR MILLINA 25 CAP 00186

MAGIA S.R.L.**C.F. 00824150189****SOCIETA' A RESPONSABILITA' LIMITATA**

Sede legale: VOGHERA (PV) VIA GARIBALDI 25 CAP 27058

Posta elettronica certificata: SRLMAGIA@LEGALMAIL.IT

Numero REA: PV- 153285

Attività

Classificazione ATECORI 2007-2022

Attività: 68.1 - Compravendita di beni Immobili effettuata su beni propri

Informazioni della persona nell'impresa**Cariche****amministratrice unica**

Data atto di nomina 14/03/2024

Durata in carica: a tempo indeterminato

Domicilio

ROMA (RM) VIA DI TOR MILLINA 25/A PL1 CAP 00186

**DANIELI & C. OFFICINE
MECCANICHE S.P.A. IN
FORMA ABBREVIATA ANCHE
"DANIELI & C. S.P.A."****C.F. 00167460302****SOCIETA' PER AZIONI**

Sede legale: BUTTRIO (UD) VIA NAZIONALE 41 CAP 33042

Posta elettronica certificata: DANIELIOFFICINEMECCANICHESPA@LEGALMAIL.IT

Numero REA: UD- 84804

Attività

Data d'inizio dell'attività dell'impresa: 27/03/1962

Classificazione ATECORI 2007-2022

Attività: 28.91 - Fabbricazione di macchine per la metallurgia (incluse parti e accessori)

Informazioni della persona nell'impresa**Cariche****consigliera**

Data atto di nomina 27/10/2023

Durata in carica: fino approvazione del bilancio al 30/06/2024

Domicilio

BUTTRIO (UD) VIA NAZIONALE 41 CAP 33042

DICHIARAZIONE DI ACCETTAZIONE DELLA CANDIDATURA A
COMPONENTE DEL CONSIGLIO DI AMMINISTRAZIONE CON
ATTESTAZIONE DELLA SUSSISTENZA DEI REQUISITI DI LEGGE E DI
INDIPENDENZA

La sottoscritta Cecilia Metra, nata a Borgo Val di Taro (PR), il 28.11.1965, codice fiscale MTRCCL65S68B042B, residente in Bologna, via Castiglione n. 8

premessi che

- A) è stata designata dall'azionista di maggioranza Sind International s.r.l. ai fini dell'elezione del Consiglio di Amministrazione in occasione dell'assemblea ordinaria degli azionisti di DANIELI & C. Officine Meccaniche S.p.A. ("Società") che si terrà presso la sede sociale in Buttrio (UD), Via Nazionale n. 41, in unica convocazione, il giorno 25 ottobre 2024, alle ore 14.30, o nel diverso luogo, data e ora, in caso di rettifica e/o modifica e/o integrazione dell'avviso di convocazione da parte della Società ("Assemblea"),
- B) è a conoscenza di quanto prescritto dalla disciplina legislativa e regolamentare vigente e dallo Statuto della Società ("Statuto") per la presentazione della lista dei candidati funzionale alla suddetta elezione, ivi inclusa la disciplina sui rapporti di collegamento tra soci di riferimento e soci di minoranza, nonché delle indicazioni contenute, oltre che nell'avviso di convocazione, nella Relazione Illustrativa del Consiglio di Amministrazione della Società sugli argomenti posti all'O.d.G. dell'Assemblea, inclusa la documentazione ivi richiamata ("Relazione"), ex art. 125 *ter* D.lgs. n. 58 del 24 febbraio 1998 ("TUF"), come pubblicati sul sito internet della Società,

tutto ciò premesso,

la sottoscritta, sotto la propria ed esclusiva responsabilità, ai sensi di legge e di Statuto, nonché per gli effetti di cui all'art. 76 del D.P.R. 28 dicembre 2000, n. 445 per le ipotesi di falsità in atti e di dichiarazioni mendaci,

dichiara

- l'inesistenza di cause di ineleggibilità, decadenza ed incompatibilità a ricoprire la carica di Consigliere di Amministrazione della Società (anche ai sensi degli art. 2382 e 2387 cod. civ.);
- di essere in possesso di tutti i requisiti previsti e indicati dalla normativa, anche regolamentare, vigente, e dallo Statuto, ivi inclusi i requisiti di professionalità, onorabilità ex art. 147-*quinquies*, comma 1, del TUF (come individuati anche dal DM del 30 marzo 2000, n. 162);
- di essere in possesso di tutti i requisiti di indipendenza, come richiesti dalla vigente disciplina legislativa (artt. 147*ter*, IV comma, e 148, III comma, TUF) e regolamentare (art. 144 *quinquies* del Regolamento Emittenti approvato con delibera 11971/99), nonché richiesti e previsti dallo Statuto e dalla Relazione per la nomina alla suddetta carica e, più in generale, da ogni ulteriore disposizione in quanto applicabile;

- di non esercitare e/o ricoprire analoghe cariche negli organi gestionali, di sorveglianza e di controllo in imprese o gruppi di imprese concorrenti della Società;
- di rispettare il limite al cumulo degli incarichi come previsti ai sensi di legge e di Statuto e, più in generale, ai sensi della normativa vigente;
- di depositare il *curriculum vitae*, corredato dall'elenco degli incarichi di amministrazione e controllo ricoperti presso altre società e rilevanti ai sensi della disciplina legislativa e regolamentare vigente e dello Statuto, nonché copia di un documento di identità, autorizzando fin d'ora la loro pubblicazione;
- di impegnarsi a comunicare tempestivamente alla Società e, per essa, al Consiglio di Amministrazione ogni eventuale variazione delle informazioni rese con la dichiarazione e relativa alle proprie caratteristiche personali e professionali;
- di impegnarsi a produrre, su richiesta della Società, la documentazione idonea a confermare la veridicità dei dati dichiarati;
- di essere informata, ai sensi e per gli effetti del Regolamento Generale sulla Protezione dei dati personali - Regolamento (UE) 2016/679 e della normativa *pro tempore* vigente, che i dati personali raccolti saranno trattati dalla Società, anche con strumenti informatici, esclusivamente nell'ambito del procedimento per il quale la presente dichiarazione viene resa autorizzando la stessa a procedere con le pubblicazioni di legge per tale finalità;

dichiara infine

- di accettare irrevocabilmente la candidatura alla carica di amministratore della Società e l'eventuale nomina alla carica di amministratore della Società;
- di non essere candidato in alcuna altra lista presentata in relazione all'elezione dell'organo e/o degli organi sociali della Società che si terrà in occasione dell'Assemblea.

In fede,

Firma: _____



Luogo e Data:

Bologna, 23/09/2024

Si autorizza il trattamento dei dati personali ai sensi del Regolamento UE n. 679/2016 per ogni fine connesso alle attività correlate all'accettazione della medesima.

Curriculum Vitae della Prof.ssa Cecilia Metra

DEI - ARCES – ALMA AI – Università di Bologna
Viale Risorgimento 2
40136 Bologna (Italy)
Tel: + 39 051 2093013
Cell: + 39 320 4365413
Email: cecilia.metra@unibo.it

Istruzione

- Ottobre 1995 – Dottorato di ricerca in Ingegneria elettronica e informatica, Università di Bologna (Italia)
- Dicembre 1990 - Laurea in Ingegneria elettronica (summa cum laude), Università di Bologna (Italia)

Attività Professionali

- (Ottobre 2021 – 2024) Membro del Consiglio di Amministrazione, come **Consigliere Indipendente, di DANIELI & C. Officine Meccaniche S.p.A.**
- (27 Dicembre 2015 - presente) – Professore Ordinario confermato in Elettronica presso l'Università di Bologna
- (27 Dicembre 2012) – Professore Ordinario in Elettronica presso l'Università di Bologna
- (Ottobre 2010) – Abilitazione a Professore Ordinario in Elettronica
- (Marzo 2005 – 26 dicembre 2012) – Professore Associato in Elettronica presso il Dipartimento di Elettronica, Informatica e Sistemistica (DEIS) dell'Università di Bologna, Italia
- (2020-presente) – Affiliazione con l'Alma Mater Research Institute for Human-Centered Artificial Intelligence (Alma AI) dell'Univ. di Bologna
- (2005-presente) – Affiliazione con l'Advanced Research Centre on Electronic Systems for Information and Communication Technologies E. De Castro (ARCES) dell'Univ. di Bologna
- (2003) - Qualifica come Professore Associato in elettronica
- (Ottobre 2000 - Febbraio 2005) –Ricercatore in elettronica presso il Dipartimento di Elettronica, Informatica e Sistemistica (DEIS) dell'Università di Bologna, Italia
- (Agosto-Dicembre 2002) - Visiting Faculty Consultant per Intel Corporation (Santa Clara, CA)
- (Giugno 2000) – Qualifica come Ricercatore in elettronica

Specializzazione e interessi di ricerca

Collaudo e progettazione orientata al collaudo di circuiti/sistemi elettronici, circuiti/sistemi elettronici affidabili, safe, sicuri e resilienti ai guasti, circuiti/systemi per Intelligenza Artificiale (IA), tecniche di tolleranza ai guasti, codici a correzione degli errori, protocolli di comunicazione sicura, sistemi fotovoltaici e di energy harvesting, tecnologie emergenti.

Attività in Associazioni Professionali

- (2025-2026) – **IEEE Director, Division VIII**
- (2024) – **IEEE Director-Elect, Division VIII**
- (2022-2023) – **IEEE Director, Division V**
- (2021) – **IEEE Director-Elect, Division V** - eletto con 3331 votes (56%)
- (2020) – **Past-President della IEEE Computer Society**
- (2019) – **President della IEEE Computer Society**
- (2023-2024) – **Co-Chair dell'IEEE Metaverse Initiative dell' IEEE Future Directions**
- (2021-2024) – **Membro dell'IEEE Conferences Committee**
- (2020-2023) – **Membro dell'IEEE European Public Policy Committee**
- (2022) – **Director Coordinator dell'IEEE Diversity and Inclusion Committee**
- (2022-2023) – **Director Coordinator dell'IEEE Awards Board**
- (2023) **Director Coordinator dell'IEEE European Public Policy Committee**
- (2022-2023) – **Membro dell'IEEE Awards Board**
- (2023) – **Membro dell'IEEE AdHoc Committee su *Innovative Funding Models***
- (2023) – **Membro dell'IEEE AdHoc Committee su *Coordinating IEEE's Response to Multimedia-Based Digital Reality***
- (2022, 2023, 2024) – **Membro dell'IEEE Theodore W. Hissey Outstanding Young Professional Award Committee**
- (2022) – **Membro dell'IEEE Diversity and Inclusion Committee**
- (2022) – **Membro dell'IEEE Ad Hoc Committee on the Future of Engagement**

- (2021-2022) – **Chair** dell’**ICT Working Group** of the **IEEE European Public Policy Committee**
- (2020-2023) – **Membro** dell’**IEEE Smart Village Governing Board**
- (2021-2022) – **Membro** dell’**IEEE Young Professionals Committee**
- (2020-2022) – **Membro** dell’**IEEE Systems Council Advisory Committee**
- (2019-2022) – **Co-Chair** del Progetto **Reliable, Safe, Secure and Time Deterministic Intelligent Systems** dell’**IEEE Digital Reality Initiative**
- (2019-2022) – **Membro** dello **Steering Committee** dell’**IEEE Digital Reality Initiative**
- (2019-2022) – **Co-Founder e Vice-Chair** della **Special Technical Community (STC)** su **Reliable, Safe, Secure and Time Deterministic Intelligent Systems** dell’**IEEE Computer Society**
- (2018) – **President-Elect** dell’**IEEE Computer Society** - Eletto nell’Ottobre 2017 con 3587 voti (65%) da IEEE CS Membros
- (2017) – **Vice-President** del **Membro and Geographic Activities** dell’**IEEE Computer Society**
- (2016-2017) – **Membro** dell’**IEEE Computer Society Board of Governors** – Eletto con 4249 voti di IEEE CS Membros
- (2015-2017) – **Membro** dell’**IEEE Council on Electronic Design Automation (CEDA) Board of Governors**
- (2013-2015) – **Membro** dell’**IEEE Computer Society Board of Governors** – Eletto con 4315 voti di IEEE CS Membros
- (2018-2021) – **Membro** dell’**European Design Automation Association (EDAA) Main Board**
- (2014) – **Vice-President** per **Technical and Conference Activities** dell’**IEEE Computer Society**
- (2024-2022, 2020-2017, 2015-2014) – **Membro** dell’**Executive Committee** dell’**IEEE Computer Society**
- (2023-2021, 2020-2018, 2015) **Membro** del **Finance Committee** dell’**IEEE CS**
- (2015) – **Secretary** dell’**Executive Committee** dell’**IEEE Computer Society**
- (2015) – **Membro** dell’**Executive Committee** del **Technical and Conference Activities Board** dell’**IEEE Computer Society**
- (2020) – **Chair** dell’**IEEE Computer Society Nominations Committee**
- (2018) **Chair** del **Constitution and Bylaws Committee** dell’**IEEE CS**

- (2017) – **Chair** dell’IEEE Computer Society **Taylor L- Booth Award Committee**
- (2020) – **Membro** dell’IEEE TAB/PSPB **Products and Services Committee**
- (2020) – **Membro** dell’IEEE Computer Society **Task Force on Diversity & Inclusion**
- (2017-2015) – **Membro** dell’IEEE Computer Society **Fellows Evaluation Committee**
- (2018, 2016) – **Membro** dell’IEEE CS **Nominations Committee**
- (2012-2013) – **1st Vice-Chair** dell’IEEE Computer Society **Test Technology Technical Council (TTTC)**
- (2013-2012) – **Chair** del **Test Technology Educational Program** dell’IEEE Computer Society **Test Technology Technical Council (TTTC)**
- (2013) – **Membro** dell’**Ad-Hoc Conferences Committee** dell’IEEE Computer Society
- (2020-2019, 2013) – **Membro** del **Constitution and Bylaws Committee** dell’IEEE Computer Society
- (July 2012-2020) – **Membro** dell’IEEE Computer Society **Manuscript Operations Committee**
- (April 2011-2012) – **Membro** dell’IEEE Computer Society **Press Operations Committee**
- (2008-2013) – **Chair** dell’IEEE Computer Society **Test Technology Technical Council (TTTC) Communications Group**
- (2004-2007) – **Vice Co-Chair** dell’IEEE Computer Society **Test Technology Technical Council (TTTC) Communications Group**
- (2004-2011) – **Publicity Chair** del **Test Technology Educational Program** dell’IEEE Computer Society **Test Technology Technical Council (TTTC)**
- **Membro** del **1999, 2001, 2005, 2006, 2007 Technical Meeting Review Committee** dell’IEEE Computer Society **Test Technology Technical Council (TTTC)**

Attività Editoriale

- (2018, 2020) **Editor in Chief** dell’IEEE *“Transactions on Emerging Topics in Computing”*
- (2013-2016) **Editor in Chief** dell’IEEE *“Computing Now”*
- (2015-2021) **Membro** dell’**Editorial Board** dell’ *“IEEE Design & Test”*

- (2015-2021) **Associate Editor** della rivista “*Design Automation for Embedded Systems*”, Springer
- (2014-2019) **Associate Editor** dell’*IEEE “Transactions on Computers”*
- (2015-2023) **Membro dell’Editorial Advisory Board** dell’*IEEE “The Institute”*
- (2007-2012) **Associate Editor in Chief** dell’*IEEE “Transactions on Computers”*
- (2004-2006) **Membro dell’Editorial Board** dell’*IEEE “Transactions on Computers”*
- (2004-presente) **Membro dell’Editorial Board** del “*Journal of Electronic Testing: Theory and Applications (JETTA)*”
- (2013-2014) **Membro dell’Editorial Board** dell’“*ACM Transactions on Design Automation of Electronic Systems (TODAES)*”
- (2000 – 2009) **Membro dell’Editorial Board** del “*Microelectronics Journal*”, Elsevier Science
- (2007-presente) **Membro dell’Editorial Board** dell’“*International Journal of Highly Reliable Electronic System Design*”, International Sciences Press
- **Guest Editor/Co-Editor** del:
 - **Monthly Theme** su “*Data Storage Reliability in the IoT Era*”, di “**Computing Now**”, Agosto 2017
 - **Special Issue** su “*High Dependability Systems*” dell’“**IEEE Transactions on Emerging Topics in Computing**”, 2017 (assieme a M. Sonza Reorda, Politecnico di Torino, Italia)
 - **Special Issue** su “*Emerging Trends and Design Paradigms for Memory Systems and Storage*” dell’“**IEEE Transactions on Emerging Topics in Computing**”, 2017 (assieme a R. Aitken, ARM, USA)
 - **Monthly Theme** su “*When Radiation Hits Electronic Circuits*”, di “**Computing Now**”, Luglio 2016
 - **Monthly Theme** su “*Are Our Electronic Circuits Getting Older?*” di “**Computing Now**”, Settembre 2015
 - **Special Section** su “*Concurrent On-Line Testing and Error/Fault Resilience of Digital Systems*” dell’ “**IEEE Transactions on Computers**”, Third Section of 2010 (assieme a R. Galivanche (Intel Corporation (USA)))
 - **Monthly Theme** su “*Microprocessor Test and Reliability Challenges*” di “**Computing Now**”, Dicembre 2013

- **Special Issue** su “*Innovations in Testing*” del “**The Journal of Electronic Testing: Theory and Applications (JETTA)**”, 2012
- **Special Issue** su “*Testing*” del “**The Journal of Electronic Testing: Theory and Applications (JETTA)**”, 2011
- **Special Issue** dell’ “*IEEE European Test Symposium 2009*” del “**The Journal of Electronic Testing: Theory and Applications (JETTA)**”, 2010
- **Special Issue** dell’ “*IEEE European Test Symposium 2008*” del “**The Journal of Electronic Testing: Theory and Applications (JETTA)**”, 2009
- **Special Section** su “*Computer-Aided Design for Emerging Technologies*” dell’ “**IEEE Design & Test**”, July-August 2007 (assieme a F. Lombardi, Northeastern Univ, Boston (USA))
- **Special Issue** su “*Design and Test of Systems-On-a-Chip (SOC)*” dell’ “**IEEE Transactions on Computers**”, Maggio 2006 (assieme a JC Lo (University of Rhode Island, Rhode Island (USA) e F. Lombardi, Northeastern University, Boston (USA))
- **Special Issue** su “*On-Line Testing and Fault Tolerance*” del “**The Journal of Electronic Testing: Theory and Applications (JETTA)**”, 2005 (assieme a R. Leveugle, Imag, Grenoble (France))
- **Special Issue** su “*Testing at MultiGbit/s Rates*” dell’ “**IEEE Design & Test**”, July-August, 2004 (assieme a A. Ivanov (British Columbia University, Vancouver (CA)) e F. Lombardi, Northeastern University, Boston (USA))
- **Special Issue** su “*On-Line Testing*” del “**The Journal of Electronic Testing: Theory and Applications (JETTA)**”, 2004 (assieme a M. Sonza Reorda, Politecnico di Torino, Italy)
- **Special Issue** dell’ “*8th IEEE International On-Line Testing Workshop*” del “**The Journal of Electronic Testing: Theory and Applications (JETTA)**”, 2003 (assieme a M. Sonza Reorda, Politecnico di Torino, Italy)
- **Special Issue** del “*7th IEEE International On-Line Testing Workshop*” del “**The Journal of Electronic Testing: Theory and Applications (JETTA)**”, Vol. 18, n. 3, June 2002 (assieme a D. Nikolos (Univ. of Patras, Greece), J. P. Hayes (Univ. of Michigan, USA) e M. Nicolaidis (iRoC Techn., France))
- **Special Issue** su “*Defect-Oriented Diagnosis for Very Deep Submicron Systems*” dell’ “**IEEE Design & Test**”, January-February, 2001 (assieme a F. Lombardi, Northeastern University, Boston, USA)

Premi

- **IEEE Fellow** (“for contributions to the on-line testing and fault-tolerant design of digital circuits and systems”), da Gennaio 2014
- **IEEE Honor Society IEEE-HKN member**, 2017
- **IEEE Computer Society Golden Core Member**, 2007
- **IEEE Spirit of the Computer Society Award**, 2020
- **IEEE Computer Society Certificate of Appreciation**, 2020
- **IEEE Computer Society Certificate of Appreciation**, 2018
- **IEEE Computer Society Certificate of Appreciation**, 2016 (Dicembre)
- **IEEE Computer Society Certificate of Appreciation**, 2016 (Novembre)
- **IEEE Computer Society Certificate of Appreciation**, 2015
- **IEEE Computer Society Meritorious Service Award**, 2010
- **IEEE Senior Member**, 2010
- **IEEE Computer Society Meritorious Service Award**, 2006
- **IEEE Computer Society Certificate of Appreciation**, 2004
- **IEEE Computer Society Certificate of Appreciation**, 2000
- **Best Paper Award** del 24th **IEEE Defect and Fault Tolerance Symposium in VLSI Systems 2009** (Chicago, Illinois, 7-9 Ottobre 2009), 2009, per l’articolo dal titolo: “Novel High Speed Robust Latch”, M. Omana, D. Rossi, C. Metra

Brevetti

- **Co-inventor** di “*A Digital, Parallel, Clock Synchronizer*” (provisional US Patent OTT Ref #2505-3193).
- **Co-inventor** (assieme a Kleihorst Richard, Nieuwland Andre, Van Dijk Victor, **Philips Research, Eindhoven, The Netherlands**) di “*Data Communication Using Fault Tolerant Error Correcting Codes and Having Reduced Ground Bounce*” (International Publication Number WO 2005/088465 A1, International Publication Date 22 September 2005).

Attività in Conferenze

- ❑ **General Chair** del *The IEEE International Symposium on Emerging Metaverse*, Seattle Area, October 21, 2024
- ❑ **General Co-Chair** del *The IEEE Computers, Software, and Applications Conference - COMPSAC 2021: Intelligent and Resilient Computing for a Collaborative World*, Online, July 12-16, 2021
- ❑ **General Co-Chair** del *2020 IEEE Technical Meeting on Reliable, Safe, Secure, and Time-Deterministic Intelligent Systems*, Online, September 30 – October 1, 2020
- ❑ **General Co-Chair** del *1st IEEE Computer Society Global Chapter Summit*, Bologna (Italy), December 7, 2019
- ❑ **General Co-Chair** del *2019 IEEE Technical Meeting on Reliable, Safe, Secure, and Time-Deterministic Intelligent Systems*, Bologna (Italy), December 6, 2019
- ❑ **General Chair** dell'*IEEE VLSI Test Symposium (VTS)*, Maui (Hawaii), April 23-25, 2012
- ❑ **General Chair** dell'*IEEE VLSI Test Symposium (VTS)*, Dana Point (California), May 2-5, 2011
- ❑ **Vice-General Co-Chair** dell'*IEEE VLSI Test Symposium (VTS)*, Santa Cruz (California), April 18-21, 2010
- ❑ **Program Chair** dell'*IEEE VLSI Test Symposium (VTS)*, Santa Cruz (California), May 3-7, 2009
- ❑ **Program Co-Chair** del *1st IEEE International Workshop on Design and Test of Nano Devices, Circuits and Systems (NDCS)*, Boston (MA), September 29-30, 2008
- ❑ **Program Co-Chair** dell'*IEEE VLSI Test Symposium (VTS)*, San Diego (California), 2008
- ❑ **Vice-Program Chair** del *14th IEEE International On-Line Testing Symposium (IOLTS)*, July 7-9, 2008, Rhodes (Greece)
- ❑ **Vice-General Chair** del *13th IEEE International On-Line Testing Symposium (IOLTS)*, July 9-11, Crete (Greece), 2007
- ❑ **General Co-Chair** del *12th IEEE International On-Line Testing Symposium (IOLTS)*, July 10-12, Lake of Como (Italy), 2006
- ❑ **General Co-Chair** del *The 20th IEEE International Symposium on Defect and Fault Tolerance in VLSI Systems (DFTS)*, Monterey (California, USA), October 3-5, 2005
- ❑ **Program Co-Chair** dell'*11th IEEE International On-Line Testing Symposium (IOLTS)*, July 6-8, Cote Azur (France), 2005

- ❑ **Program Co-Chair** del *10th IEEE International On-Line Testing Symposium (IOLTS)*, July 12-14, Madeira (Portugal), 2004
- ❑ **Program Co-Chair** del *9th IEEE International On-Line Testing Symposium (IOLTS)*, July 7-9, Kos (Greece), 2003
- ❑ **Program Co-Chair** dell'*8th IEEE International On-Line Testing Workshop*, July 8-10, Isle of Bendor (France), 2002
- ❑ **General Co-Chair** del *7th IEEE International On-Line Testing Workshop*, July 9-11, Giardini Naxos-Taormina (Italy), 2001
- ❑ **General Co-Chair** del *The IEEE International Symposium on Defect and Fault Tolerance in VLSI Systems (DFTS)*, November 1-3, 1999, Albuquerque (New Mexico)
- ❑ **Program Co-Chair** del *The IEEE International Symposium on Defect and Fault Tolerance in VLSI Systems (DFTS)*, November 2-4, 1998, Austin (Texas)
- ❑ **Past Chair** dell'*IEEE VLSI Test Symposium (VTS)*, Berkeley (California), April 29 – May 2, 2013
- **Vice-Program Chair** del *6th IEEE International On-Line Testing Workshop*, July 3-5, 2000, Maiorca (Spain)
- **Vice-Program Co-Chair** del *5th IEEE International On-Line Testing Workshop*, July 5-7, 1999, Rhodes (Greece)
- **Vice-Program Co-Chair** del *4th IEEE International On-Line Testing Workshop*, July 6-8, 1998, Capri (Italy)
- **Membro of the Steering Committee** dell'*IEEE International Symposium on On-Line Testing and Robust System Design* (2017-presente)
- **Membro of the Steering Committee** dell'*IEEE World Forum on Internet of Things* (2015-2016)
- **Membro of the Steering Committee** del *The IEEE International Symposium on Defect and Fault Tolerance in VLSI Systems* (2001-presente)
- **Membro of the Steering Committee** dell'*ACM Computing Frontiers Conference* (2003-2012)
- **Track Chair** per *Test del Design, Automation and Test in Europe Conference (DATE)*, 2016, Dresden (Germany), March 14-18, 2016

- **Track Chair** for the *PhD Forum del Design, Automation and Test in Europe Conference (DATE)*, **2018**, Dresden (Germany), 2018
- **Track Chair** for the *PhD Forum del Design, Automation and Test in Europe Conference (DATE)*, **2017**, Lausanne (Switzerland), 2017
- **Track Chair** for *Test del Design, Automation and Test in Europe Conference (DATE)*, **2015**, Grenoble (France), March 9-13, 2015
- **Track Chair** for *Test and Reliability del Design, Automation and Test in Europe Conference (DATE)*, **2014**, Dresden (Germany), March 24-28, 2014
- **Topic Coordinator** for "*Product Test*" del:
 - *IEEE International Test Conference (ITC) 2013*, Anaheim (California), September 10-12, 2013
 - *IEEE International Test Conference (ITC) 2012*, Anaheim (California), November 4-9, 2012
 - *IEEE International Test Conference (ITC) 2011*, Anaheim (California), September 18-23, 2011
- **Topic Coordinator** per "*On-Line Test*" del:
 - *IEEE International Test Conference (ITC) 2010*, Austin (Texas), October 31- November 5, 2010
 - *IEEE International Test Conference (ITC) 2009*, Austin (Texas), November 3-5, 2009
 - *IEEE International Test Conference (ITC) 2008*, Santa Clara (California), October 28-30, 2008
 - *IEEE International Test Conference (ITC) 2007*, Santa Clara (California), October 23-25, 2007
- **Topic Coordinator** per "*On-Line Test*", for "*Fault Models*" e per "*Design For Availability*" del:
 - *IEEE International Test Conference (ITC) 2006*, Santa Clara (California), October 22-27, 2006
 - *IEEE International Test Conference (ITC) 2005*, Austin (Texas), 6-10 November, 2005
 - *IEEE International Test Conference (ITC) 2004*, Charlotte (NC), 26-28 October, 2004

- **Topic Coordinator** per "*On-Line Test*" e per "*Fault Models*" del:
 - *International Test Conference (ITC) 2003*, Charlotte (NC), 30 September - 2 October, 2003
 - *International Test Conference (ITC) 2002*, Baltimore (MD), October 8-10, 2002
 - *International Test Conference (ITC) 2001*, Baltimore (MD), 30 October - 1 November, 2001
 - *International Test Conference (ITC) 2000*, Atlantic City (NJ), 3-5 October, 2000

- **Program Committee Chair** del *The First International Conference on Advances in System Testing and Validation Lifecycle (VALID) 2009*, Porto (Portugal), September 20-25, 2009

- **Topic Chair/Co-Chair** per:
 - "*On-line test, fault tolerance, reliability, dependability and functional safety*" del
 - ✓ *European Test Symposium (ETS)*, Cyprus (Greece), May 22-25, 2017
 - "*On-line Testing and Reliability*" del
 - ✓ *European Test Symposium (ETS)*, Avignon (France), 27-31 May, 2013
 - ✓ *European Test Symposium (ETS)*, Annecy (France), May 28-June 1, 2012
 - "*On-line Testing and Fault Tolerance*" del
 - ✓ *Design, Automation and Test in Europe (DATE) Conference*, Grenoble (France), March 18-22, 2013
 - ✓ *Design, Automation and Test in Europe (DATE) Conference*, Dresden (Germany), March 12-16, 2012
 - "*Testing*" del
 - ✓ *ACM/IEEE Great Lakes Symposium on VLSI (GLS-VLSI)*, Providence (Massachusetts), May, 2010
 - ✓ *ACM/IEEE Great Lakes Symposium on VLSI (GLS-VLSI)*, Boston (Massachusetts), May 10-12, 2009
 - ✓ *ACM/IEEE Great Lakes Symposium on VLSI (GLS-VLSI)*, Orlando (Florida), May 4-6, 2008

- *"On-line Testing, Fault Tolerance and Reliability"* del
 - ✓ *Design, Automation and Test in Europe (DATE) Conference*, Grenoble (France), March 14-18, 2011
 - ✓ *Design, Automation and Test in Europe (DATE) Conference*, Nice (France), April 16-20, 2007
 - ✓ *Design, Automation and Test in Europe (DATE) Conference*, Munich (Germany), March 6-10, 2006
 - ✓ *Design, Automation and Test in Europe (DATE) Conference*, Munich (Germany), March 7-11, 2005
- *"Field-Oriented Test and On-line Testing"* del *Design, Automation and Test in Europe (DATE) Conference*, Paris (France), February 16-20, 2004
- *"On-line Testing and Fault Tolerance"* del
 - ✓ *European Test Symposium (ETS)*, Freiburg (Germany), May 20-24, 2007
 - ✓ *"European Test Symposium (ETS)"*, Southampton (England), May 21-25, 2006
- **European Liaison** del:
 - *8th IEEE International Workshop on Silicon Debug and Diagnosis (SDD)*, Anaheim, California, 8-9 November, 2012
- **Publication Chair** del:
 - *IEEE European Test Symposium (ETS)*, Trondheim (Norway), May 23-27, 2011
 - *IEEE European Test Symposium (ETS)*, Prague (Czech Republic), May 25-28, 2010
 - *European Test Symposium (ETS)*, Seville (Spain), May 24-28, 2009
 - *European Test Symposium (ETS)*, Lake Maggiore (Italy), May 25-29, 2008
- **Publicity Co-Chair** dell' *IEEE VLSI Test Symposium*, Palm Springs (CA), May 1-5, 2005
- **Special Sessions Co-Chair** del:

- *IEEE VLSI Test Symposium*, Berkeley (CA), May 6 – 10, 2007
- *IEEE VLSI Test Symposium*, Berkeley (CA), April 30 – May 4, 2006
- **Special Sessions Chair** del:
 - *1st IEEE RAS in Data Centers Summit*, Santa Clara (California), June 11-12, 2024
- **Membro del Technical Program Committee** delle seguenti Conferenze Internazionali:
 - *IEEE Top Picks in VLSI Test and Reliability Workshop*, San Diego (California), November 7-8, 2024
 - *IEEE Latin-American Test Symposium (LATS)*, Montevideo (Uruguay), September 5-8, 2022
 - *IEEE International Symposium on Defect and Fault Tolerance in VLSI and Nanotechnology Systems (DFT)*, Online, October 6-8, 2021
 - *IEEE Latin-American Test Symposium (LATS)*, Punta del Este (Uruguay), October 27-29, 2021
 - *IEEE International Symposium on Defect and Fault Tolerance in VLSI and Nanotechnology Systems (DFT)*, Frascati (Italy), October 19-21, 2020
 - *23rd IEEE International Symposium on Design and Diagnostics of Electronic Circuits and Systems (DDECS'19)*, Novi Sad (Serbia), April 22-24, 2020
 - *IEEE Latin-American Test Symposium (LATS)*, Jatiúca (Brazil), 30th March - 2nd April 2020
 - *22nd IEEE International Symposium on Design and Diagnostics of Electronic Circuits and Systems (DDECS'19)*, Cluj-Napoca (Romania), April 24-26, 2019
 - *The 27th Asian Test Symposium (ATS18)*, Hefei (China), October 15-18, 2018
 - *IEEE Latin-American Test Symposium (LATS)*, São Paulo (Brazil), March 13 – 15, 2018
 - *21st IEEE International Symposium on Design and Diagnostics of Electronic Circuits and Systems (DDECS'18)*, Budapest (Hungary), April 25-27, 2018
 - *IEEE International Symposium on On-Line Testing and Robust System Design 2018 (IOLTS 2018)*, Platja d'Aro, (Spain), July 2-4, 2018
 - *IEEE European Test Symposium (ETS)*, Bremen (Germany), May 28-June 1, 2018
 - *The 26th Asian Test Symposium (ATS17)*, Taipei (Taiwan), November 27-30, 2017
 - *IEEE International Symposium on On-Line Testing and Robust System Design 2017 (IOLTS 2017)*, Thessaloniki (Greece), July 3-5, 2017

- *IEEE Latin-American Test Symposium (LATS)*, Bogota (Colombia), March 13 – 15, 2017
- *IEEE International Symposium on Defect and Fault Tolerance in VLSI and Nanotechnology Systems (DFT)*, Cambridge (UK), October 30 – November 1, 2017
- *IEEE European Test Symposium (ETS)*, Cyprus (Greece), May 22-25, 2017
- *The 25th Asian Test Symposium (ATS16)*, Hiroshima (Japan), November 21-24, 2016
- *IEEE International Symposium on On-Line Testing and Robust System Design 2016 (IOLTS 2016)*, Sant Feliu de Guixols (Spain), July 4-6, 2016
- *IEEE International Symposium on Defect and Fault Tolerance in VLSI and Nanotechnology Systems (DFT)*, Storrs (Connecticut, USA), September 19-20, 2016
- *IEEE Latin-American Test Symposium (LATS)*, Foz do Iguacu (Brasil), 6-8 Aprile, 2016
- *European Test Symposium (ETS)*, Amsterdam (The Netherlands), 23-27 May, 2016
- *IEEE 2nd World Forum on Internet of Things*, December 14-16, 2015, Milan (Italy)
- *The IEEE International Symposium on Defect and Fault Tolerance in VLSI and Nanotechnology Systems*, Amherst (Massachusetts), October 12-14, 2015
- *21st IEEE International On-Line Testing Symposium*, July 6-8, 2015, Halkidiki (Greece)
- *European Test Symposium (ETS)*, Cluj-Napoca (Romania), 25-29 May, 2015
- *20th IEEE International On-Line Testing Symposium*, Platja d'Aro (Spain), July 7-9, 2014
- *The IEEE International Symposium on Defect and Fault Tolerance in VLSI and Nanotechnology Systems*, Amsterdam, (The Netherlands), October 1-3, 2014
- *The 23rd Asian Test Symposium (ATS11)*, Hangzhou, Zhejiang (China), November 16-19, 2014
- *European Test Symposium (ETS)*, Paderborn (Germany), 26-30 May, 2014
- *The 22nd Asian Test Symposium (ATS11)*, Yilan (Taiwan), Nov. 18-21, 2013
- *The IEEE International Symposium on Defect and Fault Tolerance in VLSI and Nanotechnology Systems*, New York (USA), October 2-4, 2013
- *19th IEEE International On-Line Testing Symposium*, Chania (Greece), July 8-10, 2013
- *The 21st Asian Test Symposium (ATS11)*, Niigata (Japan), Nov. 19-22, 2012
- *18th IEEE International On-Line Testing Symposium*, Sitges (Spain), June 27-29, 2012

- *The IEEE International Symposium on Defect and Fault Tolerance in VLSI and Nanotechnology Systems*, Austin (Texas), October, 2012
- *17th IEEE International On-Line Testing Symposium*, Athens (Greece), July 13-15, 2011
- *The 20th Asian Test Symposium (ATS11)*, New Delhi (India), November 21-23, 2011
- *The 21th International Conference on Field Programmable Logic and Applications*, Chania (Greece), September 5 - 7, 2011
- *The IEEE International Symposium on Defect and Fault Tolerance in VLSI and Nanotechnology Systems*, Vancouver (Canada), October 3-5, 2011
- *1st Workshop on System Validation and Computer Architecture*, San José (California), June 4, 2011
- *The IEEE International Symposium on Defect and Fault Tolerance in VLSI Systems*, Kyoto (Japan), October 6-8, 2010
- *The Second International Conference on Advances in System Testing and Validation Lifecycle (VALID) 2010*, Nice (France), 22-27 August, 2010
- *4th Workshop on Dependable and Secure Nanocomputing*, Chicago (IL, USA), June 28, 2010
- *The 16th IEEE International On-Line Testing Symposium 2010 (IOLTS 2010)*, Corfù (Greece), July 5-7, 2010
- *IEEE European Test Symposium (ETS)*, Prague (Czech Republic), May 25-28, 2010
- *The 20th International Conference on Field Programmable Logic and Applications (FPL)*, Milan (Italy), August 31 – September 2, 2010
- *IEEE International Workshop on Reliability Aware System Design and Test (RASDAT'10)*, Bangalore (India), January 7-8, 2010
- *6th IEEE International Workshop on Silicon Debug and Diagnosis (SDD10)*, Dresden (Germany), March 12, 2010
- *Design, Automation and Test in Europe (DATE) Conference*, Dresden (Germany), March 8-12, 2010
- *The IEEE International Symposium on Defect and Fault Tolerance in VLSI Systems*, Chicago (IL, USA), October 7-9, 2009
- *IEEE International Workshop on Memory Technology, Design, and Testing (MTDT)*, Hsinchu (Taiwan), 31 August – 2 September, 2009

- *15th Annual IEEE International Mixed-Signals, Sensors, and Systems Test Workshop (IMS3TW)*, Scottsdale (Arizona), June 10-12, 2009
- *European Test Symposium (ETS)*, Seville (Spain), May 24-28, 2009
- *15th IEEE International On-Line Testing Symposium*, Sesimbra-Lisbon (Portugal), June 24-27, 2009
- *Design, Automation and Test in Europe (DATE) Conference*, Nice (France), April 20-24, 2009
- *The IEEE International Symposium on Defect and Fault Tolerance in VLSI Systems*, Cambridge-Boston (USA), October 1-3, 2008
- *14th Annual IEEE International Mixed-Signals, Sensors, and Systems Test Workshop (IMS3TW)*, Vancouver (Canada), June 18-20, 2008
- *5th IEEE International Workshop on Silicon Debug and Diagnosis (SDD07)*, San Diego (California), April 30 – May 1, 2008
- *Design, Automation and Test in Europe (DATE) Conference*, Munich (Germany), March 10-14, 2008
- *European Test Symposium (ETS)*, Lake Maggiore (Italy), May 25-29, 2008
- *The IEEE International Symposium on Defect and Fault Tolerance in VLSI Systems*, Rome (Italy), September 26-28, 2007
- *“IEEE/ACM International Symposium on Nano Scale Architectures (Nanoarch’07)”*, San José (California), October 21-22, 2007
- *IEEE VLSI Test Symposium*, Berkeley (California), May 6—10, 2007
- *2nd IEEE International Workshop on Design for Manufacturability and Yield (DFM&Y 2007)*, Santa Clara (CA), October 25-26, 2007
- *4th IEEE International Workshop on Silicon Debug and Diagnosis (SDD07)*, Freiburg (Germany), May 23 – 24, 2007
- *1st IEEE International Workshop on Design for Manufacturability & Yield (DFM&Y 2006)*, Santa Clara (California), October 26 – 27, 2006
- *43rd Design Automation Conference*, San Francisco (California), July 24 – 28, 2006
- *IEEE VLSI Test Symposium*, Berkeley (California), April 30 – May 4, 2006
- *The IEEE International Symposium on Defect and Fault Tolerance in VLSI Systems*, Washington DC (USA), October 4-6, 2006

- *4th IEEE International Workshop on Infrastructure IP (I-IP)*, Berkeley, California, USA, May 4-5, 2006
- *3rd IEEE International Workshop on Silicon Debug and Diagnosis (SDD06)*, Santa Clara (California), October 27 – 28, 2006
- *IEEE International Workshop on Memory Technology, Design, and Testing (MTDT)*, Tapei (Taiwan), August 3 – 5, 2005
- *2nd IEEE International Workshop on Silicon Debug and Diagnosis (SDD05)*, Austin (Texas), November 10 – 11, 2005
- *IEEE VLSI Test Symposium*, Palm Springs (California), May 1 – 4, 2005
- *IEEE European Test Symposium*, Talin (Estonia), May 22 – 25, 2005
- *The 19th IEEE International Symposium on Defect and Fault Tolerance in VLSI Systems*, Cannes (France), 10 – 13 October, 2004
- *IEEE International Workshop on Memory Technology, Design, and Testing (MTDT)*, San José (CA), August 9 – 10, 2004
- *IEEE European Test Symposium*, Ajaccio, Corsica (France), May 23 – 26, 2004
- *3rd IEEE International Workshop on Infrastructure IP (I-IP)*, Palm Springs, California, USA, May 4-5, 2005
- *2nd IEEE International Workshop on Infrastructure IP (I-IP)*, Charlotte, North Carolina, USA, October 28-29, 2004
- *1st IEEE International Workshop on Silicon Debug and Diagnosis (SDD04)*, Ajaccio, Corsica (France), May 26 – 27, 2004
- *IEEE VLSI Test Symposium*, Napa (California), April 26 – 29, 2004
- *ACM Computing Frontiers Conference*, Ischia (Italy), April 14-16, 2004
- *IEEE VLSI Test Symposium*, Napa (California), April 27 - May 1, 2003
- *IEEE European Test Workshop*, Maastricht (The Netherlands), May 25 - 28, 2003
- *Design, Automation and Test in Europe (DATE) Conference*, Munich (Germany), March 3-7, 2003
- *The IEEE International Symposium on Defect and Fault Tolerance in VLSI Systems*, Boston (MA), November, 2003

- *1st IEEE International Workshop on Infrastructure IP (I-IP)*, Charlotte, North Carolina, USA, October 2-3, 2003
- *The IEEE International Symposium on Defect and Fault Tolerance in VLSI Systems*, Vancouver (British Columbia), November 6-8, 2002
- *Design, Automation and Test in Europe (DATE) Conference*, Paris (France), March 4-8, 2002
- *IEEE International Workshop on Yield Optimization & Test*, Baltimore (MD, USA), November 1-2, 2001
- *Design, Automation and Test in Europe (DATE) Conference*, Munich (Germany), March 13-16, 2001
- *The IEEE International Symposium on Defect and Fault Tolerance in VLSI Systems*, San Francisco (CA), October 24-26, 2001
- *IEEE International Workshop on Yield Optimization & Test*, Atlantic City (NJ), October 5-6, 2000
- *The IEEE International Symposium on Defect and Fault Tolerance in VLSI Systems*, Mt. Fuji (Japan), October 25-27, 2000
- *Design, Automation and Test in Europe (DATE) Conference*, Paris (France), March 27-30, 2000
- *3rd IEEE International On-Line Testing Workshop*, Crete (Greece), July 7-9, 1997
- *The IEEE International Symposium on Defect and Fault Tolerance in VLSI Systems*, Paris (France), October 20-22, 1997
- *2nd IEEE International On-Line Testing Workshop*, Saint-Jean de-Luz, Biarritz (France), July 8-10, 1996
- *The IEEE International Symposium on Defect and Fault Tolerance in VLSI Systems*, Boston, Massachusetts (USA), November 6-8, 1996
- *The IEEE International Workshop on Defect and Fault Tolerance in VLSI Systems*, Lafayette (Louisiana), November 13-15, 1995

- **Co-organizzatrice dei seguenti panel:**

- *“Challenges for the Metaverse Hardware”*, del *The 28th IEEE European Test Symposium*, May 22-26, 2023, Venice (Italy)
- *“Industrial Challenges for Reliable, Safe, Secure and Time Deterministic Intelligent Systems”*, del *The 28th IEEE International Symposium on On-Line Testing and Robust Design*, September 12-14, 2022, Torino (Italy)

- *“Technological and Regulatory Challenges for AI in Europe”, dell’IEEE World Congress on Computational Intelligence - Industry Day, July 20, 2022, Padova (Italy)*
 - *“Technological Challenges for a Smarter World”, del 1st IEEE Computer Society Global Chapter Summit, December 7, 2020, Bologna (Italy)*
 - *“Challenges for Reliable, Safe, Secure and Time Deterministic Intelligent Systems”, del 2019 IEEE Technical Meeting on Reliable, Safe, Secure, and Time-Deterministic Intelligent Systems, December 6, 2020, Bologna (Italy)*
 - *“Reliability Issues for Very Deep Submicron ICs”, dell’8th IEEE International On-Line Testing Workshop, July 8-10, 2002, Isle of Bendor (France). Il panel è stato co-organizzato anche con la rivista internazionale IEEE Design & Test*
 - *“Fault-Tolerance: needs and perspectives”, dell’IEEE International Symposium on Defect and Fault Tolerance in VLSI Systems, November 2-4, 1998, Austin (Texas). Il panel è stato co-organizzato anche con la rivista internazionale IEEE Design & Test*
 - *“Yield, Testing and Reliability Issues for Very Deep Submicron Chips”, dell’IEEE International On-Line Testing Workshop, July 9-11, 2001, Giardini Naxos-Taormina (Italy). Il panel è stato co-organizzato anche con la rivista internazionale IEEE Design & Test*
- **Organizzatrice delle seguenti Special Sessions:**
 - *“Fault Tolerance Techniques for Memory Reliability Improvement” dell’IEEE International Workshop on Memory Technology, Design, and Testing (MTDT), San Josè (CA), August 9 – 10, 2004*
 - *“Robust Design Techniques for Soft Errors” dell’IEEE International On-Line Testing Symposium, Saint Raphael (France), July 6 – 8, 2005*
 - *“Memory Reliability Challenges” dell’IEEE International On-Line Testing Symposium, Lake of Como (Italy), July 10 – 12, 2006*
 - *“Test and Reliability Challenges for Innovative Systems” dell’IEEE International On-Line Testing Symposium, Saint Raphael (France), July 6 – 8, 2006*
 - **Session Chair-Moderator** per le seguenti conferenze internazionali:
 - *The IEEE International Symposium on Defect and Fault Tolerance in VLSI Systems, Vancouver (Canada), October 3-5, 2011*
 - *Design, Automation and Test in Europe (DATE) Conference, Grenoble (France), March 14-18, 2011*
 - *The IEEE International Symposium on Defect and Fault Tolerance in VLSI Systems, Kyoto (Japan), October 6-8, 2010*

- *IEEE East-West Design & Test International Symposium*, Moscow (Russia), September 18-21, 2009
- “*International Test Conference*”, Santa Clara (California, USA), October 28-30, 2008 (sessione 12)
- *The IEEE International Symposium on Defect and Fault Tolerance in VLSI Systems*, Rome (Italy), September 26-28, 2007, *IEEE VLSI Test Symposium*, Berkeley (CA), May 6 – 10, 2007
- *Design, Automation and Test in Europe (DATE) Conference*, Nice (France), April 16-20, 2007
- *43rd Design Automation Conference*, San Francisco (California), July 24 – 28, 2006
- *12th IEEE International On-Line Testing Symposium*, July 10-12, Lake of Como (Italy), 2006
- *IEEE VLSI Test Symposium*, Berkeley (California), April 30 – May 4, 2006
- *9th IEEE Workshop on Design and Diagnostics of Electronic Circuits and Systems (DDECS'06)*, Prague (Czech Republic), April 18 – 21, 2006
- *IEEE VLSI Test Symposium*, Palm Springs (California), May 1 – 4, 2005
- *IEEE International Workshop on Memory Technology, Design, and Testing (MTDT)*, San José (CA), August 9 – 10, 2004
- *Design, Automation and Test in Europe (DATE) Conference*, Munich (Germany), March 6-11, 2005
- *The 19th IEEE International Symposium on Defect and Fault Tolerance in VLSI Systems*, Cannes (France), 10 – 13 October, 2004
- *2nd IEEE International Workshop on Infrastructure IP (I-IP)*, Charlotte, North Carolina, USA, October 28-29, 2004
- *IEEE VLSI Test Symposium*, Napa (California), April 26 – 29, 2004
- *ACM Computing Frontiers Conference*, Ischia (Italy), April 14-16, 2004
- *The IEEE International Symposium on Defect and Fault Tolerance in VLSI Systems*, Boston (MA), November, 2003
- *1st IEEE International Workshop on Infrastructure IP (I-IP)*, Charlotte, North Carolina, USA, October 2-3, 2003
- *IEEE European Test Workshop*, Maastricht (The Netherlands), May 25 - 28, 2003

- *IEEE International Workshop on Memory Technology, Design and Testing*, Isle of Bendor (France), July 10-12, 2002
- *8th IEEE International Mixed Signal Testing Workshop*, Montreux (Switzerland), June 18-21, 2002
- *IEEE European Test Workshop*, Corfù (Greece), May 26-29, 2002
- *20th IEEE VLSI Test Symposium*, Monterey (California), April 28 - May 1, 2002
- *4th International Conference on Massively Parallel Computing Systems (MPCS)*, Ischia (Italy), April 10-12, 2002
- *Design, Automation and Test in Europe (DATE) Conference*, Paris (France), March 13-16, 2001
- *18th IEEE VLSI Test Symposium*, Montreal (Canada), April 30 - May 4, 2000
- *IEEE International Workshop on Yield Optimization & Test*, Atlantic City (NJ), October 5-6, 2000
- *6th IEEE International On-Line Testing Workshop*, Maiorca (Spain), July 3-5, 2000
- *5th IEEE International On-Line Testing Workshop*, Rhodes (Greece), July 5-7, 1999 *16th IEEE VLSI Test Symposium*, Monterey (California), April 26-30, 1998 *3rd IEEE International On-Line Testing Workshop*, Crete (Greece), July 7-9, 1997
- *The IEEE International Symposium on Defect and Fault Tolerance in VLSI Systems*, Paris (France), October 20-22, 1997

Keynote Speeches, Invited Talks/Tutorials/Lessons/Panels

- **Keynote Speaker** al *2024 IEEE 8th International Forum on Research and Technologies for Society and Industry*, September 18-20, 2024, Lecco (Italy), con la presentazione dal titolo “*AI Hardware Reliability Risks and Impact on System Safety and Security*”
- **Invited Talk** al *1st IEEE RAS in Data Centers Summit*, Santa Clara (California), June 11-12, 2024, con la presentazione dal titolo “*Data Centers’ Reliability Risks due to Faults Affecting their High Performance Microprocessors’ Caches*”
- **Invited Talk** all’*IEEE Region 8 Meeting*, Vienna (Austria), March 2, 2024, con la presentazione dal titolo “*IEEE Metaverse Initiative*”
- **Invited Panelist** all’*AEIT International Annual Conference*, September 25-27, 2024

- ❑ **Invited Speaker** (on line) all'*IEEE Computer Society Webinar* dal titolo "*IEEE Metaverse Initiative and IEEE Computer Society's Involvement in Metaverse Related Standards*", August 29, 2024
- ❑ **Keynote Speaker** (online) al *5th International Conference on Recent Developments in Control Automation and Power Engineering (RDCAPE) 2023*, October 12-13, 2023, Noida (India), con la presentazione dal titolo "*AI Hardware Safety and Reliability Risks to Enable the Future Metaverse*"
- ❑ **Invited Speaker** all'*IEEE AIUB Student Branch*, September 9, 2023, Online, con la presentazione dal titolo "*Reliability and Safety Risks for the AI Hardware in the Perspective of the Future Metaverse*"
- ❑ **Invited Keynote Speaker** all'*IEEE Region 10 webinar series (R10Talk)*, August 5, 2023, Online, con la presentazione dal titolo "*Reliability and Safety Challenges for the AI Hardware to Enable the Future Metaverse*"
- ❑ **Invited Distinguished Lecturer Talk** per l'*IEEE Consumer Technology Society, IEEE Product Safety Engineering Society, IEEE Broadcast Technology Society*, July 31, 2023, Online, con la presentazione dal titolo "*Hardware Reliability and Safety Challenges to Enable a Reliable and Safe AI*"
- ❑ **Invited Talk** come **IEEE Division V Director**, all'*IEEE Region 8 Meeting*, Bucharest (Romania), March 24-26, 2023
- ❑ **Invited Keynote (Visionary Talk)** all'*ACM/IEEE 60th Design Automation Conference - DAC*, July 9-13, 2023, San Francisco (California), con la presentazione dal titolo "*AI Hardware Reliability and Safety Challenges to Enable the Future Metaverse*"
- ❑ **Invited Speaker** all'*IEEE Advanced School on Nanotechnology-based Computing*, October 21-22, 2022 Crete (Greece), con la presentazione dal titolo "*Dependability Risks of Nanotechnology Based-Computing for Intelligent Systems*"
- ❑ **Invited Speaker** al *22nd Annual Conference of the National Association of Risk Managers and Corporate Insurance Managers - ANRA*, Milan (Italy), October 24-25, 2022, con la presentazione dal titolo "*Sfide per l'Affidabilità, la Safety e la Sicurezza di Sistemi Autonomi guidati da Intelligenza Artificiale*"
- ❑ **Invited Panelist** all'*IEEE International Symposium on Technology and Society*", panel dal titolo "*In celebration of SSIT's 50th Anniversary*", 10-12 November, 2022 (virtual)
- ❑ **Invited Speaker** all'*IEEE Region 10 Humanitarian Technology Conference 2022*, September 16-18, 2022, Hyderabad (India), con la presentazione dal titolo "*Safety, Reliability and Security Risks for Highly Autonomous Intelligent Systems*"
- ❑ **Invited Panelist** all'*IEEE World Congress on Computational Intelligence - Industry Day*, panel dal titolo "*Technological and Regulatory Challenges for AI in Europe*", July 20, 2022, Padova (Italy)

- ❑ **Invited Panelist** alla Conferenza **COMPSAC 2022**, plenary panel dal titolo “*Reliability of Autonomous Machines*”, online, June 27th – July 1st, 2022
- ❑ **Invited Panelist** alla Conferenza **COMPSAC 2022**, plenary panel dal titolo “*Technology Predictions*”, online, June 27th – July 1st, 2022
- ❑ **Invited Talk** dal titolo “*Circuit Level Challenges and Solutions for Safe and Reliable Intelligent Systems*” all’**ACM Workshop on Robustness and Safe Software 2.0 (RSS2) 2022**, held online, February 28, 2022
- ❑ **Keynote Speaker** al **The 15th IEEE International Conference on Application of Information and Communication Technologies (AICT2021)**, held online, October 13-15, 2021, con la presentazione dal titolo “*Safety, Reliability and Resiliency Challenges for Highly Autonomous Intelligent Systems*”
- ❑ **Keynote Speaker** al **4th International Conference on Recent Developments in Control Automation and Power Engineering (RDCAPE) 2021**, October 7-8, 2021, held online, con la presentazione dal titolo “*Safety, Reliability and Resiliency Challenges to Enable a Smarter World*”
- ❑ **Keynote Speaker** al **31st International Conference on Field- Programmable Logic and Applications 2021**, held online, September 1-3, 2021, con la presentazione dal titolo “*Safety, Reliability and Resiliency Challenges to Enable Highly Autonomous Intelligent Systems*”
- ❑ **Keynote Speaker** all’**IEEE Computer Society Conference on Computers, Software and Applications (COMPSAC) 2021**, held online, July 12-16, 2021, con la presentazione dal titolo “*Safety and Resiliency Challenges for Highly Autonomous Intelligent Systems*”
- ❑ **Invited Talk** dal titolo “*Safety and Reliability Challenges for Dependable Highly Autonomous Systems*” at **IEEE International Conference on Electronics, Computing and Communication Technologies (CONECCT) 2021**, tenuto online, July 9-11, 2021
- ❑ **Invited Panel Moderator** al **Clust-ER Mech, Emilia Romagna (Italy) Workshop "La Guida Autonoma nella Auto e nei Veicoli per l'Agricoltura"**, tenuto online, March 22, 2021
- ❑ **Invited Panelist** alla Conferenza **COMPSAC 2021**, plenary panel dal titolo “*President’s Panel*”, online, July 12-16, 2021
- ❑ **Invited Panelist** al **Singapore Week of Innovation & Technology (SWITCH) Conference** panel dal titolo “*Technology Predictions for Times of Pandemics*”, held online, December 7-11, 2020
- ❑ **Keynote Speaker** all’**Applications in Electronics Pervading Industry, Environment and Society (APPLEPIES) 2020**, held online, November 19-20, 2020, con la presentazione dal titolo “*Safety and Reliability Challenges to Enable a Smarter World*”
- ❑ **Invited Talk** dal titolo “*Safety and Reliability Challenges to Enable Highly Autonomous Intelligent Systems*” all’**IEEE CASS webinars**, ospitato dal Rio Grande do Sul Chapter, tenuto online, 6 November, 2020

- ❑ **Keynote Speaker** al *Women in Engineering Global Summit 2020*, tenuto online, November 5, 2020, con la presentazione dal titolo *“Reliability and Safety Challenges for Highly Autonomous Intelligent Systems”*
- ❑ **Invited Talk** tenuto online, 17 October 2020, all’ *“International Symposium on Frontiers Trends on Information and Computer Technology in Society” 2020, IEEE Indonesia Computer Society Chapter*, con la presentazione dal titolo *“Being Part of the IEEE Computer Society in the Pandemic Emergency Year”*
- ❑ **Invited Talk** all’ *“Emergence of IEEE CS and Field of Computing in the past 7 Decades Curtain Raiser Meet at R10”*, tenuto online, 10 October 2020, con la presentazione dal titolo *“Emergence of IEEE Computer Society in past 7 decades”*
- ❑ **Invited Panelist** alla Conferenza *COMPSAC 2020* plenary panel dal titolo *“To Patent or Not to Patent?”*, tenuto Online, July 13-17, 2020
- ❑ **Distinguished Speaker** al *Women in Technology Forum* of the **China National Computer Congress (CNCC) 2019**, Suzhou (China), October 17-19, 2019, con la presentazione dal titolo *“Reliability and Safety Challenges for Autonomous Intelligent Systems with Intelligence at the Edge”*
- ❑ **Invited Welcome Message** al *China National Computer Congress (CNCC)*, Suzhou (China), October 17-19, 2019
- ❑ **Keynote Speaker** al *World Congress on Information Technology 2019*, Yerevan (Armenia), October 6-9, 2019, con la presentazione dal titolo *“Reliability, Safety, Security and Time Determinism Challenges for Autonomous Intelligent Systems of a Smarter World”*
- ❑ **Invited Lecturer** alla *Yerevan State University*, Yerevan (Armenia), October 9, 2019, con la presentazione dal titolo *“Reliability and Safety Challenges in the IoT Era”*
- ❑ **Invited Talk** a *Intel*, Santa Clara (California), July 29, 2024, con la presentazione dal titolo *“Reliability, Safety and Security Risks due to Faults and Aging Phenomena affecting the AI Hardware”*
- ❑ **Invited Talk** at *Synopsys*, Yerevan (Armenia), October 9, 2019, con la presentazione dal titolo *“Addressed Challenges in Test, Reliability, Security and Energy Efficiency of Electronic Systems”*
- ❑ **Invited Talk** a *Intel*, Beijing (China), October 15, 2019, con la presentazione dal titolo *“Addressed Challenges in Test and Reliability of High Performance Electronic Systems”*
- ❑ **Invited Panelist** al *5th International Forum on Research and Technologies for Society and Industry 2019* plenary panel entitled *“Be an entrepreneur in hot technological areas”*, con la presentazione dal titolo *“Hardware Information Processing Systems”*, Florence (Italy), 9-12 Settembre, 2019
- ❑ **Invited Congress Opening Remarks** all’*IEEE World Congress on Services 2019*, Milan (Italy), 8-13 July, 2019

- ❑ **Invited Panelist** alla Conferenza **COMPSAC 2019** plenary panel dal titolo “*President’s Panel: IEEE Computer Society Volunteerism & Membership – Serving Humanity with Technology*”, Milwaukee (USA), July 15-19, 2019
- ❑ **Invited Panelist** all’**IEEE World Congress on Services 2019** plenary panel dal titolo “*2020 Tech Predictions*”, Milan (Italy), 8-13 July, 2019
- ❑ **Invited Talk** all’**Artemis Technology Conference 2019**, Amsterdam (The Netherlands), 16-17 April 2019, con la presentazione dal titolo “*Reliability Challenges for Secure and Safe Cyber-Physical Systems and IoT Devices*”
- ❑ **Keynote Speaker** all’**IPJSJ’s 81st National Congress**, Fukuoka (Japan), 14-16 March 2019, con la presentazione dal titolo “*Reliability Challenges for High Performance Microprocessors in the IoT Era*”
- ❑ **Invited Talk** al **Yokohama Research Laboratory, Hitachi**, Yokohama (Japan), 13 March 2019, con la presentazione dal titolo “*Reliability Challenges for Microprocessors and Memories in the IoT Era*”
- ❑ **Keynote Speaker** all’**IEEE Fruct Conference 2018**, Bologna (Italy), November 14, 2018, con la presentazione dal titolo “*Reliability Challenges for High Performance Electronic Systems in the Internet of Things Era*”
- ❑ **Invited Talk** a **Alibaba**, Hangzhou (China), September 5, 2018, con la presentazione dal titolo: “*Reliability Challenges for Electronic Circuits and Systems in the Internet of Things Era*”
- ❑ **Invited Talk** al **Baidu ABC Summit**, Shanghai (China), September 4, 2018, con la presentazione dal titolo: “*Reliability Challenges for Electronic Systems in the Big Data Era*”
- ❑ **Invited Talk** al **Baidu R&D Center**, Shanghai (China), September 4, 2018, con la presentazione dal titolo: “*Electronics’ Reliability Challenges in the Internet of Things Era*”
- ❑ **Invited Talk** all’**International Symposium on Future of Computer Technology 2018 (ISFCT2018)**, July 24, 2018, Tokyo (Japan), con la presentazione dal titolo: “*Reliability Challenges for High Performance Electronics in the Internet of Things Era*”
- ❑ **Invited Lecture** all’**International PhD School, University Federico II, Naples (Italy)**, June 19, 2018, con la lezione dal titolo: “*Reliability Challenges for VLSI Circuits and Systems*”
- ❑ **Invited Talk** al **SPS IPC Drivers 2017**, May 24, 2017, Parma (Italy), con la presentazione dal titolo: “*Technologies for Big Data and Internet of Things*”
- ❑ **Keynote Speaker** con la presentazione dal titolo “*Test and Reliability Challenges for High Performance, Nanotechnology Circuits and Systems*”, all’**IEEE International Symposium on Design and Diagnostics of Electronic Circuits and Systems (DDECS)**, Košice (Slovakia), April 20-22, 2016

- ❑ **Distinguished Lecturer** con la presentazione dal titolo “*Test and Reliability Challenges for High Performance Circuits and Systems*”, al **48th Annual Meeting of the Associazione Gruppo Italiano di Elettronica**, Brescia (Italy), June 22-24, 2016
- ❑ **Invited Talk** “*Test and Reliability Challenges for Advanced Circuits and Systems*”, alla **University of Padova (Italy)**, December 11, 2015
- ❑ **Invited Talk** “*Test and Reliability Challenges of New Generation Circuits and Systems*”, alla **University of Padova (Italy)**, December 5, 2014
- ❑ **Invited Talk** “*Test and Reliability Challenges for High Performance Circuits and Systems*”, alla **University of Padova (Italy)**, January 23, 2014
- ❑ **Invited Talk Speaker** al **3rd IEEE Workshop on Design for Reliability and Variability (DRV)**, Dana Point (California), May 4-5, 2011 con la presentazione dal titolo: “*Process Parameter and Clock Variations: How Can We Deal with Them in High Performance Microprocessors*”
- ❑ **Invited Talk** “*Design for Testability and Reliability of High Performance Circuits and Systems*”, alla **University of Padova (Italy)**, January 24, 2013
- ❑ Invited Talk a **Hewlett-Packard**, Palo Alto (CA, USA), December 7th, 2012, con la presentazione dal titolo: “*Fault-Tolerance for Highly Reliable Circuits and Systems*”
- ❑ Invited Talk a **3SUN**, Catania (Italy), September 8th, 2011, con la presentazione dal titolo: “*Faults and Fault-Tolerance for Photovoltaic Systems*”
- ❑ Invited Talk a **STMicroelectronics**, Catania (Italy), September 8th, 2011, con la presentazione dal titolo: “*Fault and Degradation Modelling for Nanoscale ICs*”
- ❑ Invited Talk “*Test and Reliability Challenges for General Purpose Nanoscale ICs*”, alla **University of Padova (Italy)**, December 1, 2011
- ❑ **Invited Talk Speaker** all’**IEEE East-West Design & Test International Symposium**, St Petersburg (Russia), September 17-20, 2010 con la presentazione dal titolo: “*Secure Communication Protocol for Wireless Sensor Networks*”
- ❑ **Invited Talk** dal titolo: “*On-Die Measurement of Process Parameter Variations and Clock Jitter*”, all’ “Elevator Talks” Session dell’**IEEE International Test Conference 2010**, **Austin (TX, USA)**, October 31- November 5, 2010
- ❑ **Invited Talk Speaker** al **Workshop on Dependable and Secure Nanocomputing 2009 (WDSN09)**, Estoril (Portugal), June 29, 2009, con la presentazione dal titolo: “*Trading Off Dependability and Cost for Nanoscale High Performance Microprocessors: The Clock Distribution Problem*”
- ❑ **Invited Talk Speaker** all’**IEEE East-West Design & Test International Symposium**, Moscow (Russia), September 18-21, 2009 con la presentazione dal titolo: “*Dependable High Performance Microprocessors: The Clock Distribution Challenge*”

- ❑ **Invito ad essere Invited Talk Speaker** al *The IEEE International Workshop on Memory Technology, Design, and Testing (MTDT) 2009*, Hsinchu (Taiwan), August 31 –September 2, 2009
- ❑ **Embedded Tutorial Speaker** alla *NASA/ESA Conference on Adaptive Hardware and Systems (AHS-2009)*, San Francisco (California), July 29 – August 1, 2009, con il tutorial dal titolo: "*On-Die Calibration and Self-Correcting Approaches for Reliable Clock Distribution Networks of High Performance Microprocessors*" (assieme a Simon Tam e TM Mak, Intel Corporation)
- ❑ **Invited Talk** dal titolo "*Rad-Hard: Accurate Liner Model for SET Critical Charge Estimation*", a *STMicroelectronics*, Catania (Italy), September 14th, 2010
- ❑ **Invited Talk** dal titolo: "*Low-Cost Control-Oriented Concurrent Error Detection Schemes for RAS, Debug and Test*", a *Intel Corporation*, Santa Clara (CA), February 27th, 2009
- ❑ **Invited Talk** "*Design and Test Challenges for General Purpose Nanoscale Systems*", alla *University of Padova (Italy)*, November 25, 2009
- ❑ **Invited Talk** dal titolo: "*Soft Errors: Risks and Remedies for Next Generation ICs*", a *CISCO, San José (CA)*, February 25th, 2009
- ❑ **Invited Talk** "*IC Design and Testing Challenges with Technology Scaling*", alla *University of Padova (Italy)*, November 13, 2008
- ❑ Partecipazione invitata all' "*European Research, Innovation & Competitiveness*", *European Parliament*, Brussel (Belgium), January 28, 2009
- ❑ **Invited Talk** dal titolo: "*New Low Cost Approach for High Performance Microprocessor Concurrent Error Detection*", all' "Elevator Talks" Session dell' *IEEE International Test Conference 2008*, Santa Clara (CA, USA), October 29th, 2008
- ❑ **Invited Talk** dal titolo "*Fault Tolerance and Hardening Approaches to Protect Logic Against Clock Faults and Soft Errors*", a *IBM, Poughkeepsie-New York (USA)*, September 26th, 2008
- ❑ Invitato a partecipare all' "*Intel European Research and Innovation Conference 2008*", organizzato da *Intel Education*, Dublin (Irland), September 10-12, 2008
- ❑ **Invited Talk** dal titolo "*Scaling of Microelectronic Technology: Testing and Design For Testability Challenges for Digital Electronic Circuits*", all' *University of Padova (Italy)*, November 26, 2007
- ❑ **Invited Talk** dal titolo "*Testing e Design For Testability di Circuiti Elettronici Digitali*", alla *University of Padova (Italy)*, November 30, 2006
- ❑ **Invited Talk** dal titolo "*Collaudo e Progettazione Orientata al Collaudo di Sistemi Elettronici Digitali*", all' *University of Padova (Italy)*, December 1st, 2005

- ❑ Invited Talk dal titolo: “*Potentials of Fault Tolerance Paradigms for Scaled ICs’ Faults*”, a **Intel Corporation, Santa Clara (CA)**, August 6th, 2004
- ❑ **Invited Tutorial** su “*Testing and Fault Tolerance*”, a **STMicroelectronics (Switzerland)**, April 6th, 2004
- ❑ **Invited Talk** dal titolo: “*Testing Clock Faults: Those That We Might Have Missed*”, a **Intel Corporation, Santa Clara (CA)**, December 8th, 2004
- ❑ **Invited Talk** dal titolo “*Can High Performance Be Achieved Without Reliability Risks ?*” a **Philips Research Labs., Eindhoven (The Netherlands)**, March 17th, 2003
- ❑ **Invited Talk** dal titolo “*Will Soft Errors Become a Problem and How Could We Solve It?*”, **Intel Corporation (MA)**, November 6th, 2003
- ❑ **Invited Talk** dal titolo “*Faults on the Clock Distribution Network and Their Impact on Testing*” a **Artisan Components, Sunny Valley (CA, USA)**, November 21st, 2002
- ❑ **Invited Talk** dal titolo “*Hardware Solutions for the Concurrent Detection of Transient, Crosstalk and Delay Faults in VDSM ICs*” a **Agere Systems, Murray Hill (NJ, USA)**, May 17, 2001
- ❑ **Invited Talk** dal titolo “*On-Line Testing for Logic Soft Errors: A Better Way*”, all’**Intel Test Research Symposium, Intel, Santa Clara (CA)**, September 29th, 2000
- ❑ **Invited Tutorial** dal titolo “*Hardware Fault-Tolerance: New Perspectives for Very Deep Sub-Micron Circuits ?*”, a **ST Microelectronics, Agrate (Milan, Italy)**, July 10th, 2000
- ❑ **Invited Talk** dal titolo “*Soft Errors’ On-Line Testing: A Low Cost Approach*”, a **LogicVision, San Josè (CA)**, September 28th, 2000
- ❑ **Invited Talk** dal titolo “*Concurrent Testing Techniques for Clock’s Faults*”, all’**Intel Research Symposium VLSI Test, Intel, Santa Clara (CA)**, April 24th, 1998
- ❑ **Invited Talk** dal titolo “*Self-Checking Detectors for Faults Escaping Conventional Off-Line and On-Line Testing*”, a **The Boeing Company, Seattle (USA)**, October 27, 1998
- ❑ **Invited Lesson** dal titolo “*Checker Design*”, all’**European School on High Reliability Integrated Systems”, Euroform, Bologna**, February 9th, 1994
- ❑ **Invited Lesson** su “*Reliability and Diagnostics*”, al **Corso di Perfezionamento Post-Laurea of the CEFRIEL, Politecnico of Milan**, June 4-5, 2002
- ❑ **Panelist** per il panel dal titolo: “*Innovation & Cooperation in Europe*”, del “**14th European Manufacturing Test Conference (EMTC), Semicon Europa**”, 9-11 October, 2012, Dresden (Germany), organizzato da R. Segers, **ReSeCo (The Netherlands)**

- ❑ **Panelist** per il panel dal titolo: *"How can defect-based test be made to work in a foundry world?"*, dell'**IEEE International On-Line Testing Symposium**, 7-9 July, 2003, Kos (Greece), organizzato da R. Aitken, *Artisan Components (USA)*
- ❑ **Panelist** per il panel dal titolo: *"Mainframe RAS on Desktops : Reality today or tomorrow"*, del **The IEEE International Symposium on Defect and Fault Tolerance in VLSI Systems**, Rome (Italy), September 26-28, 2007, organizzato da Prashant D. Joshi, *Intel*

Responsabilità di Contratti di Ricerca e Collaborazioni Scientifiche

- ❑ **Responsabile** del *Contratto di Consulenza con **Beghelli Spa (Bologna)*** per il progetto *"Sicurlume"* finanziato dal *Ministero dello Sviluppo Economico*, 2023-2025
- ❑ **Responsabile** per la parte di *safety* del *Contratto di Consulenza con **Thales Italia Spa*** per il progetto *"ILS Distribuito"* finanziato dal *Ministero dello Sviluppo Economico*, 2023-2025
- ❑ **Partecipante** al *Centro Nazionale su High Performance Computing, Big Data e Quantum Computing* finanziato nell'ambito del Piano Nazionale di Ripresa e Resilienza PNRR (Settembre 2022 - Agosto 2025)
- ❑ **Partecipante** al *Progetto di Ricerca Security and Rights In the CyberSpace – SERICS* finanziato nell'ambito del Piano Nazionale di Ripresa e Resilienza PNRR (Gennaio 2023 - Dicembre 2025).
- ❑ **Ricevente** del *Research Grant* da **Intel Corporation**, per ricerche su *"Check the Checker Approaches for High Performance Microprocessors of Autonomous Systems"*, Maggio 2020 – Aprile 2021
- ❑ **Ricevente** del *Research Grant* da **Intel Corporation**, per ricerche su *"Power Faults On-Line Detection and Reaction in Complex SoCs"*, Ottobre 2018 - Settembre 2019
- ❑ **Responsabile** del *Contratto di Ricerca "Luminare"* con **Becar-Beghelli (Bologna)** finanziato dal *Ministero Italiano per lo Sviluppo Economico*, Settembre 2017 - 2019
- ❑ **Responsabile** del *Research Contract* con **Intel Corporation (Santa Clara, CA)**, per ricerche su *"Techniques to Control PowerDroop/Activity Factor During Logic BIST"*, Novembre 2014-2015
- ❑ **Responsabile** del *Research Contract* con **Intel Corporation (Santa Clara, CA)**, per ricerche su *"Techniques to Control PowerDroop/Activity Factor During Logic BIST"*, Novembre 2013-2014
- ❑ **Responsabile** del *Research Contract* con **Intel Corporation (Santa Clara, CA)**, per ricerche su *"Techniques to Control PowerDroop/Activity Factor During Logic BIST"*, Novembre 2012-2013
- ❑ **Responsabile** del *Research Contract* con **Intel Corporation (Santa Clara, CA)**, per ricerche su *"Techniques to Control PowerDroop/Activity Factor During Logic BIST"*, Novembre 2011-2012

- ❑ **Ricevente** del *Cash Grant (in lieu of equipment)* da **Intel Corporation (Santa Clara, CA)**, Ottobre 2008
- ❑ **Responsabile** del *Contratto di Ricerca* con **Becar-Beghelli (Bologna)** su: "*Study of a Protocol for the Security of the Information Transmitted on a Proprietary Wireless Network*", finanziato dal **Ministero Italiano per lo Sviluppo Economico**, Novembre 2008 - Ottobre 2009
- ❑ **Responsabile** dell'Unità di Bologna per il progetto PRIN 2008-2009 finanziato dal **Ministero Italiano MIUR**
- ❑ **Ricevente** del *Research Grant* da **Intel Corporation (Santa Clara, CA)**, per ricerche su "*Clock Fault Testing and DFT*", Luglio 2008- Giugno 2009
- ❑ **Ricevente** del *Research Grant* da **Intel Corporation (Santa Clara, CA)**, per ricerche su "*Low Cost Control Logic Concurrent Error Detection Schemes for RAS, Debug and Test*", Maggio 2007- Settembre 2009
- ❑ **Ricevente** del *Research Grant* da **Intel Corporation (Santa Clara, CA)**, per ricerche su "*Clock Fault Testing and DFT*", Maggio 2006- Aprile 2008
- ❑ **Responsabile** del *Research Contract* con **Intel Corporation (Hillsboro, Oregon)** dal titolo: "*Development of Optimal Error Correcting Codes for Caches*", Gennaio – Settembre 2006
- ❑ **Ricevente** del *Research Grant* da **Intel Corporation (Santa Clara, CA)**, per ricerche su "*DFT for Detection of Clock Distribution Faults*", Gennaio - Dicembre 2005
- ❑ **Ricevente** del *Research Grant* da **Intel Corporation (Santa Clara, CA)**, per ricerche su "*DFT for Detection of Clock Distribution Faults*", Gennaio - Dicembre 2004
- ❑ **Ricevente** dell'*Equipment Grant* da **Intel Corporation (Santa Clara, CA)**, 2004
- ❑ **Responsabile** per il *Contratto di Ricerca* con **STMicroelectronics** dal titolo: "*Modelling, Analysis and Fault Tolerance of Interconnects Among Different Cores of Systems in Package*", Gennaio - Dicembre 2006
- ❑ **Responsabile** per il *Contratto di Ricerca* con **STMicroelectronics** dal titolo: "*Design and Testing Paradigms for Reliable Multiprocessor Systems*", 2004-2006
- ❑ **Responsabile** dell'Unità di Bologna per il *Contratto di Ricerca* finanziato dalla **Agenzia Spaziale Italiana (ASI)** 2005-2006
- ❑ **Responsabile** dell'Unità di Bologna per il progetto PRIN 2004-2005 finanziato dal **Ministero Italiano MIUR**
- ❑ **Responsabile** dell'Unità di Bologna per il *Progetto Europeo* (n. IST-2001-38782) finanziato dalla **Comunità Europea** dell'ambito del *Fifth Framework Programme* dal titolo: "*Fault Tolerance: Electrical Aspects*", coordinato da **Philips Research Labs., Eindhoven (The Netherlands)**, 2003-2004

- ❑ **Responsabile** dell'Unità di Bologna per il Contratto di Ricerca finanziato dalla **Agenzia Spaziale Italiana** (ASI) dal titolo: “*Definition and Development of Techniques for the Identification and Tolerance of Faults for the Design of Computing Systems Based on Programmable Logic Devices*”, 2000-2002
- ❑ **Responsabile** per il Contratto di Ricerca con **STMicroelectronics** dal titolo: “*Design and Communication Paradigms for Reliable Automata Systems*”, 2000-2003
- ❑ **Responsabile** per il Contratto di Ricerca con **Alstom Transport** dal titolo: “*Controller of TFM Self-Checking Protocol Implemented by Field Programmable Gate Array (FPGA) Technology*”, 2001-2002
- ❑ **Responsabile** per il Contratto di Ricerca con **Alstom Transport** dal titolo: “*System for the Functional Verification of Electronic Control Systems of Railway Stations*”, 2002-2003
- ❑ **Responsabile** di *Collaborazioni Scientifiche* con l'**Istituto di Astrofisica e Fisica Cosmica del Centro Nazionale di Ricerca Italiano** (Milan, Italy)
- ❑ **Responsabile** di *Collaborazioni Scientifiche* con la **Northeastern University**, Boston (MA, USA)
- ❑ **Responsabile** di *Collaborazioni Scientifiche* con la **Georgia Tech University**, Atlanta (Georgia, USA)
- ❑ **Responsabile** di *Collaborazioni Scientifiche* con la **Simon Fraser University**, Vancouver (BC, Canada)
- ❑ **Responsabile** di *Collaborazioni Scientifiche* con la **Linköpings University**, Linköpings (Sweden)
- ❑ **Responsabile** di *Collaborazioni Scientifiche* con la **Stuttgart University**, Stuttgart (Germany)

Borse di Studio

- ❑ Borsa di Studio del *Centro Nazionale di Ricerca* (Italy) - 1997
- ❑ Borsa di Studio Post PhD dell'*Università di Bologna* (Italy) - 1996
- ❑ Borsa di Studio del *Centro Nazionale di Ricerca* (Italy) - 1995
- ❑ Borsa di Studio per il PhD dell'*Università di Bologna* (Italy) - 1992
- ❑ Borsa di Studio del *Centro Nazionale di Ricerca* (Italy) - November 1991
- ❑ Borsa di Studio da *SGS-Thomson* (Milan, Italy) - May 1991

Titolarità Didattica di Insegnamenti Universitari

- ❑ Corso "**Reliable Data Processing and Storage for Intelligent Systems M**" per la Laurea Magistrale in Electronic technologies for Big data and Internet of Things (E-BIT) della **Università di Bologna** per l'Anno Accademico: 2020-2021, 2021-2022, 2022-2023, 2023-2024, 2024-2025
- ❑ Corso "**Design for Reliable Data Processing and Storage M**" per la Laurea Magistrale in in Electronic technologies for Big data and Internet of Things (E-BIT) della **Università di Bologna** per l'Anno Accademico: 2017-2018, 2018-2019, 2019-2020
- ❑ Corso "**Test, Diagnosis and Reliability M**" per la Laurea Magistrale in Advanced Automotive Electronic Engineering (A2E2) della **Università di Bologna, Università di Modena e Reggio Emilia, Università di Parma, Università di Ferrara** per l'Anno Accademico: 2017-2018, 2018-2019, 2019-2020, 2020-2021, 2021-2022, 2022-2023, 2023-2024 (Modulo 1), 2024-2025 (Modulo 1)
- ❑ Coordinatore del Corso "**Trends in Electronics M**" per la Laurea Magistrale in Electronics and Communications Science Technology della **Università di Bologna** per l'Anno Accademico: 2016-2017, 2017-2018
- ❑ Coordinatore del Corso "**Industrial Trends in Electronics M**" per la Laurea Magistrale in Electronics and Communications Science Technology della **Università di Bologna** per l'Anno Accademico: 2018-2019, 2019-2020, 2020-2021, 2021-2022, 2022-2023
- ❑ Corso "**Sistemi Elettronici ad Alta Affidabilità M**" per la Laurea Magistrale in Ingegneria Elettronica della **Università di Bologna** per l'Anno Accademico: 2010-2011, 2011-2012, 2012-2013, 2013-2014, 2014-2015, 2015-2016, 2016-2017, 2017-2018, 2018-2019, 2020-2021
- ❑ Corso "**Sistemi Elettronici ad Alta Affidabilità e Resilienza M**" per la Laurea Magistrale in Ingegneria Elettronica della **Università di Bologna** per l'Anno Accademico: 2021-2022, 2022-2023, 2023-2024, 2024-2025
- ❑ Corso "**Design for Testability and Reliability of Integrated Circuits M**" per la Laurea Magistrale in Electronics and Communications Science Technology della **Università di Bologna** per l'Anno Accademico: 2009-2010, 2010-2011, 2011-2012, 2012-2013, 2013-2014, 2014-2015, 2015-2016, 2016-2017
- ❑ Corso "**Lab of Reliable Systems Design M**" per la Laurea Magistrale in Ingegneria Elettronica della **Università di Bologna** per l'Anno Accademico: 2014-2015, 2015-2016, 2016-2017, 2017-2018, 2018-2019, 2019-2020
- ❑ Corso "**Lab of Reliable Intelligent Systems M**" per la Laurea Magistrale in Ingegneria Elettronica della **Università di Bologna** per l'Anno Accademico: 2020-2021, 2021-2022, 2022-2023, 2023-2024, 2024-2025
- ❑ Corso "**Elettronica T**" per la Laurea in Ingegneria Elettrica della **Università di Bologna** per l'Anno Accademico: 2009-2010, 2010-2011

- ❑ Corso "*Sistemi Elettronici ad Alta Affidabilità LS*" per la Laurea Specialistica in Ingegneria Elettronica della *Università di Bologna* per l'Anno Accademico:: 2002-2003, 2003-2004, 2004-2005, 2005-2006, 2006-2007, 2007-2008, 2008-2009
- ❑ Corso "*Elettronica L*" per la Laurea in Ingegneria Elettrica della *Università di Bologna* per l'Anno Accademico:: 2006-2007, 2007-2008, 2008-2009
- ❑ Corso "*Elettronica Digitale*" per la Laurea in Ingegneria Informatica della *Università di Bologna* per l'Anno Accademico: 2005-2006, 2004-2005
- ❑ Corso "*Elettronica Analogica*" per la Laurea in Ingegneria Informatica della *Università di Bologna* per l'Anno Accademico: 2003-2004
- ❑ Corso "*Affidabilità e Diagnosi di Componenti e Circuiti Elettronici - Modulo I e Modulo II*" per la Laurea in Ingegneria Elettronica della *Università di Bologna* per l'Anno Accademico: 2002-2003
- ❑ Corso "*Affidabilità e Diagnosi di Componenti e Circuiti Elettronici - Modulo I*" per la Laurea in Ingegneria Elettronica della *Università di Bologna* per l'Anno Accademico: 2001-2002
- ❑ Corso "*Elettronica Applicata*" per la Laurea in Ingegneria Ambiente e Risorse della *Università di Bologna* per l'Anno Accademico: 1998-1999, 1999-2000, 2000-2001, 2001-2002
- ❑ Corso "*Progettazione Automatica di Circuiti e Sistemi Elettronici*" per la Laurea in Ingegneria Elettronica della *Università di Udine* per l'Anno Accademico: 1995-1996

Responsabilità Accademiche

- ❑ (Settembre 2023) **Presidente (eletto) della Scuola di Ingegneria** della *Università di Bologna*
- ❑ (Dall'A.A. 2018-19 a Settembre 2023) **Vice-Presidente della Scuola di Ingegneria** della *Università di Bologna*
- ❑ (Dall'A.A. 2016-2017 all'A.A. 2021-2022) **Coordinatore della Laurea Magistrale in Ingegneria Elettronica** della *Scuola di Ingegneria dell'Università di Bologna*
- ❑ (2020-2021) Incarico come esperto nel **Gruppo di Esperti della Valutazione (GEV)** per la valutazione della qualità della ricerca (VQR) 2015-2019, **Agenzia Nazionale di Valutazione del Sistema Universitario e della Ricerca (ANVUR)**
- ❑ (2016-2018) **Membro della Commissione Finanziamenti** della *Scuola di Ingegneria dell'Università di Bologna*
- ❑ (2015) **Revisore** per le domande per la *New Position of Full Professor* per Computer Architecture presso la Faculty of Informatics della **Vienna University of Technology (TU Wien)**

- (2015) **Revisore Esterno** per il *Promotion Review Process* per la promozione al livello di *Full Professor* nell'area di Information Technology presso la **United Arab Emirates University (UAEU)**
- (2018) **Membro** della Commissione di Valutazione per la procedura selettiva per un posto di *Professore di Seconda Fascia* della **Università di Pavia (Italia)**
- (2017) **Membro** della Commissione di Valutazione per la procedura selettiva per un posto di *Professore di Seconda Fascia* della **Università di Bologna (Italia)**
- (2017) **Membro** della Commissione di Valutazione per la procedura selettiva per un posto di *Professore di Prima Fascia* della **Università di Parma (Italia)**
- (2017) **Membro** della Commissione di Valutazione per la procedura selettiva per un posto di *Professore di Seconda Fascia* della **Università di Torino (Italia)**
- (2016) **Membro** della Commissione di Valutazione per la procedura selettiva per un posto di *Professore di Seconda Fascia* della **Università di Bergamo (Italia)**
- (2015) **Membro** della Commissione di Valutazione per la procedura selettiva per un posto di *Professore di Prima Fascia* della **Università di Trento (Italia)**
- (2014) **Membro** della Commissione di Valutazione per la procedura selettiva per un posto di *Ricercatore RTdB* della **Università di Padova (Italia)**
- (Luglio 2013-2022) **Presidente** della *Commissione per la Valutazione* dei curricula dei candidate per il ruolo di *Professore a Contratto* e dei candidate per il ruolo di *Tutor a Contratto* per i corsi della *Laurea e Laurea Magistrale* della Scuola di Ingegneria – Bologna e Ravenna in “Ingegneria Elettrica, Elettronica e Misure”
- (Giugno 2013 - December 2015) **Membro della Commissione Census** della *Scuola di Ingegniera della Università di Bologna*
- (Novembre 2017) **Membro Esterno** della **Commissione di Valutazione della discussione** per il **PhD in Technical Sciences (Dr. techn.)** della **Technischen Universität, Wien (Austria)** di Savulimedu Veeravalli, PhD tesi dal titolo: “*Design of Custom ASIC for Radiation Experiments to Study Single Event Effects*”
- (2024) **Membro della Commissione di Valutazione** per la discussione finale di un candidato a PhD del *Politecnico di Torino*
- (2015) **Membro della Commissione di Valutazione** per la discussione finale di candidati a PhD della *Scuola Interpolitecnica di Dottorato (Politecnico di Torino, Politecnico di Milano, Politecnico di Bari)* – Area “Information and Communication Technologies”
- (2013-2014) **Membro della Commissione di Esperti** del *Ministero Italiano dell'Università e Ricerca (MIUR)*

- (Ottobre 2009-2012) **Membro (Eletto) della Giunta del Dipartimento di Elettronica, Informatica e Sistemistica (DEIS)** della *Facoltà di Ingegneria della Università di Bologna*
- (Ottobre 2009) **Membro Esterno della Commissione di Valutazione della discussione per il PhD in Technical Sciences (Dr. techn.)** della **Technischen Universität, Wien (Austria)** di Gottfried Fuchs, PhD tesi dal titolo: *“Fault Tolerant Distributed Algorithms for On-Chip Tick Generation: Concepts, Implementations and Evaluations”*
- (Ottobre 2009) **Membro della Commissione di Valutazione per l’ammissione al Corso di PhD in “Information Technologies”** della *Università di Bologna, ARCES*
- (2009-2010) **Membro della Commissione di Valutazione per la discussione del PhD in “Ingegneria Elettronica, Informatica e Telecomunicazioni”** della *Università di Bologna, DEIS*
- (2009-2010) **Membro Esterno della Commissione di Valutazione per la discussion del PhD in “Information Engineering”** della *Università di Padova (Italia)*
- (2009-2012) **Membro del Comitato di Professori per il PhD in “Information Technologies”** della *Università di Bologna, ARCES*
- (2007) **Presidente della Commissione di Valutazione n. II** della *Facoltà di Ingegneria della Università di Bologna* per *l’Esame di Stato Nazionale per la Qualifica alla Professione di Ingegnere*
- (2007-2012) **Membro (Eletto) del Comitato Finanziamenti** della *Facoltà di Ingegneria della Università di Bologna*
- (2003-2008) **Responsabile dei curricula degli studenti per Ingegneria Elettronica** della *Università di Bologna*

Organization, Direction and Coordination of Research Groups

- **Supervisione di Progetti di Ricerca di Assistant Professor:**
 - **Supervisore del Collaboration Project** (su *“Circuit Reliability, Fault Tolerance, and On-Line Error Detection and Correction”*) con Jennifer Dworak, **Assistant Professor, Brown University (USA)**, nell’ambito del *Career Development Award of NSF (USA)*
- **Finanziamento/Supervisione di Collaboratori di Ricerca:**
 - **Dr. Ing. Daniele Rossi**, DEIS – Collaboratore di Ricerca presso il Dipartimento di Elettronica, Informatica e Sistemistica (DEIS) dell’Università di Bologna, 2005-2014 (finanziato/cofinanziato da progetti di ricerca industriale di cui C. Metra è/è stata Responsabile)

- **Dr. Ing. Martin Omaña**, DEIS – Collaboratore di Ricerca presso il Dipartimento di Elettronica, Informatica e Sistemistica (DEIS) dell'Università di Bologna, 2006-2023 (finanziato/cofinanziato da progetti di ricerca industriale di cui C. Metra è/è stata Responsabile)

□ **Finanziamento/Supervisione di Studenti di PhD:**

- **Ing. Matteo Naldi**, Studente di PhD presso l'Università di Bologna, Novembre 2022 – Ottobre 2025 (finanziato da STMicroelectronics)
- **Ing. Zahra Shirmohammadi**, Studente di PhD presso la University of Technology, Tehran (Iran), Settembre 2016 – Giugno 2017
- **Ing. Meryem Bouras**, Studente di PhD presso la Mohammed V University in Rabat, Rabat (Marocco), Settembre 2016 - Giugno 2017
- **Ing. Vimalathithan Rathinasabapathy**, Studente di PhD presso la Anna University, Coimbatore (India), Settembre 2010 – Luglio 2011
- **Ing. Daniele Giaffreda**, ARCES – Università di Bologna, **XXV ciclo di Dottorato**, Gennaio 2010 – Agosto 2011 (cofinanziato da progetti di ricerca industriale di cui C. Metra è/è stata Responsabile)
- **Ing. Daniele Rossi**, DEIS – Università di Bologna, XVII ciclo di Dottorato (PhD finanziato da progetti di ricerca industriale di cui C. Metra è stata Responsabile)
- **Ing. Martin Omaña**, DEIS - Università di Bologna, XVII ciclo di Dottorato
- **Ing. Josè Manuel Cazeaux** - DEIS - Università di Bologna, XVIII ciclo di Dottorato
- **Revisore Esterno per il Ph.D.** in Computer Science della Università di Verona (Italia) di A. Fin, dal titolo *“A Functional Testing Framework for Embedded Systems”*

□ **Finanziamento e/o Supervisione di Recipienti di Borse di Studio/Collaboratori:**

- **Ing. Andrea Pagano**, Recipiente di una Borsa di Studio presso il Dipartimento di Elettronica, Informatica e Sistemistica (DEIS) dell'Università di Bologna, 2001, finanziata/cofinanziata da progetti di ricerca industriale di cui C. Metra era Responsabile
- **Ing. Luca Schiano**, Recipiente di una Borsa di Studio presso il Dipartimento di Elettronica, Informatica e Sistemistica (DEIS) dell'Università di Bologna, 2001-2002, finanziata/cofinanziata da progetti di ricerca industriale di cui C. Metra era Responsabile
- **Ing. Stefano Di Francescantonio**, Recipiente di una Borsa di Studio presso il Dipartimento di Elettronica, Informatica e Sistemistica (DEIS) dell'Università di Bologna, 2001 – 2003, finanziata/cofinanziata da progetti di ricerca industriale di cui C. Metra era Responsabile

- **Dr. Ing. Martin Omaña**, Collaboratore alla Ricerca presso il Dipartimento di Elettronica, Informatica e Sistemistica (DEIS) dell'Università di Bologna 2005, finanziato/cofinanziato da progetti di ricerca industriale di cui C. Metra era Responsabile
- **Ing. Óscar Ariño Zorilla (Spain)**, Recipiente di una Borsa di Studio “Leonardo da Vinci Program” presso l’*Advanced Research Centre on Electronic Systems for Information and Communication Technologies E. De Castro (ARCES)* della Univ. di Bologna
- **Ing. Sara Cretì**, Recipiente di un Assegno di Ricerca presso il Dipartimento DEI della Università di Bologna, Settembre 2023 – Agosto 2024, finanziata dalla Centro Nazionale Italiano di Ricerca su High Performance Computing, Big Data and Quantum Computing

□ Supervisioni di Tesi di Laurea:

- **Supervisore** di numerose tesi di laurea in Ingegneria Elettronica presso l'Università di Bologna (Italia), alcune delle quali in collaborazione con aziende industriali (ad esempio, Intel Corporation, Maserati, Toyota, Electrolux, ABB EVI, Alstom Transport, STMicroelectronics, Becar-Beghelli, ecc.)

Publicazioni

Riviste/Libri Internazionali

1. **C. Metra**, B. Riccò, "Enhanced reliability evaluation for self-checking circuits", in *IEE Electronics Letters*, Vol. 30, No. 10, pp.776–778, 12 May, 1994, Institution of Electrical Engineers, Stevenage SG1 2AY (United Kingdom), 1994.
2. **C. Metra**, M. Favalli, B. Riccò, "Novel 1-out-of-n CMOS checker", in *IEE Electronics Letters*, Vol. 30, No. 17, pp. 1398–1400, 18 August, 1994, Institution of Electrical Engineers, Stevenage SG1 2AY (United Kingdom), 1994.
3. **C. Metra**, M. Favalli, B. Riccò, "Design of CMOS self-checking sequential circuits with improved detectability of bridging faults", in *IEE Electronics Letters*, Vol. 30, No. 23, pp. 1934–1936, 10 November, 1994, Institution of Electrical Engineers, Stevenage SG1 2AY (United Kingdom), 1994.
4. **C. Metra**, "Circuiti CMOS Self-Checking" (Tesi di Dottorato), Bologna, Febbraio 1994.
5. **C. Metra**, M. Favalli, P. Olivo, B. Riccò, "Design of CMOS Checkers with Improved Testability of Bridging and Transistor Stuck-on Faults", in *Journal of Electronic Testing: Theory and Applications (JETTA)*, Vol. 6, No. 1, pp. 7–22, February 1995, Kluwer Academic Publishers, Norwell, MA 02061 (USA), 1995.
6. **C. Metra**, M. Favalli, B. Riccò, "Design of TSC CMOS Checkers for Any 1-out-of-n Code", in *Journal of Microelectronic Systems Integration*, Vol. 3, No. 2, pp. 109–120, 1995, Plenum Publishing Corporation, New York (USA), 1995.
7. **C. Metra**, M. Favalli, "1-out-of-n dynamic CMOS checker", in *IEE Electronics Letters*, Vol. 31, No. 23, 9 November, pp. 1999–2000, 1995, Institution of Electrical Engineers, Stevenage SG1 2AY (United Kingdom), 1995.

8. M. Favalli, **C. Metra**, "Sensing circuit for on-line detection of delay faults", in *IEEE Transactions on VLSI Systems*, Vol. 4, No. 1, pp. 130-133, March 1996, The Institute of Electrical and Electronics Engineers Inc., Piscataway, (NJ), 1996.
9. M. Favalli, **C. Metra**, "Design of low-power CMOS two-rail checkers", in *Journal of Microelectronic Systems Integration*, Vol. 5, No. 2, pp. 101–110, 1997, Plenum Publishing Corporation, New York (USA), 1997.
10. **C. Metra**, M. Favalli, B. Riccò, "1-out-of-3 Code Checker with Single Output", in *IEE Electronics Letters*, Vol. 33, No. 16, 31 July, pp. 1373-1374, 1997, Institution of Electrical Engineers, Stevenage SG1 2AY (United Kingdom), 1997.
11. **C. Metra**, M. Favalli, P. Olivo, B. Riccò, "On-Line Detection of Bridging and Delay Faults in Functional Blocks of CMOS Self-Checking Circuits", in *IEEE Transactions on Computer-Aided Design of Integrated Circuits and Systems (CAD/ICAS)*, Vol. 16, No. 7, July, pp. 770-776, 1997, The Institute of Electrical and Electronics Engineers Inc., Piscataway, (NJ), 1997.
12. **C. Metra**, M. Favalli, B. Riccò, "On-Line Self-Testing Voting and Detecting Schemes for TMR Systems", in *Journal of Microelectronic Systems Integration*, Vol. 5, No. 4, pp. 261–273, 1997, Plenum Publishing Corporation, New York (USA), 1997.
13. **C. Metra**, "Design Technique for Embedded 1-out-of-3 Checkers", in *Alta Frequenza Rivista di Elettronica*, Vol. 9, No 2, pp. 68-70, 1997, Associazione Elettrotecnica ed Elettronica Italiana, Milano, 1997.
14. **C. Metra**, M. Favalli, B. Riccò, "Concurrent Checking of Clock Signals' Correctness", in *IEEE Design & Test of Computers*, Vol. October - November, pp. 42–48, 1998, IEEE Computer Society Press, Los Alamitos (California), 1998.
15. (Invited Paper) **C. Metra**, "Majority Logic", in *Wiley Encyclopedia of Electrical and Electronics Engineering*, Vol. 12, pp. 317--322, February 1999, Wiley & Sons., Inc., Publishers, New York (USA), 1999.
16. (Invited conference report) **C. Metra**, Neil Harrison, "DFT Symposium 98", in *IEEE Design & Test of Computers*, Vol. January-March, p. 5, 1999, IEEE Computer Society Press, Los Alamitos (California), e in *The Newsletter of the Test Technology Technical Council of the IEEE Computer Society*, Amissville, VA 937-7848 (USA), 1999.
17. M. Favalli, **C. Metra**, "Bus Crosstalk Fault Detection Capabilities of Error Detecting Codes for On-Line Testing", in *IEEE Transactions on VLSI Systems*, Vol. 7, No. 3, pp. 392–396, Settembre, 1999, The Institute of Electrical and Electronics Engineers Inc., Piscataway, (NJ), 1999.
18. (Invited conference report) **C. Metra**, Neil Harrison, "Defect and Fault Tolerance Symposium 1999", in *Test Technology Newsletter - The Newsletter of the Test Technology Technical Council of the IEEE Computer Society*, October-December, 1999, TTTC Office, 1474 Freeman Drive, Amissville, VA 20106 (USA), 1999.
19. **C. Metra**, M. Favalli, B. Riccò, "Signal Coding and CMOS Gates for Combinational Functional Blocks of Very Deep Submicron Self-checking Circuits", in *VLSI Design*, Vol. 11, No. 1, 2000, pp. 23–34, OPA N.V., published by licence under the Gordon and Breach Science (ISSN: 1065-514X), Newark, NJ 07102, printed in Malaysia, 2000.
20. **C. Metra**, M. Favalli, B. Riccò, "Self-Checking Detection and Diagnosis Scheme for Transient, Delay and Crosstalk Faults Affecting Bus Lines", in *IEEE Transactions on Computers*, Vol. 49, No. 6, June 2000, pp. 560–574, IEEE Computer Society Press, Los Alamitos (California), 2000
21. M. Favalli, **C. Metra**, "Bridging Faults in Pipelined Circuits", in *Journal of Electronic Testing: Theory and Applications*, Vol. 16, Issue 6, December 2000, pp. 617—629, Kluwer Academic Publishers, Norwell, MA 02061 (USA), 2000.

22. **C. Metra**, J-C. Lo, "Intermediacy Prediction for High Speed Berger Code Checkers", in *Journal of Electronic Testing: Theory and Applications*, Vol. 16, Issue 6, December 2000, pp. 607–615, Kluwer Academic Publishers, Norwell, MA 02061 (USA), 2000.
23. Lombardi, **C. Metra**, "Defect-Oriented Diagnosis for Very Deep-Submicron Systems", in *IEEE Design & Test of Computers*, Vol. January-February, pp. 8–9, 2001, IEEE Computer Society Press, Los Alamitos (California), 2001.
24. **C. Metra**, B. Riccò, "Soluzioni Hardware per Sistemi Integrati Digitali ad Alta Sicurezza", in *Alta Frequenza Rivista di Elettronica*, Vol. 13, No 3, pp. 4-10, Maggio-Giugno 2001, Associazione Elettrotecnica ed Elettronica Italiana, Milano, 2001.
25. Favalli, **C. Metra**, "On-Line Testing Approach for Very Deep-Submicron ICs", in *IEEE Design & Test of Computers*, Vol. March-April, 2002, pp. 16—23, IEEE Computer Society Press, Los Alamitos (California), 2002.
26. D. Nikolos, J. Hayes, M. Nicolaidis, **C. Metra**, "Guest Editorial of the Special Issue on the 7th IEEE International On-Line Testing Workshop", in *The Journal of Electronic Testing: Theory and Applications (JETTA)*, Vol. 18, n. 3, pp. 259--260, June 2002, Kluwer Academic Publishers, Norwell, MA 02061 (USA), 2002.
27. M. Favalli, **C. Metra**, "Single output distributed two-rail checker with diagnosing capabilities for bus based self-checking architectures", in *Journal of Electronic Testing: Theory and Applications*, Vol. 18, n. 3, pp. 273-283, June 2002, Kluwer Academic Publishers, Norwell, MA 02061 (USA), 2002.
28. **C. Metra**, M. Favalli, S. Di Francescantonio, B. Riccò, "On-Chip Clock Faults' Detector", in *The Journal of Electronic Testing: Theory and Applications (JETTA)*, Vol. 18, n. 4, pp. 555-564, August, 2002, Kluwer Academic Publishers, Norwell, MA 02061 (USA), 2002.
29. **C. Metra**, S. Di Francescantonio, M. Favalli, B. Riccò, "Scan Flip-Flops with On-Line Testing Ability with respect to input Delay and Crosstalk Faults", in *Microelectronics Journal*, Vol. 34, n. 1, pp. 23-29, January, 2003, Elsevier Science (ISSN 0026-2692).
30. **C. Metra**, M. Sonza Reorda, "Guest Editorial", in *The Journal of Electronic Testing: Theory and Applications (JETTA)*, Vol. 19, No. 5, October 2003, p. 499, Kluwer Academic Publishers, Norwell, MA 02061 (USA), 2003.
31. D. Rossi, **C. Metra**, "Error correcting strategy for high speed and density reliable flash memories", in *The Journal of Electronic Testing: Theory and Applications (JETTA)*, Vol. 19, No. 5, October 2003, pp. 511-521, Kluwer Academic Publishers, Norwell, MA 02061 (USA), 2003.
32. L. Schiano, **C. Metra**, D. Marino, "Self-Checking Design, Implementation and Measurement of a Controller for Track-Side Railway Systems", in *IEEE Transactions on Instrumentation and Measurement*, Vol. 52, No. 6, pp. 1722—1728, December 2003, The Institute of Electrical and Electronics Engineers Inc., Piscataway, (NJ), 2003.
33. **C. Metra**, L. Schiano, M. Favalli, "Concurrent Detection of Power Supply Noise", in *IEEE Transactions on Reliability*, Vol. 52, No. 4, pp. 469—475, December 2003, The Institute of Electrical and Electronics Engineers Inc., Piscataway, (NJ), 2003.
34. A. Ivanov, F. Lombardi, **C. Metra**, "Guest Editors' Introduction: Advances in VLSI Testing at MultiGbps Rates", in *IEEE Design & Test of Computers*, Vol. July-August, 2004, pp. 274—276, IEEE Computer Society Press, Los Alamitos (California), 2004.
35. **C. Metra**, S. Di Francescantonio, TM Mak, "Implications of Clock Distribution Faults and Issues with Screening Them During Manufacturing Testing", in *IEEE Transactions on Computers*, Vol. 53, No. 5, May 2004, IEEE Computer Society Press, Los Alamitos (California), 2004.
36. M. Omaña, D. Rossi, **C. Metra**, "Model for Transient Fault Susceptibility of Combinational Circuits", in *The Journal of Electronic Testing: Theory and Applications (JETTA)*, Vol. 20, No. 5, pp. 495—503, October 2004, Kluwer Academic Publishers, Norwell, MA 02061 (USA), 2004.

37. M. Favalli, **C. Metra**, "TMR Voting in the Presence of Crosstalk Faults at the Voter Inputs", in *IEEE Transactions on Reliability*, Vol. 53, No. 3, pp. 342—348, September 2004, The Institute of Electrical and Electronics Engineers Inc., Piscataway, (NJ), 2004.
38. J. M. Cazeaux, D. Rossi and **C. Metra**, "Self-Checking Voter for High Speed TMR Systems", in *The Journal of Electronic Testing: Theory and Applications (JETTA)*, Vol. 21, No. 4, August 2005, pp. 377—389, Springer, Springer Boston/Norwell (USA), 2005, ISSN: 0923-8174.
39. D. Rossi, A. K. Nieuwland, A. Kotoch and **C. Metra**, "Exploiting ECC Redundancy To Minimize Crosstalk Impact", in *IEEE Design & Test of Computers*, Vol. 22, N. 1, January-February, 2005, pp. 59—70, IEEE Computer Society Press, Los Alamitos (California), 2005.
40. D. Rossi, A. K. Nieuwland, A. Kotoch, **C. Metra**, "New ECC for Crosstalk Impact Minimization", in *IEEE Design & Test of Computers*, July-August, 2005, pp.340—348, IEEE Computer Society Press, Los Alamitos (California), 2005.
41. M. Omaña, D. Rossi, **C. Metra**, "Low Cost and High Speed Embedded Two-Rail Code Checker", in *IEEE Transactions on Computers*, Vol. 54, Issue 2, February 2005, pp. 153—164, IEEE Computer Society Press, Los Alamitos (California), 2005.
42. J. M. Cazeaux, M. Omaña, and **C. Metra**, "Novel On-Chip Circuit for Jitter Testing in High-speed PLLs", in *IEEE Transactions on Instrumentations and Measurements*, Vol. 54, Issue 5, October 2005, pp. 1779—1788, The Institute of Electrical and Electronics Engineers Inc., Piscataway, (NJ), 2005.
43. **C. Metra**, D. Rossi, TM. Mak, "Won't On-Chip Clock Calibration Guarantee Performance Boost and Product Quality?", in *IEEE Transactions on Computers*, Vol. 56, No. 3, March, 2007, pp. 415-428, IEEE Computer Society Press, Los Alamitos (California), 2007.
44. D. Rossi, J. M. Cazeaux, **C. Metra**, F. Lombardi, "Modeling Crosstalk Effects in CNT Bus Architectures", in *IEEE Transactions on Nanotechnology*, Vol. 6, No. 2, March, 2007, pp. 133-145, The Institute of Electrical and Electronics Engineers Inc., Piscataway, (NJ), 2007.
45. D. Rossi, A.K. Nieuwland, **C. Metra**, "Simultaneous Switching Noise: The Relation Between Bus Layout and Coding", in *IEEE Design & Test of Computers*, Vol. 25, Issue 1, January-February 2008, pp.76-86, IEEE Computer Society Press, Los Alamitos (California), 2008.
46. M. Omaña, D. Rossi, **C. Metra**, "Latch Susceptibility to Transient Faults and New Hardening Approach", in *IEEE Transactions on Computers*, Vol. 56, Issue 9, September 2007, pp. 1255-1268, IEEE Computer Society Press, Los Alamitos (California), 2007.
47. Lombardi, **C. Metra**, "Guest Editors' Introduction: The State of the Art in Nanoscale CAD", in *IEEE Design & Test of Computers*, Vol. 24, July-August, pp. 302--303, 2007, IEEE Computer Society Press, Los Alamitos (California), 2007.
48. (Book Chapter) X. Ma, J. Huang, **C. Metra**, F. Lombardi, "Reversible and Testable Circuits for Molecular QCA Design", in "*Emerging Nanotechnologies*", ISSN 0929-1296, ISBN 978-0-387-74746-0, pp. 157-202, Springer US, 2007.
49. D. Rossi, M. Omaña, **C. Metra**, "Checker No-Harm Alarms and Design Approaches to Tolerate Them", in *The Journal of Electronic Testing: Theory and Applications (JETTA)*, Vol. 24, Issue 1-3, June 2008, pp. 93-103, Springer, Springer Boston/Norwell (USA), 2008, ISSN: 0923-8174.
50. (**Updated Invited Paper**) **C. Metra**, "Majority Logic", in *Wiley Encyclopedia of Electrical and Electronics Engineering*, pp. 1-8, April 2007, Wiley & Sons., Inc., Publishers, New York (USA), 2007, accessible online: eeee@wiley.com.
51. D. Rossi, A.K. Nieuwland, V.E.S. van Dijk, R.P. Kleihorst, **C. Metra**, "Power Consumption of Fault-Tolerant Busses", in *IEEE Transactions on VLSI Systems*, Vol. 16, Issue 5, May 2008, pp. 542-553, The Institute of Electrical and Electronics Engineers Inc., Piscataway, (NJ), 2008.
52. X. Ma, J. Huang, **C. Metra**, F. Lombardi, "Reversible Gates and Testability of One Dimensional Arrays of Molecular QCA", *The Journal of Electronic Testing: Theory and Applications*

- (*JETTA*)”, Vol. 24, No. 1-3, pp. 297 – 311, June 2008, Springer, Springer Boston/Norwell (USA), 2008, ISSN: 0923-8174.
53. D. Rossi, J. M. Cazeaux, M. Omana, **C. Metra**, A. Chatterjee, "Accurate Linear Model for SET Critical Charge Estimation", *IEEE Transactions on VLSI Systems*, Vol. 17, No. 8, pp. 1161 – 1166, August 2009, The Institute of Electrical and Electronics Engineers Inc., Piscataway, (NJ), 2009.
 54. M. Favalli, **C. Metra**, " Testing resistive open and bridging faults through pulse propagation", *IEEE Transactions on CAD*, Vol. 28, Issue 6, June 2009, pp. 915 – 925, The Institute of Electrical and Electronics Engineers Inc., Piscataway, (NJ).
 55. M. Omaña, D. Rossi, **C. Metra**, "Latch High Performance Robust Latches", *IEEE Transactions on Computers*, Vol. 59, No. 11, pp. 1455 – 1465, November 2010, IEEE Computer Society Press, Los Alamitos (California), 2010.
 56. **C. Metra**, M. Omaña, TM Mak, S. Tam, "Low-Cost Dynamic Compensation Scheme for Local Clocks of Next Generation High Performance Microprocessors", *IEEE Transactions on VLSI Systems*, Vol. 19, No. 12, pp. 2322 – 2325, December 2011, The Institute of Electrical and Electronics Engineers Inc., Piscataway, (NJ), 2011 (TVLSI-00007-2010)
 57. **C. Metra**, M. Omaña, TM Mak, S. Tam, "New Design For Testability Approach for Clock Fault Testing", *IEEE Transactions on Computers*, Vol. 16, No. 61, April 2012, IEEE Computer Society Press, Los Alamitos (California), 2012 (TC-2009-11-0558)
 58. M. Omaña, D. Rossi, N. Bosio, **C. Metra**, "Low Cost NBTI Degradation Detection & Masking Approaches", *IEEE Transactions on Computers*, Vol. 62, No. 3, pp. 496-509, March 2013, IEEE Computer Society Press, Los Alamitos (California), 2013
 59. M. Omaña, D. Rossi, D. Giaffreda, R. Specchia, **C. Metra**, M. Marzencki, B. Kaminska, "Faults Affecting Energy Harvesting Circuits of Self-Powered Wireless Sensors and Their Possible Concurrent Detection", in *IEEE Transactions on VLSI Systems*, Vol. 21, Issue 12, December 2013, pp. 2286 – 2294, IEEE Computer Society Press, Los Alamitos (California), 2012
 60. D. Rossi, M. Omaña, G. Garrammone, **C. Metra**, A. Jas, R. Galivanche, "Low Cost Concurrent Error Detection Strategy for the Control Logic of High Performance Microprocessors and Its Application to the Instruction Decoder", *The Journal of Electronic Testing: Theory and Applications (JETTA)*”, Vol. 29, No. 3, June 2013, pp. 401 – 413, Springer, Springer Boston/Norwell (USA), 2013
 61. R. Vimalathithan, D. Rossi, M. Omaña, **C. Metra**, M.L.Valarmathi, "Polynomial Based Key Distribution Scheme for WPAN", *Malaysian Journal of Mathematical Sciences*, Special Edition of International Conference on Cryptology on Computer Security, Vol. 7(S), pp. 59-72, August 2013, ISSN: 1823-8343
 62. D. Rossi, M. Omaña, J. M. Cazeaux, **C. Metra**, TM. Mak, "Clock Faults Induced Min and Max Delay Violations", in *Journal of Electronic Testing: Theory and Applications*, Volume 30, Issue 1, 2014, pp. 111-123, Springer, Springer Boston/Norwell (USA), 2014, Springer, Springer Boston/Norwell (USA), 2014
 63. M. Omaña, D. Rossi, D. Giaffreda, **C. Metra**, TM Mak, A. Rahman, S. Tam, "Low-Cost On-Chip Clock Jitter Measurement Scheme", in *IEEE Transactions on Very Large Scale Integrated (VLSI) Systems*, Vol. 23, Issue 3, March 2015, pp. 435 – 443, IEEE Computer Society Press, Los Alamitos (California), 2015.
 64. D. Rossi, **M. Omaña**, C. Metra, A. Paccagnella, "Impact of Bias Temperature Instability on Soft Error Susceptibility", in *IEEE Trans. on Very Large Scale Integration (VLSI) Systems*, Vol. 23 , Issue 4, April 2015, pp. 743 – 751, IEEE Computer Society Press, Los Alamitos (California), 2015.

65. D. Rossi, M. Omaña, D. Giaffreda, **C. Metra**, “Modeling and Detection of Hot-Spot in Shaded Photovoltaic Cells”, *IEEE Trans. on Very Large Scale Integration (VLSI) Systems*, Vol. 23, Issue 6, June 2015, pp. 1031-1039
66. R. Vimalathithan, D. Rossi, M. Omaña, **C. Metra**, M. L. Valarmathi, "Cryptanalysis of Simplified-AES Encrypted Communication", *International Journal of Computer Science and Security (IJCSIS)*, Vol. 13 No. 10, October 2015, pp. 142 – 150.
67. M. Omaña, D. Rossi, E. Beniamino, **C. Metra**, C. Tirumurti, R. Galivanche, “Low-Cost and High-Reduction Approaches for Power Droop During Launch-On-Shift Scan-Based Logic BIST”, *IEEE Trans. on Computers*, Vol. 65, Issue 8, August 2016, pp. 2484-2484,
68. M. Omaña, D. Rossi, T. Edara, **C. Metra**, “Impact of Aging Phenomena on Latches’ Robustness”, *IEEE Trans. on Nanotechnology*, Issue 2, March 2016, pp. 129-136,
69. M. Omaña, M. Padovani, K. Veliu, **C. Metra**, J. Alt, R. Galivanche, “New Approaches for Power Binning of High Performance Microprocessors”, *IEEE Transactions on Computers*, Vol. 66, Issue 7, July 2017, pp. 1159-1171.
70. M. Omaña, D. Rossi, F. Fuzzi, **C. Metra**, C. Tirumurti, R. Galivanche, “Scalable Approach for Power Droop Reduction During Scan-Based Logic BIST”, *IEEE Transactions on Very Large Scale Integration (VLSI) Systems*, Vol. 25, No. 1, January 2017, pp. 238 - 246.
71. **C. Metra**, “Message from the Editor-in-Chief”, *IEEE Transactions on Emerging Topics in Computing*, Vol. 6, Issue 1, January-March 2018, pp. 3-4.
72. M. Omaña, T. Edara, **C. Metra**, “Low-Cost Strategy to Mitigate the Impact of Aging on Latches’ Robustness”, *IEEE Transactions on Emerging Topics in Computing*, Vol. 6, Issue 4, June 2018, pp. 488-497.
73. **C. Metra**, “Message from the Editor-in-Chief”, *IEEE Transactions on Emerging Topics in Computing*, Vol. 7, Issue: 1, January-March 2019, pp. 3 – 4.
74. M. Omaña, A. Fiore, M. Mongitore, **C. Metra**, “Fault Tolerant Inverters for Reliable Photovoltaic Systems”, *IEEE Transactions on Very Large Scale Integration (VLSI) Systems*, Vol. 27, Issue 1, January 2019, pp. 20-28.
75. M. Omaña, S. Govindaraj, **C. Metra**, “Low-Cost Strategy for Bus Propagation Delay Reduction”, *Journal of Electronic Testing: Theory and Applications (JETTA)*, Vol. 35, Number 2, April 2019, pp. 253 – 260.
76. **C. Metra**, “The 2019 IEEE Computer Society: Targeting Member Satisfaction and Technical Excellence”, *Computer*, Vol. 52, Issue: 1, January 2019, pp. 4 – 6.
77. R. Aitken, **C. Metra**, “Special Section on Emerging Trends and Design Paradigms for Memory Systems and Storage”, *IEEE Transactions on Emerging Topics in Computing*, Vol. 7, Issue: 3, July-September 2019, pp. 433 – 434.
78. **C. Metra**, “The 2019 IEEE Computer Society: Hit Target on Member Satisfaction and Technical Excellence”, *Computer*, Vol. 52, Issue: 12, December 2019, pp. 4 – 11.
79. **C. Metra**, “Message from the Editor-in-Chief”, *IEEE Transactions on Emerging Topics in Computing*, Vol. 8, Issue: 4, October-December 2020, pp. 885 – 886.
80. M. Omaña, S. Bardhan, **C. Metra**, “Reliability Risks Due to Faults Affecting Selectors of ReRAMs and Possible Solutions”, *IEEE Transactions on Emerging Topics in Computing*, Vol. 10, No. 4, October-December 2022, pp. 2086-2091.
81. M. Omaña, M. Grossi, **C. Metra**, “Early Fault Detection in Inverters of Photovoltaic Systems”, *Microelectronic Reliability*, Elsevier, Vol. 135, August 2022
82. M. Grossi, M. Bouras, M. Omaña, **C. Metra**, H. Berbia, “Low-Cost Strategy to Detect Faults Affecting Scrubbers in SRAM-Based FPGAs”, *Microprocessors and Microsystems*, Elsevier, Vol. 89, 2022

Brevetti

83. **Co-inventor** of “A Digital, Parallel, Clock Synchronizer” (provisional US Patent OTT Ref #2505-3193).
84. **Co-inventor** (together with Kleihorst Richard, Nieuwland Andre, Van Dijk Victor, *Philips Research, Eindhoven, The Netherlands*) of “Data Communication Using Fault Tolerant Error Correcting Codes and Having Reduced Ground Bounce” (International Publication Number WO 2005/088465 A1, International Publication Date 22 September 2005).

Proceedings di Conferenze/Symposia/Workshop Internazionali

85. **C. Metra**, M. Favalli, P. Olivo, B. Riccò, “CMOS Checkers with Testable Bridging and Transistor Stuck-on Faults”, in *IEEE Proceedings of International Test Conference*, Baltimore (MD, USA), pp. 948–957, September 20-24, 1992, International Test Conference, 2000 L Street, NW, Washington D.C. 20036, 1992.
86. **C. Metra**, M. Favalli, P. Olivo, B. Riccò, “Testing of Resistive Bridging Faults in CMOS Flip-Flop”, in *IEEE Proceedings of European Test Conference*, Rotterdam (The Netherlands), pp. 530–531, April 19-22, 1993, IEEE Computer Society Press, Los Alamitos (California), 1993.
87. **C. Metra**, M. Favalli, P. Olivo, B. Riccò, “Design Rules for CMOS Self Checking Circuits with Parametric Faults in the Functional Block”, in *IEEE Proceedings of The IEEE International Workshop on Defect and Fault Tolerance in VLSI Systems*, Venezia (Italy), pp. 271–278, October 27-29 October, 1993, IEEE Computer Society Press, Los Alamitos (California), 1993.
88. **C. Metra**, M. Favalli, P. Olivo, B. Riccò, “A Highly Testable 1-out-of-3 CMOS Checker”, in *IEEE Proceedings of The IEEE International Workshop on Defect and Fault Tolerance in VLSI Systems*, Venezia (Italy), pp. 279–286, October 27-29, 1993, IEEE Computer Society Press, Los Alamitos (California), 1993.
89. **C. Metra**, M. Favalli, B. Riccò, “CMOS Self Checking Circuits with Faulty Sequential Functional Blocks”, in *IEEE Proceedings of The IEEE International Workshop on Defect and Fault Tolerance in VLSI Systems*, Montreal (Canada), pp. 133–141, October 17-19, 1994, IEEE Computer Society Press, Los Alamitos (California), 1994.
90. **C. Metra**, M. Favalli, B. Riccò, “Highly Testable and Compact 1-out-of-n CMOS Checkers”, in *IEEE Proceedings of The IEEE International Workshop on Defect and Fault Tolerance in VLSI Systems*, Montreal (Canada), pp.142–150, October 17-19, 1994, IEEE Computer Society Press, Los Alamitos (California), 1994.
91. **C. Metra**, “MINIMAL POWER-DELAY PRODUCT CMOS BUFFER”, in *Proceedings of Power And Timing Modeling, Optimization and Simulation '94 (PATMOS'94)*, Barcellona (Spain), pp. 150–157, October 17-19, 1994, UPC, Barcellona (Spain), 1994.
92. **C. Metra**, M. Favalli, B. Riccò, “Highly Testable 1-out-of-n Dynamic CMOS Checker”, in *Proceedings of 1st IEEE International On-Line Testing Workshop*, Nice (France), pp.248–252, July 4-6, 1995, CNRS, Grenoble (Francia), 1995.
93. **C. Metra**, M. Favalli, B. Riccò, “Glitch Power Dissipation Model”, in *Proceedings of Power And Timing Modeling, Optimization and Simulation '95 (PATMOS'95)*, Oldenburg (Germany), pp. 175–189, October 4-6, 1995, bis, Oldenburg (Germania), 1995.
94. M. Favalli, **C. Metra**, “The effect of glitches on CMOS Buffer Optimization”, in *Proceedings of Power And Timing Modeling, Optimization and Simulation '95 (PATMOS'95)*, Oldenburg (Germany), pp. 202–212, October 4-6, 1995, bis, Oldenburg (Germania), 1995.

95. **C. Metra**, M. Favalli, B. Riccò, “Novel Berger Code Checker”, in *IEEE CS Proceedings of The IEEE International Workshop on Defect and Fault Tolerance in VLSI Systems 1995*, Lafayette (Louisiana), pp.287–295, November 13-15, 1995, IEEE Computer Society Press, Los Alamitos (California), 1995.
96. **C. Metra**, M. Favalli, B. Riccò, “Embedded Two-Rail Checkers with On-Line Testing Ability”, in *IEEE Proceedings of 14th IEEE VLSI Test Symposium*, Princeton (New Jersey), pp.145–150, April 28 – May 1, 1996, IEEE Computer Society Press, Los Alamitos (California), 1996.
97. **C. Metra**, M. Favalli, B. Riccò, “Embedded 1-out-of-3 Checkers with On-Line Testing Ability”, in *Proceedings of 2nd IEEE International On-Line Testing Workshop*, Saint-Jean de-Luz, Biarritz (France), pp. 136–141, July 8-10, 1996, CNRS, Grenoble (France), 1996.
98. **C. Metra**, Jien-Chung Lo, “Compact and High Speed Berger Code Checker”, in *Proceedings of 2nd IEEE International On-Line Testing Workshop*, Saint-Jean de-Luz, Biarritz (France), pp. 144–149, July 8-10, 1996, CNRS, Grenoble (France), 1996.
99. **C. Metra**, M. Favalli, B. Riccò, “Tree Checkers for Applications with Low Power-Delay Requirements”, in *IEEE Proceedings of The IEEE International Symposium on Defect and Fault Tolerance in VLSI Systems*, Boston (MA), pp. 213–220, November 6-8, 1996, IEEE Computer Society Press, Los Alamitos (California), 1996.
100. **C. Metra**, M. Favalli, B. Riccò, “Compact and Highly Testable Error Indicator for Self-Checking Circuits”, in *IEEE Proceedings of The IEEE International Symposium on Defect and Fault Tolerance in VLSI Systems*, Boston (MA), pp. 204–212, November 6-8, 1996, IEEE Computer Society Press, Los Alamitos (California), 1996.
101. M. Favalli, **C. Metra**, “Testing scheme for IC’s clock”, in *IEEE Proceedings of The European Design & Test Conference and Exhibition 1997*, Paris (France), pp. 445–449, March 17-20, 1997.
102. **C. Metra**, M. Favalli, B. Riccò, “Highly Testable and Compact Single Output Comparator”, in *IEEE Proceedings of 15th IEEE VLSI Test Symposium*, Monterey (California), pp. 210–215, April 27 – 30, 1997, IEEE Computer Society Press, Los Alamitos (California), 1997.
103. **C. Metra**, M. Favalli, B. Riccò, “Novel Single Output –out-of-3 Code Checker”, in *Proceedings of 3rd IEEE International On-Line Testing Workshop*, Crete (Greece), pp. 228–232, July 7-9, 1997, Dept. of Computer Eng. & Informatics, Univ. of Patras, Greece, 1997.
104. **C. Metra**, M. Favalli, B. Riccò, “Self-Checking Detector for Simultaneous On-Line Test of Clock Signals”, in *Proceedings of 3rd IEEE International On-Line Testing Workshop*, Crete (Greece), pp. 79–83, July 7-9, 1997, Dept. of Computer Eng. & Informatics, Univ. of Patras, Greece, 1997.
105. M. Favalli, **C. Metra**, “Leakage power reduction for reactive computation”, in *Proceedings of Power And Timing Modeling, Optimization and Simulation '97 (PATMOS '97)*, Louvain-la-Neuve (Belgium), pp. 57–66, September 8-10, 1997, Presses Universitaires de Louvain-la-Neuve, Luovain (Belgium), 1997.
106. **C. Metra**, M. Favalli, B. Riccò, “On-Line Testing Scheme for Clocks’ Faults”, in *IEEE Proceedings of International Test Conference*, Washington, D.C. (USA), pp. 587–596, November 1-6, 1997, International Test Conference, 2000 L Street, NW, Washington D.C. 20036, 1997.
107. **C. Metra**, M. Favalli, B. Riccò, “Compact and Low Power Self-Checking Voting Scheme”, in *IEEE Proceedings of The International Symposium on Defect and Fault-Tolerance in VLSI Systems*, Paris (France), pp. 137–145, October 20-22, 1997, IEEE Computer Society Press, Los Alamitos (California), 1997.
108. M. Favalli, **C. Metra**, “Low-level Error Recovery Mechanism for Self-Checking Sequential Circuits”, in *IEEE Proceedings of The International Symposium on Defect and Fault-Tolerance in VLSI Systems*, Paris (France), pp. 234–242, October 20-22, 1997, IEEE Computer Society Press, Los Alamitos (California), 1997.

109. Y-Y. Guo, J-C. Lo, **Cecilia Metra**, “Fast and Area-Time Efficient Berger Code Checkers”, in *IEEE Proceedings of The International Symposium on Defect and Fault-Tolerance in VLSI Systems*, Paris (France), pp.110–118, October 20-22, 1997, IEEE Computer Society Press, Los Alamitos (California), 1997.
110. **C. Metra**, M. Favalli, B. Riccò, “Highly Testable and Compact 1-out-of-n Code Checker with Single Output”, in *IEEE Proceedings of Design, Automation and Test in Europe*, Paris (France), pp. 981–982, February 23-26, 1998, IEEE Computer Society Press, Los Alamitos (California), 1998.
111. **C. Metra**, Giovanni Mojoli, Sandro Pastore, Davide Salvi, Giacomo Sechi, “Novel Technique for Testing FPGAs”, in *IEEE Proceedings of Design, Automation and Test in Europe*, Paris (France), pp. 89–94, February 23-26, 1998, IEEE Computer Society Press, Los Alamitos (California), 1998.
112. **(Invited) C. Metra**, “Concurrent Testing Techniques for Clock’s Faults”, in *Lecture Notes of the Intel Research Symposium VLSI Test*, Santa Clara (CA), pp. 1–47, April 24, 1998, Intel Corporation, Santa Clara (CA).
113. **C. Metra**, M. Favalli, B. Riccò, “Novel Implementation for Highly Testable Parity Code Checkers”, in *Compendium of Papers of 4th IEEE International On-Line Testing Workshop*, Capri (Italy), pp. 167–171, July 6-8, 1998, Politecnico di Torino, Dip. Di Automatica e Informatica, Torino (Italy), 1998.
114. **C. Metra**, J-C. Lo, “General Design Method for VLSI High Speed Berger Code Checkers”, in *Compendium of Papers of 4th IEEE International On-Line Testing Workshop*, Capri (Italy), pp.177–181, July 6-8, 1998, Politecnico di Torino, Dip. Di Automatica e Informatica, Torino (Italy), 1998.
115. **C. Metra**, M. Favalli, B. Riccò, “On-Line Detection of Logic Errors due to Crosstalk, Delay and Transient Faults”, in *IEEE Proceedings of International Test Conference*, Washington, D. C. (USA), pp. 524–533, October 18-23, 1998, International Test Conference, 2000 L Street, NW, Washington D.C. 20036, 1998.
116. **C. Metra**, M. Favalli, B. Riccò, “Signal Coding Technique and CMOS Gates for Strongly Fault-Secure Combinational Functional Blocks”, in *IEEE Proceedings of The IEEE Symposium on Defect and Fault Tolerance in VLSI Systems*, Austin (Texas), pp. 174–182, November 2-4, 1998, IEEE Computer Society Press, Los Alamitos (California), 1998.
117. S. D’Angelo, **C. Metra**, S. Pastore, A. Pogutz, G. Sechi, “Fault-Tolerant Voting Mechanism and Recovery Scheme for TMR FPGA-based Systems”, in *IEEE Proceedings of The IEEE Symposium on Defect and Fault Tolerance in VLSI Systems*, Austin (Texas), pp. 233–240, November 2-4, 1998, IEEE Computer Society Press, Los Alamitos (California), 1998.
118. M. Favalli, **C. Metra**, “On the design of self-checking functional units based on Shannon circuits”, in *IEEE Proceedings of Design Automation and Test in Europe Conference*, Monaco (Germany), pp. 368–375, March 9-12, 1999, IEEE Computer Society Press, Los Alamitos (California), 1999.
119. **C. Metra**, F. Giovanelli, M. Soma, B. Riccò, “Self-Checking Scheme for Very Fast Clock’s Skew Correction”, in *IEEE Proceedings of International Test Conference*, Atlantic City, NJ (USA), pp.~652–661, September 28-30, 1999, International Test Conference, 2000 L Street, NW, Washington D.C. 20036, 1999.
120. **C. Metra**, R. Degiampietro, M. Favalli, B. Riccò, “Concurrent Detection and Diagnosis Scheme for Transient, Delay and Crosstalk Faults”, in *IEEE Proceedings of 5th IEEE International On-Line Testing Workshop*, Rhodes, Greece, pp. 66–70, July 5-7, 1999, Dept. of Computer Eng. & Informatics, Univ. of Patras, Greece, 1999.
121. **C. Metra**, S. D’Angelo, G. Sechi, “Low Performance Degradation Transient Fault Recovery for TMR Systems”, in *IEEE Proceedings of 5th IEEE International On-Line Testing Workshop*,

- Rhodes, Greece, pp. 44–48, July 5-7, 1999, Dept. of Computer Eng. & Informatics, Univ. of Patras, Greece, 1999.
122. S. D'Angelo, **C. Metra**, G. Sechi, "Transient and Permanent Fault Diagnosis for FPGA-Based TMR Systems", in *IEEE Proceedings of The IEEE International Symposium on Defect and Fault Tolerance in VLSI Systems*, November 1-3, 1999, Albuquerque (New Mexico), IEEE Computer Society Press, Los Alamitos (California), 1999.
 123. **C. Metra**, M. Favalli, B. Riccò, "On-Line Testing and Diagnosis of Bus Lines with respect to Intermediate Voltage Values", in *IEEE Proceedings of Design, Automation and Test in Europe (DATE) Conference*, Paris (France), pp.763, March 27-30, 2000, IEEE Computer Society Press, Los Alamitos (California), 2000.
 124. **C. Metra**, M. Favalli, B. Riccò, "On-Line Testing and Diagnosis Scheme for Intermediate Voltage Values Affecting Bus Lines", in *IEEE Proceedings of IEEE International Defect Based Testing Workshop*, Montreal (Canada), pp. 76–81, April 29, 2000, IEEE Computer Society Press, Los Alamitos (California), 2000.
 125. M. Alderighi, S. D'Angelo, **C. Metra**, G. Sechi, "Achieving Fault Tolerance by Shifted and Rotated Operands in TMR non-Diverse ALUs", in *IEEE Proceedings of The IEEE International Symposium on Defect and Fault Tolerance in VLSI Systems*, Mt. Fuji (Japan), pp. 155–163, October 25-27, 2000, IEEE Computer Society Press, Los Alamitos (California), 2000.
 126. M. Favalli, **C. Metra**, "Optimization of error detecting codes for the detection of crosstalk originated errors", in *IEEE Proceedings of Design, Automation and Test in Europe (DATE) Conference*, Munich (Germany), pp. 290–296, March 13-16, 2001, IEEE Computer Society Press, Los Alamitos (California), 2001.
 127. M. Alderighi, S. D'Angelo, **C. Metra**, G. Sechi, "Novel Fault-Tolerant Adder Design for FPGA – Based Systems", in *IEEE Proceedings of 7th IEEE International On-Line Testing Workshop*, Giardini Naxos-Taormina (Italy), pp. 54–58, July 9-11, 2001, IEEE Computer Society Press, Los Alamitos (California), 2001.
 128. M. Favalli, **C. Metra**, "Single Output Distributed Two-Rail Checker with Diagnosing Capabilities for Bus Based Self-Checking Architectures", in *IEEE Proceedings of 7th IEEE International On-Line Testing Workshop*, Giardini Naxos-Taormina (Italy), pp. 100–105, July 9-11, 2001, IEEE Computer Society Press, Los Alamitos (California), 2001.
 129. **C. Metra**, A. Pagano, B. Riccò, "On-Line Testing of Transient and Crosstalk Faults Affecting Interconnections of FPGA-Implemented Systems", in *IEEE Proceedings of International Test Conference (ITC)*, Baltimore (MD), pp. 939–947, October 30 – November 1, 2001, International Test Conference, 2000 L Street, NW, Washington D.C. 20036, 2001.
 130. **C. Metra**, S. Di Franciscantonio, T. M. Mak, B. Riccò, "Evaluation of Clock Distribution Networks' Most Likely Faults and Produced Effects", in *IEEE Proceedings of The IEEE International Symposium on Defect and Fault Tolerance in VLSI Systems*, pp. 357–365, October 24-26, 2001, San Francisco (CA, USA), IEEE Computer Society Press, Los Alamitos (California), 2001.
 131. M. Favalli, **C. Metra**, "Problems due to open faults in the interconnections of self-checking data-paths", in *IEEE Proceedings of Design, Automation and Test in Europe (DATE) Conference*, Paris (France), March 4-8, pp. 612–617, 2002, IEEE Computer Society Press, Los Alamitos (California), 2002.
 132. **C. Metra**, L. Schiano, M. Favalli, B. Riccò, "Self-Checking Scheme for the On-Line Testing of Power Supply Noise", in *IEEE Proceedings of Design, Automation and Test in Europe (DATE) Conference*, Paris (France), pp. 832–836, March 4-8, 2002, IEEE Computer Society Press, Los Alamitos (California), 2002.

133. D. Rossi, V.E.S. van Dijk, R.P. Kleihorst, A.H. Nieuwland and **C. Metra**, “Coding Scheme for Low Energy Consumption Fault-Tolerant Bus”, in *IEEE Proceedings 8th IEEE International On-Line Testing Workshop*, Isle of Bendor (France), pp. 8–12, July 8-10, 2002, IEEE Computer Society Press, Los Alamitos (California), 2002.
134. L. Schiano, **C. Metra** and D. Marino, “Design and Implementation of a Self-Checking Scheme for Railway Trackside Systems”, in *IEEE Proceedings 8th IEEE International On-Line Testing Workshop*, Isle of Bendor (France), pp. 243–247, July 8-10, 2002, IEEE Computer Society Press, Los Alamitos (California), 2002.
135. D. Rossi, **C. Metra** and B. Riccò, “Fast and Compact Error Correcting Scheme for Reliable Multilevel Flash Memories”, in *IEEE Proceedings IEEE International Workshop on Memory Technology, Design and Testing*, Isle of Bendor (France), pp. 27–31, July 10-12, 2002, IEEE Computer Society Press, Los Alamitos (California), 2002.
136. **C. Metra**, S. Di Francescantonio, T. M. Mak, “Clock Faults’ Impact on Manufacturing Testing and Their Possible Detection Through On-line Testing”, in *IEEE Proceedings of International Test Conference (ITC)*, Baltimore (MD), October 8-10, 2002, pp. 100-109, International Test Conference, 2025 M Street, N.W., Suite 800, Washington D.C., 20036, 2002.
137. **C. Metra**, S. Di Francescantonio, G. Marrale, “On-Line Testing of Transient faults Affecting Functional Blocks of FC MOS, Domino and FPGA-Implemented Self-Checking Circuits”, in *IEEE Proceedings of The IEEE International Symposium on Defect and Fault Tolerance in VLSI Systems*, November 6-8, 2002, Vancouver (Canada), pp. 207-215, IEEE Computer Society Press, Los Alamitos (California), 2002.
138. M. Omaña, D. Rossi and **C. Metra**, “High Speed and Highly Testable Parallel Two- Rail Code Checker”, in *IEEE Proceedings of Design, Automation and Test in Europe (DATE) Conference*, Munich (Germany), pp. 608–613, March 4-7, 2003, IEEE Computer Society Press, Los Alamitos (California), 2003.
139. D. Rossi, V.E.S. van Dijk, R.P. Kleihorst, A.H. Nieuwland and **C. Metra**, “Power Consumption of Fault Tolerant Codes: the Active Elements”, in *IEEE Proceedings 9th IEEE International On-Line Testing Symposium*, Kos (Greece), July 7 – 9, 2003, pp. 61-67, IEEE Computer Society Press, Los Alamitos (California), 2003.
140. L. Di Silvio, D. Rossi and **C. Metra**, “Crosstalk effect minimization for encoded bus”, in *IEEE Proceedings 9th IEEE International On-Line Testing Symposium*, Kos (Greece), July 7 – 9, 2003, pp. 214-218, IEEE Computer Society Press, Los Alamitos (California), 2003.
141. M. Omaña, G. Papasso, D. Rossi and **C. Metra**, “A Model for Transient Fault Propagation in Combinatorial Logic”, in *IEEE Proceedings 9th IEEE International On-Line Testing Symposium*, Kos (Greece), July 7 – 9, 2003, pp. 111-115, IEEE Computer Society Press, Los Alamitos (California), 2003.
142. M. Omaña, D. Rossi, **C. Metra**, “Novel Transient Fault Hardened Static Latch”, in *IEEE Proceedings of International Test Conference (ITC)*, Baltimore (MD), September 30 – October 2, 2003, pp. 886-892, International Test Conference, 2025 M Street, N.W., Suite 800, Washington D.C., 20036, 2003.
143. **C. Metra**, S. Di Francescantonio, M. Omana, “Automatic Modification of Sequential Circuits for Self-Checking Implementation”, in *IEEE Proceedings of The International Symposium on Defect and Fault Tolerance in VLSI Systems*, Boston (MA), November 2003, pp. 417-424, IEEE Computer Society Press, Los Alamitos (California), 2003.
144. D. Rossi, S. Cavallotti, **C. Metra**, “Error Correcting Codes for Crosstalk Effect Minimization”, in *IEEE Proceedings of The International Symposium on Defect and Fault Tolerance in VLSI Systems*, Boston (MA), November 2003, pp. 257-264, IEEE Computer Society Press, Los Alamitos (California), 2003.

145. **C. Metra**, TM Mak, D. Rossi, “Clock Calibration Faults and their Impact on Quality of High Performance Microprocessors”, in *IEEE Proceedings of The International Symposium on Defect and Fault Tolerance in VLSI Systems*, Boston (MA), November 2003, pp.63-70, IEEE Computer Society Press, Los Alamitos (California), 2003.
146. **C. Metra**, TM Mak, M. Omaña, “Are Our Design For Testability Features Fault Secure ?”, in *IEEE Proceedings of Design, Automation and Test in Europe (DATE) Conference*, Paris (France), pp. 714—715, February 16-20, 2004, IEEE Computer Society Press, Los Alamitos (California), 2004.
147. J. M. Cazeaux, M. Omaña, **and C. Metra**, “Low-Area and Fast On-Chip Circuit for Jitter Measurement in Phase-Locked Loop”, in *IEEE Proceedings 10th IEEE International On-Line Testing Symposium*, Madeira (Portugal), July 12 – 14, 2004, pp. 17-22, IEEE Computer Society Press, Los Alamitos (California), 2004.
148. J. M. Cazeaux, D. Rossi and **C. Metra**, “New High Speed CMOS Self-Checking Voter”, in *IEEE Proceedings 10th IEEE International On-Line Testing Symposium*, Madeira (Portugal), July 12 – 14, 2004, pp. 58-63, IEEE Computer Society Press, Los Alamitos (California), 2004.
149. **C. Metra**, TM Mak, M. Omaña, “Fault Secureness Need for Next Generation High Performance Microprocessor Design for Testability Structures”, in *Proceedings of 2004 ACM International Conference on Computing Frontiers*, Ischia (Italy), pp. 444—450, April 14-16, 2004, ACM ISBN: 1-58113-741-9.
150. **C. Metra**, A. Ferrari, M. Omaña and A. Pagni, “Hardware Reconfiguration Scheme for High Availability Systems”, in *IEEE Proceedings 10th IEEE International On-Line Testing Symposium*, Madeira (Portugal), July 12 – 14, 2004, pp. 161-166, IEEE Computer Society Press, Los Alamitos (California), 2004.
151. D. Rossi, A. Muccio, A. K. Neiuwland, A. Kotoch and **C. Metra**, “Impact of ECCs on Simultaneously Switching Outputs Noise for On-Chip Busses of High Reliability Systems”, in *IEEE Proceedings 10th IEEE International On-Line Testing Symposium*, Madeira (Portugal), July 12 – 14, 2004, pp. 135-140 IEEE Computer Society Press, Los Alamitos (California), 2004.
152. **C. Metra**, TM Mak, M. Omaña, “Should We Make Our Design for Testability Schemes Fault Secure ?”, in *IEEE Proceedings of The IEEE European Test Symposium*, Aiaccio (Corsica), pp. 67—72, May, 2004.
153. **C. Metra**, M. Omaña, TM Mak, “Risks Associated with Faults within Test Pattern Compactors and Their Implications on Testing”, in *IEEE Proceedings of International Test Conference (ITC)*, Charlotte (NC), pp. 1223 – 1231, October 26- October 28, 2004, International Test Conference, 2025 M Street, N.W., Suite 800, Washington D.C., 20036, 2004.
154. M. Omaña, D. Rossi, **C. Metra**, “Fast and Low Cost Deskew Buffer”, in *IEEE Proceedings of The International Symposium on Defect and Fault Tolerance in VLSI Systems*, Cannes (France), October 11-13, 2004, pp. 202 – 210, IEEE Computer Society Press, Los Alamitos (California), 2004.
155. M. Omaña, D. Rossi, **C. Metra**, “Low Cost Scheme for On-Line Clock Skew Compensation”, in *IEEE Proceedings of 23rd IEEE VLSI Test Symposium*, Palm Springs (California), May 1-5, 2005, pp. 90—95, IEEE Computer Society Press, Los Alamitos (California), 2005.
156. J. M. Cazeaux, D. Rossi, M. Omaña, **C. Metra**, and A. Chatterjee, “On Transistor Level Gate Sizing for Increased Robustness to Transient Faults”, in *IEEE Proceedings 11th IEEE International On-Line Testing Symposium*, Saint Raphael (France), July 6-8, 2005, pp. 23—28, IEEE Computer Society Press, Los Alamitos (California), 2005.
157. M. Omaña, O. Losco, **C. Metra** and A. Pagni, “On the Selection of Unidirectional Error Detecting Codes for Self-Checking Circuits’ Area Overhead and Performance Optimization”, in

- IEEE Proceedings 11th IEEE International On-Line Testing Symposium*, Saint Raphael (France), July 6-8, 2005, pp. 163—168, IEEE Computer Society Press, Los Alamitos (California), 2005.
158. A. K. Nieuwland, A. Katoch, D. Rossi and **C. Metra**, “Coding Techniques for Low Switching Noise in Fault Tolerant Busses”, in *IEEE Proceedings 11th IEEE International On-Line Testing Symposium*, Saint Raphael (France), July 6-8, 2005, pp. 183—189, IEEE Computer Society Press, Los Alamitos (California), 2005.
 159. Y. S. Dhillon, A. U. Diril, A. Chatterjee, and **C. Metra**, “Output Load and Logic Co-Optimization for Design of Soft-Error Resistant Nanometer CMOS Circuits”, in *IEEE Proceedings 11th IEEE International On-Line Testing Symposium*, Saint Raphael (France), July 6-8, 2005, pp. 35—40, IEEE Computer Society Press, Los Alamitos (California), 2005.
 160. **C. Metra**, M. Omaña, D. Rossi, JM. Cazeaux, TM Mak, “The Other Side of the Timing Equation: a Result of Clock Faults”, in *IEEE Proceedings of The International Symposium on Defect and Fault Tolerance in VLSI Systems*, Monterey (California), October 3-5, 2005, pp. 169—177, IEEE Computer Society Press, Los Alamitos (California), 2005.
 161. D. Rossi, M. Omaña, F. Toma, **C. Metra**, “Multiple Transient Faults in Logic: an Issue for Next Generation Ics ?”, in *IEEE Proceedings of The International Symposium on Defect and Fault Tolerance in VLSI Systems*, Monterey (California), October 3-5, 2005, pp. 352—360, IEEE Computer Society Press, Los Alamitos (California), 2005.
 162. D. Rossi, C. Steiner, **C. Metra**, “Analysis of the Impact of Bus Implemented EDCs on On-Chip SSN”, in *IEEE Proceedings of the Design, Automation and Test in Europe (DATE 2006)*, Munich (Germany), March 6-10, 2006, pp. 59—64, IEEE Computer Society Press, Los Alamitos (California), 2006.
 163. M. Omaña, J. M. Cazeaux, D. Rossi, **C. Metra**, “Low-Cost and Highly Reliable Detector for Transient and Crosstalk Faults Affecting FPGA Interconnects”, in *IEEE Proceedings of IEEE Design, Automation and Test in Europe (DATE 2006)*, Munich (Germany) March 6 – 10, 2006, pp. 170—175, IEEE Computer Society Press, Los Alamitos (California), 2006.
 164. **C. Metra**, D. Rossi, M. Omaña, J.M. Cazeaux, TM Mak, “Can Clock Faults Be Detected Through Functional Test ?”, *Proc. of the 9th IEEE Workshop on Design and Diagnostics of Electronic Circuits and Systems (DDECS’06)*, Prague (Czech Republic), April 18 – 21, 2006, pp. 168—173, ISBN: 1-4244-0184-4.
 165. D. Rossi, M. Omaña, **C. Metra**, A. Pagni, “Checker No-Harm Alarm Robustness”, in *IEEE Proceedings of the IEEE International On-Line Testing Symposium*, Como (Italy), July 10-12, 2006, pp.275—280, IEEE Computer Society Press, Los Alamitos (California), 2006.
 166. **C. Metra**, M. Omaña, D. Rossi, J. M. Cazeaux, TM Mak, “Path (Min) Delay Faults and Their Impact on Self-Checking Circuits’ Operation”, in *IEEE Proceedings of the IEEE International On-Line Testing Symposium*, Como (Italy), July 10-12, 2006, pp.17—22, IEEE Computer Society Press, Los Alamitos (California), 2006.
 167. D. Rossi, J. M. Cazeaux, **C. Metra**, F. Lombardi, “A Novel Dual-Walled CNT Bus Architecture with Reduced Cross-Coupling Features”, in *IEEE Proceedings of the IEEE Conference on Nanotechnology*, Cincinnati (Ohio, USA), July 16-20, 2006, IEEE Catalog number 06TH8861C, ISBN 1-4244-0078-3.
 168. X. Ma, J. Huang, **C. Metra**, F. Lombardi, “Testing Reversible 1D Arrays of Molecular QCA”, in *IEEE Proceedings of The International Symposium on Defect and Fault Tolerance in VLSI Systems*, Washington DC (USA), October 4—6, 2006, IEEE Computer Society Press, Los Alamitos (California), 2006.
 169. M. Favalli, **C. Metra**, “Pulse propagation for the detection of small delay defects”, in *IEEE Proceedings of the Design, Automation and Test in Europe (DATE 2007)*, Nice (France), April 16-20, 2007, IEEE Computer Society Press, Los Alamitos (California), 2007.

170. D. Rossi, P. Angelini, **C. Metra**, “Configurable Error Control Scheme for NoC Signal Integrity”, in *IEEE Proceedings of the IEEE International On-Line Testing Symposium*, Crete (Greece), July 9-11, 2007 pp. 1-6, IEEE Computer Society Press, Los Alamitos (California), 2007.
171. **C. Metra**, M. Omaña, TM. Mak, S. Tam, “Novel Approach to Clock Fault Testing for High Performance Microprocessors”, in *IEEE Proceedings VLSI Test Symposium 2007*, May 6-9, Berkeley, CA, 2007, pp. 441—446, IEEE Computer Society Press, Los Alamitos (California), 2007.
172. X. Ma, J. Huang, **C. Metra**, F. Lombardi, “Testing Reversible One-Dimensional QCA Arrays for Multiple Faults”, in *IEEE Proceedings of The International Symposium on Defect and Fault Tolerance in VLSI Systems 2007*, Rome (Italy), September 26-28, 2007, pp. 469-477, IEEE Computer Society Press, Los Alamitos (California), 2007.
173. **C. Metra**, M. Omaña, TM. Mak, S. Tam, “Novel Compensation Scheme for Local Clocks of High Performance Microprocessors”, in *IEEE Proceedings of the IEEE International Test Conference 2007*, Santa Clara (California), October 21-26, 2007, pp. 1-9, International Test Conference, 2025 M Street, N.W., Suite 800, Washington D.C., 20036, 2007.
174. D. Rossi, P. Angelini, **C. Metra**, G. Campardo, GP Vanelli, “Risks for Signal Integrity in System in Package and Possible Remedies”, in *IEEE Proceedings of the IEEE European Test Symposium 2008*, Lake Maggiore (Italy), May 25-29, pp. 165—170, 2008, IEEE Computer Society Press, Los Alamitos (California), 2008.
175. **C. Metra**, D. Rossi, M. Omaña, A. Jas, R. Galivanche, “Function-Inherent Code Checking: A New Low Cost On-Line Testing Approach For High Performance Microprocessor Control Logic”, in *IEEE Proceedings of the IEEE European Test Symposium 2008*, Lake Maggiore (Italy), May 25-29, pp. 171—176, 2008, IEEE Computer Society Press, Los Alamitos (California), 2008.
176. **C. Metra**, M. Omaña, TM Mak, A. Rahman, S. Tam, “Novel On-Chip Clock Jitter Measurement Scheme For High Performance Microprocessors”, *IEEE Proceedings of the 23th IEEE Int. Symposium on Defect and Fault Tolerance in VLSI Systems (DFT’08)*, Cambridge (MA), October 1-3, pp. 465-473, 2008, IEEE Computer Society Press, Los Alamitos (California), 2008.
177. X. Ma, J. Huang, F. Chiminazzo, D. Rossi, **C. Metra**, F. Lombardi, “Resistive Crossbar Switching Networks to Implement Inherently Fault Tolerant Nano LUTs”, *IEEE Proceedings of the 1st IEEE International Workshop on Design and Test of Nano Devices, Circuits and Systems (NDCS’08)*, Cambridge (MA), September 29-30, 2008, pp. 21 – 24, 2008., IEEE Computer Society Press, Los Alamitos (California), 2008.
178. **C. Metra**, D. Rossi, M. Omaña, A. Jas, R. Galivanche, “Low Cost On-Line Testing of the Scheduler of High Performance Microprocessors”, *Proceedings of the IEEE European Test Symposium 2009*, Sevilla (Spain), May 25-29, 2009.
179. **C. Metra**, “Trading Off Dependability and Cost for Nanoscale High Performance Microprocessors: The Clock Distribution Problem”, *Proceedings of the IEEE Workshop on Dependable and Secure Nanocomputing 2009 (WDSN09)*, Estoril (Portugal), June 29, 2009, pp. D4-D5, 2009, IEEE Catalog Number: CFP09048-CDR, ISBN: 978-1-4244-4421-2, Library of Congress: 2009902897
180. **(Best Paper Award)** M. Omaña, D. Rossi, **C. Metra**, “Novel High Speed Robust Latch”, *IEEE Proceedings of the 23th IEEE Int. Symposium on Defect and Fault Tolerance in VLSI Systems (DFT’09)*, Chicago (IL), October 7-9, pp. 65-73, 2009, IEEE Computer Society Press, Los Alamitos (California), 2009.
181. M. Omaña, M. Marzencki, R. Specchia, **C. Metra**, B. Kaminska, “Concurrent Detection of Faults Affecting Energy Harvesting Circuits of Self-Powered Wearable Sensors”, *IEEE Proceedings of the 23th IEEE Int. Symposium on Defect and Fault Tolerance in VLSI Systems (DFT’09)*, Chicago

- (IL), October 7-9, pp.127-135, 2009, IEEE Computer Society Press, Los Alamitos (California), 2009.
182. M. Omaña, D. Rossi, N. Bosio, **C. Metra**, “Novel Low-Cost Aging Sensor”, in *ACM Proceedings of the International Conference on Computing Frontiers*, Bertinoro (Italy), May 17-19, 2010.
 183. D. Rossi, M. Omaña, G Berghella, **C. Metra**, A. Jas, T. Chandra, R. Galivanche, “Low Cost and Low Intrusive Approach to Test On-Line the Scheduler of High Performance Microprocessors”, in *ACM Proceedings of the International Conference on Computing Frontiers*, Bertinoro (Italy), May 17-19, 2010.
 184. M. Omaña, D. Rossi, N. Bosio, **C. Metra**, “Self-Checking Monitor for NBTI Due Degradation”, in *Proc. of IEEE International Mixed-Signals, Sensors, and Systems Test Workshop*, June 7-9, 2010, Montpellier, France, 2010.
 185. D. Rossi, M. Omaña, D. Giaffreda, **C. Metra**, “Secure Communication Protocol for Wireless Sensor Networks”, in *IEEE Proc. of the 8th IEEE East-West Design & Test Symposium (EWDTS)*, September 17-20, 2010, IEEE Computer Society Press, Los Alamitos (California), 2010.
 186. M. Omaña, D. Giaffreda, **C. Metra**, TM Mak, S. Tam, A. Rahman, “On-Die Ring Oscillator Based Measurement Scheme for Process Parameter Variations and Clock Jitter”, *IEEE Proceedings of the 24th IEEE Int. Symposium on Defect and Fault Tolerance in VLSI Systems (DFT’10)*, Kyoto (Japan), October 6-8, 2010, IEEE Computer Society Press, Los Alamitos (California), 2010.
 187. D. Rossi, M. Omaña, **C. Metra**, “Transient Fault and Soft Error on-Die Monitor”, *IEEE Proceedings of the 24th IEEE Int. Symposium on Defect and Fault Tolerance in VLSI Systems (DFT’10)*, Kyoto (Japan), October 6-8, 2010, IEEE Computer Society Press, Los Alamitos (California), 2010.
 188. D. Rossi, N. Timoncini, M. Spica, **C. Metra**, “Error Correcting Code Analysis for Memory High Reliability and Performance”, in *IEEE Proc. of the Design, Automation and Test in Europe (DATE 2011)*, Grenoble (France), March 14-18, 2011, IEEE Computer Society Press, Los Alamitos (California), 2011.
 189. D. Rossi, M. Omaña, **C. Metra**, A. Paccagnella, “Impact of Aging Phenomena on Soft Error Susceptibility”, *IEEE Proceedings of the IEEE Int. Symposium on Defect and Fault Tolerance in VLSI and Nanotechnology Systems (DFT’11)*, Vancouver (Canada), October 3-5, 2011, pp.18-24, IEEE Computer Society Press, Los Alamitos (California), 2011.
 190. D. Giaffreda, M. Omaña, D. Rossi, **C. Metra**, “Model for Thermal Behavior of Shaded Photovoltaic Cells Under Hot-Spot Condition”, *IEEE Proceedings of the IEEE Int. Symposium on Defect and Fault Tolerance in VLSI and Nanotechnology Systems (DFT’11)*, Vancouver (Canada), October 3-5, 2011, pp. 252-258, IEEE Computer Society Press, Los Alamitos (California), 2011.
 191. M. Omaña, D. Rossi, G. Collepalambo, **C. Metra**, F. Lombardi, “Faults Affecting the Control Blocks of PV Arrays and Techniques for Their Concurrent Detection”, in *IEEE Proceedings of the 25th IEEE International Symposium on Defect and Fault Tolerance in VLSI and Nanotechnology Systems (DFT’12)*, Austin (Texas, USA), October 3-5, 2012, pp. 199-204, IEEE Computer Society Press, Los Alamitos (California), 2012.
 192. R. Vimalathithan, D. Rossi, M. Omaña, **C. Metra**, M. L. Valarmathi, “Polynomial Based Key Distribution Scheme for WPAN”, in *Proceedings of 3rd International Conference on Cryptology and Computer Security 2012*, June 4-6 2012, Langkawi, Malaysia, 2012.
 193. C. Bolchini, A. Miele, C. Sandionigi, M. Ottavi, S. Pontarelli, A. Salsano, **C. Metra**, M. Omaña, D. Rossi, M. Sonza Reorda, L. Sterpone, M. Violante, S. Gerardin, M. Bagatin, A. Paccagnella, “High-reliability Fault Tolerant Digital Systems in Nanometric Technologies: Characterization and Design Methodologies” in *IEEE Proceedings of the 25th IEEE International Symposium on Defect*

- and Fault Tolerance in VLSI and Nanotechnology Systems (DFT'12)*, Austin (Texas, USA), October 3-5, 2012, pp. 121-125, IEEE Computer Society Press, Los Alamitos (California), 2012.
194. M. Omaña, F. Fuzzi, D. Rossi, **C. Metra**, C. Tirumurti, R. Galivanche, “Novel Approach to Reduce Power Droop During Scan-Based Logic BIST”, in *IEEE Proceedings of the IEEE European Test Symposium 2013*, Avignon (France), May 27-31, 2013, IEEE Computer Society Press, Los Alamitos (California), 2013.
 195. M. Omaña, D. Rossi, E. Beniamino, **C. Metra**, C. Tirumurti, and R. Galivanche, “Power Droop Reduction During Launch-On-Shift Scan-Based Logic BIST” in *IEEE Proceedings of IEEE International Symposium on Defect and Fault Tolerance in VLSI and Nanotechnology Systems*, Amsterdam, October 1-3, 2014, pp. 21-26, IEEE Computer Society Press, Los Alamitos (California), 2014.
 196. M. Omaña, L. A. Adanaque, **C. Metra**, D. Rossi, “On Aging of Latches’ Robustness”, in *Proc. of Manufacturable and Dependable Multicore Architectures at Nanoscale (MEDIAN) Workshop*, 2015.
 197. M. A. Koche, A. Dalirsni, A. Bernabei, M. Omaña, **C. Metra**, H.-J. Wunderlich, “Intermittent and Transient Fault Diagnosis on Sparse Code Signatures”, in *IEEE Proc. of Int’l. Asian Test Symposium*, Mumbai (India), 22-25 November, 2015, pp. 157 – 162.
 198. M. Omaña, A. Fiore, **C. Metra**, “Inverters’ Self-Checking Monitors for Reliable Photovoltaic Systems”, in *IEEE Proceedings of IEEE Design, Automation and Test in Europe (DATE 2016)*, Dresden (Germany), 14 – 18 March, 2016, pp. 672 – 677.
 199. **C. Metra**, “Test and Reliability Challenges for High Performance, Nanotechnology Circuits and Systems”, in *IEEE Proceedings of IEEE International Symposium on Design and Diagnostics of Electronic Circuits and Systems (DDECS)*, Košice (Slovakia), April 20-22, 2016, pp. 1-2
 200. M. Grossi, M. Omaña, D. Rossi, **C. Metra**, “Novel BTI Robust Ring-Oscillator-Based Physically Unclonable Function”, in *IEEE Proceedings of the 28th IEEE International On-Line Testing Symposium*, Torino (Italy), September 12-14, 2022
 201. M. Omaña, F. Finelli, **C. Metra**, “Impact of Soft Errors on High Performance Autoencoders for Cyberattack Detection”, in *IEEE Proceedings of the IEEE International Latin American Test Symposium*, Virtual Event, September 5-8, 2022
 202. M. Zhupa, M. Naldi, M. Omaña, **C. Metra**, "On the Reliability of Clock Monitoring Units of Microcontrollers for Safety Critical Applications", in *IEEE Proc. of the 30th IEEE Int. Symp. on On-Line Testing and Robust System Design*, Rennes (France), July 3-5, 2024
 203. S. Cretì, M. Omaña, **C. Metra**, G. Borellil, “Reliability of AI in Predicting the State of Health of Li-Ion Batteries”, in *IEEE Proc. of the 30th IEEE Int. Symp. on On-Line Testing and Robust System Design*, Rennes (France), July 3-5, 2024
 204. M. Omaña, A. Manfredi, **C. Metra**, R. Locatelli, M. Chiavacci, S. Petrucci, “Silent Data Corruption and Reliability Risks due to Faults Affecting High Performance Microprocessors’ Caches”, in *IEEE Proc. of the 30th IEEE Int. Symp. on On-Line Testing and Robust System Design*, Rennes (France), July 3-5, 2024
 205. M. Omaña, F. Cantagallo, F. Finelli, **C. Metra**, "Reliability of AI for Cyberattack Detection in the Metaverse", in *IEEE Proc. of IEEE Int. Symposium on Emerging Metaverse*, Bellevue (WA), October 21, 2024

Settembre 20, 2024

Cecilia Metra

CAMERE DI COMMERCIO D'ITALIA

Registro Imprese - Archivio Ufficiale delle Camere di Commercio Industria Artigianato e Agricoltura

SCHEDA PERSONA CON CARICHE ATTUALI

METRA CECILIA**J6TPKN**

Il QR Code consente di verificare la corrispondenza tra questo documento e quello archiviato al momento dell'estrazione. Per la verifica utilizzare l'App RI QR Code o visitare il sito ufficiale del Registro Imprese.

DATI ANAGRAFICI

Nata	a BORGIO VAL DI TARO(PR) il 28/11/1965
Codice fiscale	MTRCCL65S68B042B
Domicilio	BUTTRIO (UD) VIA NAZIONALE 41 CAP 33042 FRAZIONE 33042

SOGGETTO IN CIFRE

N. Imprese in cui è titolare di almeno una carica o qualifica	1
---	---

Registro Imprese
Archivio ufficiale della CCIAA
Documento n. T 57486887
estratto dal Registro Imprese in data 24/09/2024

METRA CECILIA
Codice Fiscale MTRCCL65S68B042B

Indice

1 Imprese in cui la persona è titolare di cariche o qualifiche 2

1 Imprese in cui la persona è titolare di cariche o qualifiche

Denominazione	Carica
DANIELI & C. OFFICINE MECCANICHE S.P.A. IN FORMA ABBREVIATA ANCHE "DANIELI & C. S.P.A." C.F. 00167460302	consigliera

**DANIELI & C. OFFICINE
MECCANICHE S.P.A. IN
FORMA ABBREVIATA ANCHE
"DANIELI & C. S.P.A."
C.F. 00167460302**

SOCIETA' PER AZIONI
Sede legale: BUTTRIO (UD) VIA NAZIONALE 41 CAP 33042
Posta elettronica certificata: DANIELIOFFICINEMECCANICHESPA@LEGALMAIL.IT
Numero REA: UD- 84904

Attività

Data d'inizio dell'attività dell'impresa: 27/03/1962
Classificazione ATECORI 2007-2022
Attività: 28.91 - Fabbricazione di macchine per la metallurgia (Incluse parti e accessori)

Informazioni della persona nell'impresa

Cariche

consigliera
Data atto di nomina 28/10/2021
Durata in carica: fino approvazione del bilancio al 30/06/2024

Domicilio

BUTTRIO (UD) VIA NAZIONALE 41 CAP 33042 FRAZIONE 33042

**DICHIARAZIONE DI ACCETTAZIONE DELLA CANDIDATURA A
COMPONENTE DEL CONSIGLIO DI AMMINISTRAZIONE CON
ATTESTAZIONE DELLA SUSSISTENZA DEI REQUISITI DI LEGGE**

Il sottoscritto Marco Di Giacomo, nato a Gorizia, il 21.3.1964, codice fiscale DGCMRC64C21E098V, residente in Cormons (GO), in Vicolo Fornace n. 10-A

premessò che

- A) è stato designato dall'azionista di maggioranza Sind International s.r.l. ai fini dell'elezione del Consiglio di Amministrazione in occasione dell'assemblea ordinaria degli azionisti di DANIELI & C. Officine Meccaniche S.p.A. ("Società") che si terrà presso la sede sociale in Buttrio (UD), Via Nazionale n. 41, in unica convocazione, il giorno 25 ottobre 2024, alle ore 14.30, o nel diverso luogo, data e ora, in caso di rettifica e/o modifica e/o integrazione dell'avviso di convocazione da parte della Società ("Assemblea"),
- B) è a conoscenza di quanto prescritto dalla disciplina legislativa e regolamentare vigente e dallo Statuto della Società ("Statuto") per la presentazione della lista dei candidati funzionale alla suddetta elezione, ivi inclusa la disciplina sui rapporti di collegamento tra soci di riferimento e soci di minoranza, nonché delle indicazioni contenute, oltre che nell'avviso di convocazione, nella Relazione Illustrativa del Consiglio di Amministrazione della Società sugli argomenti posti all'O.d.G. dell'Assemblea, inclusa la documentazione ivi richiamata ("Relazione"), ex art. 125 *ter* D.lgs. n. 58 del 24 febbraio 1998 ("TUF"), come pubblicati sul sito internet della Società,

tutto ciò premessò,

il sottoscritto, sotto la propria ed esclusiva responsabilità, ai sensi di legge e di Statuto, nonché per gli effetti di cui all'art. 76 del D.P.R. 28 dicembre 2000, n. 445 per le ipotesi di falsità in atti e di dichiarazioni mendaci,

dichiara

- l'inesistenza di cause di ineleggibilità, decadenza ed incompatibilità a ricoprire la carica di Consigliere di Amministrazione della Società (anche ai sensi degli art. 2382 e 2387 cod. civ.);
- di essere in possesso di tutti i requisiti previsti e indicati dalla normativa, anche regolamentare, vigente, e dallo Statuto, ivi inclusi i requisiti di professionalità, onorabilità ex art. 147-*quinquies*, comma 1, del TUF (come individuati anche dal DM del 30 marzo 2000, n. 162);
- di non esercitare e/o ricoprire analoghe cariche negli organi gestionali, di sorveglianza e di controllo in imprese o gruppi di imprese concorrenti della Società;
- di rispettare il limite al cumulo degli incarichi come previsti ai sensi di legge e di Statuto e, più in generale, ai sensi della normativa vigente;

- di depositare il *curriculum vitae*, corredato dall'elenco degli incarichi di amministrazione e controllo ricoperti presso altre società e rilevanti ai sensi della disciplina legislativa e regolamentare vigente e dello Statuto, nonché copia di un documento di identità, autorizzando fin d'ora la loro pubblicazione;
- di impegnarsi a comunicare tempestivamente alla Società e, per essa, al Consiglio di Amministrazione ogni eventuale variazione delle informazioni rese con la dichiarazione e relativa alle proprie caratteristiche personali e professionali;
- di impegnarsi a produrre, su richiesta della Società, la documentazione idonea a confermare la veridicità dei dati dichiarati;
- di essere informato, ai sensi e per gli effetti del Regolamento Generale sulla Protezione dei dati personali - Regolamento (UE) 2016/679 e della normativa *pro tempore* vigente, che i dati personali raccolti saranno trattati dalla Società, anche con strumenti informatici, esclusivamente nell'ambito del procedimento per il quale la presente dichiarazione viene resa autorizzando la stessa a procedere con le pubblicazioni di legge per tale finalità;

dichiara infine

- di accettare irrevocabilmente la candidatura alla carica di amministratore della Società e l'eventuale nomina alla carica di amministratore della Società;
- di non essere candidato in alcuna altra lista presentata in relazione all'elezione dell'organo e/o degli organi sociali della Società che si terrà in occasione dell'Assemblea.

In fede,

Firma:



Luogo e Data:

Buthio 23 Sett 2024

Si autorizza il trattamento dei dati personali ai sensi del Regolamento UE n. 679/2016 per ogni fine connesso alle attività correlate all'accettazione della medesima.

CURRICULUM VITAE



Name: DI GIACOMO MARCO
Nationality: Italian Citizen
Age: 60
Schooling: High school diploma in mechanical industrial technique (1984)
Military Service from Jan 1985 to June 1986 – Batt. San Marco
Post diploma specialization in mechanical engineering (1986/87)
Various management, communication, and leadership courses attended also on last years.

Work Experience

Period: From April 2020 up to now
Company: Danieli & C. Officine Meccaniche S.p.A.
Country: Buttrio (UD), Italy
Position: Executive Vice President – Procurement & Logistic
Description: Leading direct and indirect procurement and logistic activities throughout the global organization with the mission of supporting the business competitiveness and customer satisfaction.
Member of Danieli Executive Board.

Main responsibilities:

Consolidate the global procurement and logistics network to become increasingly agile and sustainable, capable of adapting to business growth and changing market conditions. Drive value and competitive advantage along the entire supply and logistics chain.
Promote cross-functional collaboration between procurement, logistics, project management and administration to align objectives and mitigate risks.

In addition I'm responsible for the customer's liasoning commercial coordination for a new siderurgical complex project in Italy

Period: From October 2019 up to April 2020
Company: Danieli & C. Officine Meccaniche S.p.A.
Country: Buttrio (UD), Italy
Position: Executive Vice President
Description: Special assignment on new development project.
Managing Director of Eschweiler Röhrenwerke GmbH
Member of the board of More Srl in Italy, responsible to develop the products competitiveness.

Main responsibilities:

Sales Director for a new siderurgical complex in Italy.
Supervise the operational activities and define future development for the German Group company to produce seamless pipes.

Period: From July 2016 up to September 2019
Company: Danieli & C. Officine Meccaniche S.p.A.
Country: Buttrio (UD), Italy
Position: Executive Vice President – Group Sales & Marketing
Description: Member of the Danieli Executive Management Committee responsible of the Group Sales and Key Account Management, Marketing, Macro Planning

Main responsibilities:

Management of business and contracts requiring a rapid and innovative restructuring of the organization and management disciplines.
Responsible for the strategies, sales results, and margins of contribution.
Responsible for the actions aimed improving the Group's market share and customer satisfaction.
Coordination of the promotional, marketing and sales activities of the Danieli Group through the support of the various Product Lines.
Strengthen and maintain the company's culture and values.

Period: From October 2000 up June 2016
Company: Danieli & C. Officine Meccaniche S.p.A.
Country: Buttrio (UD), Italy
Position: Executive Vice President - Danieli Service
Description: Member of Danieli Executive Management Committee and coordination of the worldwide Danieli Service activities
Managing Director of Danieli Engineering & Services GmbH – Austria
Member of the Board of Danieli Changshu – China
Member of the Board of Danieli Volga - Russia
Member of the Board of Danieli Construction International – Italy

Main responsibilities:

Development, management, and profit of the Group After Sales division aiming to a profitable customer satisfaction.

Identification and implementation of new strategies and investments to improve quality of service, organization, industrialization of new service products, investments, and profitability.

Oversee the achievement of agreed targets and customer service level.

To take active part in the strategic and important commercial negotiations.

Liaising with Company management of the different Product Lines and Country Managers to support and implement common growth strategies.

Oversee the Service Macro Planning and results with local managers.

Screens all managers working in the structure for a positive professional development and motivation, managing and evaluation of the staff's performances.

During this period, in addition to the after sales tasks, I have been responsible for the coordination and management of the construction, commissioning and business development of the new Danieli workshops in China, Russia and Austria.

Period: From October 1997 to September 2000
Company: Danieli & C. Officine Meccaniche S.p.A.
Country: Buttrio (UD), Italy
Position: Vice President - Danieli Service
Description: Responsible of Spare Parts, Technical Assistance, Training and Operation and Maintenance Manuals Departments
At the end of year 2000 assumes the responsibility of engineering, sales and production of innovative products – Promoted to the position of “Executive”.

Period: From April 1994 to October 1997
Company: Danieli & C. Officine Meccaniche S.p.A.
Country: Buttrio (UD), Italy
Position: Spare Parts Commercial Director
Description: Responsible for the management of Spare Parts Department

Period: From January 1991 to March 1994
Company: Danieli & C. Officine Meccaniche S.p.A.
Country: Buttrio (UD), Italy
Position: Technical and Commercial Manager
Description: Responsible for the sales of spare parts on Italian territory and Middle East

Period: From June 1987 to January 1991
Company: Danieli & C. Officine Meccaniche S.p.A.
Country: Buttrio (UD), Italy
Position: Technical Supervisor
Description: Responsible of Construction and Commissioning activities for Rolling Mill Long Products, Casters and Meltshops. Carried out supervisory activities in Mexico, United States, South Africa and Italy.
This initial work experience and acquisition of basic knowledge on the products sold by Danieli was the technical bases for the launch of my professional career.

CAMERE DI COMMERCIO D'ITALIA

Registro Imprese - Archivio Ufficiale delle Camere di Commercio Industria Artigianato e Agricoltura

SCHEDA PERSONA CON CARICHE ATTUALI

DI GIACOMO MARCO



PD2Y02

Il QR Code consente di verificare la corrispondenza tra questo documento e quello archiviato al momento dell'estrazione. Per la verifica utilizzare l'App RI QR Code o visitare il sito ufficiale del Registro Imprese.

DATI ANAGRAFICI

Nato	a GORIZIA(GO) il 21/03/1964
Codice fiscale	DGCMRC64C21E098V
Domicilio	BUTTRIO (UD) VIA NAZIONALE 41 CAP 33042

SOGGETTO IN CIFRE

N. Imprese in cui è titolare di almeno una carica o qualifica	1
---	---

Registro Imprese
Archivio ufficiale della CCIAA
Documento n. T 574870370
estratto dal Registro Imprese in data 24/09/2024

DI GIACOMO MARCO
Codice Fiscale DGCMRC84C21E098V

Indice

1 Imprese in cui la persona è titolare di cariche o qualifiche 2

1 Imprese in cui la persona è titolare di cariche o qualifiche

Denominazione	Carica
DANIELI & C. OFFICINE MECCANICHE S.P.A. IN FORMA ABBREVIATA ANCHE "DANIELI & C. S.P.A." C.F. 00167460302	procuratore speciale

**DANIELI & C. OFFICINE
MECCANICHE S.P.A. IN
FORMA ABBREVIATA ANCHE
"DANIELI & C. S.P.A."**
C.F. 00167460302

SOCIETA' PER AZIONI
Sede legale: BUTTRIO (UD) VIA NAZIONALE 41 CAP 33042
Posta elettronica certificata: DANIELIOFFICINEMECCANICHESPA@LEGALMAIL.IT
Numero REA: UD- 84904

Attività

Data d'inizio dell'attività dell'impresa: 27/03/1962
Classificazione ATECORI 2007-2022
Attività: 28.91 - Fabbricazione di macchine per la metallurgia (Incluse parti e accessori)

Informazioni della persona nell'impresa

Cariche

procuratore speciale
Data atto di nomina 06/08/2020
Durata in carica: fino alla revoca

Domicilio

BUTTRIO (UD) VIA NAZIONALE 41 CAP 33042